MITSUBISHI

三菱汎用シーケンサ

MELSEG Q series MELSEG L series

MELSEC-Q/L/QnA プログラミングマニュアル

PID制御命令編



● 安全上のご注意 ●

(ご使用前に必ずお読みください)

本製品のご使用に際しては、本マニュアルおよび本マニュアルで紹介している関連マニュアルをよくお 読みいただくと共に、安全に対して十分に注意を払って、正しい取扱いをしていただくようお願いいたし ます。

本マニュアルで示す注意事項は、本製品に関するものについて記載したものです。

本マニュアルでは、安全注意事項のランクを「
「♠ 警告」、「/ 注意」として区分してあります。

魚警告

取扱いを誤った場合に、危険な状況が起こりえて、死亡または重傷を受ける可能性が想定される場合。

⚠注意

取扱いを誤った場合に、危険な状況が起こりえて、中程度の傷害や軽傷を受ける可能性が想定される場合および物的損傷だけの発生が想定される場合。

なお、<u>↑</u>注意に記載した事項でも、状況によっては重大な事故に結びつく可能性があります。 いずれも重要な内容を記載していますので必ず守ってください。

本マニュアルは必要なときに読めるよう大切に保管すると共に、必ず最終ユーザまでお届けいただくようお願いいたします。

【設計上の注意事項】

! 警告

- 外部電源の異常やシーケンサ本体の故障時でも、システム全体が安全側に働くようにシーケンサの 外部で安全回路を設けてください。誤出力、誤動作により、事故の恐れがあります。
 - (1) 非常停止回路、保護回路、正転/逆転などの相反する動作のインタロック回路、位置決めの上限/下限など機械の破損防止のインタロック回路は、シーケンサの外部で構成してください。
 - (2) シーケンサは次の異常状態を検出すると、演算を停止し、出力は下記の状態になります。
 - ・電源ユニットの過電流保護装置または過電圧保護装置が働いたときは全出力をOFFする。
 - ・CPUユニットでウォッチドッグタイマエラーなどの自己診断機能で異常を検出したときは、 パラメータ設定により、全出力を保持、またはOFFする。

また、CPUユニットで検出できない入出力制御部分などの異常時は、全出力がONすることがあります。このとき、機械の動作が安全側に働くよう、シーケンサの外部でフェールセーフ回路を構成したり、安全機構を設けたりしてください。フェールセーフ回路例については、MELSEC-L CPUユニットユーザーズマニュアル(ハードウェア設計・保守点検編)の「フェールセーフ回路の考え方」を参照してください。

● シーケンサ本体電源立上げ後に、外部供給電源を投入するように回路を構成してください。外部供給電源を先に立ち上げると、誤出力、誤動作により事故の恐れがあります。

 $A-1 \qquad \qquad A-1$

【設計上の注意事項】

! 警告

● CPUユニットに周辺機器を接続, またはインテリジェント機能ユニットにパソコンなどの外部機器 を接続して, 運転中のシーケンサに対する制御(データ変更)を行うときは, 常にシステム全体が 安全側に働くように, プログラム上でインタロック回路を構成してください。

また、運転中のシーケンサに対するその他の制御(プログラム変更、運転状態変更(状態制御)) を行うときは、マニュアルを熟読し、十分に安全を確認してから行ってください。

特に外部機器から遠隔地のシーケンサに対する上記制御では、データ交信異常によりシーケンサ側のトラブルに即対応できない場合もあります。プログラム上でインタロック回路を構成すると共に、データ交信異常が発生したときのシステムとしての処置方法を外部機器とCPUユニット間で取り決めてください。

【立上げ・保守時の注意事項】

!!注意

● 運転中のCPUユニットに周辺機器を接続して行うオンライン操作(特にプログラム変更,強制出力, 運転状態の変更)は、マニュアルを熟読し、十分に安全を確認してから行ってください。操作ミス により機械の破損や事故の原因になります。

A-2

● 製品の適用について ●

- (1) 当社シーケンサをご使用いただくにあたりましては、万一シーケンサに故障・不具合などが発生した場合でも重大な事故にいたらない用途であること、および故障・不具合発生時にはバックアップやフェールセーフ機能が機器外部でシステム的に実施されていることをご使用の条件とさせていただきます。
- (2) 当社シーケンサは、一般工業などへの用途を対象とした汎用品として設計・製作されています。したがいまして、以下のような機器・システムなどの特殊用途へのご使用については、当社シーケンサの適用を除外させていただきます。万一使用された場合は当社として当社シーケンサの品質、性能、安全に関る一切の責任(債務不履行責任、瑕疵担保責任、品質保証責任、不法行為責任、製造物責任を含むがそれらに限定されない)を負わないものとさせていただきます。
 - ・各電力会社殿の原子力発電所およびその他発電所向けなどの公共への影響が大きい用途
 - ・鉄道各社殿および官公庁殿など、特別な品質保証体制の構築を当社にご要求になる用途
 - ・航空宇宙, 医療, 鉄道, 燃焼・燃料装置, 乗用移動体, 有人搬送装置, 娯楽機械, 安全機械など生命, 身体, 財産に大きな影響が予測される用途

ただし、上記の用途であっても、具体的に使途を限定すること、特別な品質(一般仕様を超えた品質等) をご要求されないこと等を条件に、当社の判断にて当社シーケンサの適用可とする場合もございますので、 詳細につきましては当社窓口へご相談ください。

A - 3

改 訂 履 歴

※取扱説明書番号は、本説明書の裏表紙の左下に記載してあります。

| 印刷日付 | ※取扱説明書番号 | 次 京 内 容 |
|--------------|------------------|---|
| 1999年 9月 | SH(名)-080022-A | 初版印刷 |
| 2001年 5月 | SH(名)-080022-B | 一部修正 |
| | | マニュアルについて, 第1章, 第2章, 2.1節, 3.1節, 3.2節, 3.3節, |
| | | 3. 3. 1項, 4. 2. 3項, 4. 3. 2項, 4. 3. 5項, 第5章, 5. 1節, 5. 2節, 第6章 |
| | | 第7章, 8.1節, 8.2節 |
| 2001年12月 | SH(名)-080022-C | 一部修正 |
| | | 第1章,第7章,8.1節~8.5節 |
| 2002年12月 | SH(名)-080022-D | ・ベーシックモデルQCPUの使用可を追加 |
| | | ・不完全微分の説明を追加 |
| | | 全面見直し |
| 2003年 3月 | SH(名)-080022-E | ・ハイパフォーマンスモデルQCPUに不完全微分の説明を追加 |
| | | |
| 2003年 9月 | SH(名)-080022-F | day 1 fee-ye |
| 2003-4 371 | 311(41) 000022 1 | 一部修正 |
| | | 第1章 |
| 2004年 5月 | SH(名)-080022-G | ・二重化CPUを追加。 |
| | | 一部修正 |
| | | マニュアルについて,第1章,第2章,2.1節,3.1.1項,3.1.3項,3.2.1項, |
| | | 3.2.3項, 4.3.5項, 5.1節, 5.2節, 第6章, 第7章, 8.1.1項~8.1.4項, 9.1.1 |
| 2000 = 2 = 2 | gy (#) 200000 y | 項~9. 1. 5項, 9. 2節, 付1, サービスネットワーク |
| 2006年 9月 | SH(名)-080022-H | 一部修正 |
| | | 4.2.5項,付2,サービスネットワーク |
| 2007年4月 | SH(名)-080022-I | ・ユニバーサルモデルQCPU機種追加に伴う改訂 |
| | | 機種追加 |
| | | Q02UCPU, Q03UDCPU, Q04UDHCPU, Q06UDHCPU 一部修正 |
| | | <u> </u> |
| | | 3. 1. 3項, 3. 2. 1項, 3. 2. 3項, 5. 1節, 5. 2節, 第6章, 第7章, 8. 1. 1項~8. 1. 4 |
| | | 項,9.1.1項~9.1.5項,付1 |
| 2008年1月 | SH(名)-080022-J | ・ユニバーサルモデルQCPU機種追加に伴う改訂 |
| | | 機種追加 |
| | | Q13UDHCPU, Q26UDHCPU 一部修正 |
| | | <u>- </u> |
| | | TO A A A A COUNTY OF THE PARTY |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | l | |

※取扱説明書番号は、本説明書の裏表紙の左下に記載してあります。

| 印刷日付 | ※取扱説明書番号 | ※取扱説明書番号は、本説明書の裏表紙の左下に記載してあります。 改 訂 内 容 |
|-------------|------------------|--|
| 2008年4月 | SH(名)-080022-K | ・ユニバーサルモデルQCPU,プロセスCPU機種追加に伴う改訂 |
| | | 機種追加 |
| | | Q03UDECPU, Q04UDEHCPU, Q06UDEHCPU, Q13UDEHCPU, Q26UDEHCPU |
| | | Q02PHCPU, Q06PHCPU 一部修正 |
| | | <u> </u> |
| 2008年10月 | SH(名)-080022-L | ・ユニバーサルモデルQCPU機種追加に伴う改訂 |
| 2000 1071 | ы (-д) | 機種追加 |
| | | QOOUJCPU, QOOUCPU, QO1UCPU, Q10UDHCPU, Q20UDHCPU, Q10UDEHCPU, |
| | | Q20UDEHCPU |
| | | 一部修正 |
| | | マニュアルについて、本マニュアルで使用する総称および略称、2.1節、 |
| | / (-) | 3.1.3項, 3.2.3項, 6章, 7章, 付1 |
| 2009年12月 | SH(名)-080022-M | ・MELSEC-Lシリーズ追加に伴う改訂 一部修正 |
| | | 一部修正 本マニュアルで使用する総称および略称,1章,2章,2.1節,3.1.1項, |
| | | 3.1.3項, 3.2.1項, 3.2.3項, 4.3.3項, 4.3.5項, 5章, 5.1節, 5.2節, |
| | | 6章, 7章, 8.1.1項, 8.1.2項, 8.1.3項, 8.1.4項, 9.1.1項, 9.1.2項, |
| | | 9.1.3項, 9.1.4項, 9.1.5項, 9.2節, 付1 |
| | | 追加 |
| | | 製品の適用について,付3 |
| 2010年1月 | SH(名)-080022-N | ・ユニバーサルモデルQCPU機種追加に伴う改訂 |
| | | 機種追加 |
| | | Q50UDEHCPU, Q100UDEHCPU |
| | | 一部修正 本マニュアルで使用する総称および略称, 2.1節, 付1 |
| 2011年4月 | SH(名)-080022-0 | ・LCPU機種追加に伴う改訂 |
| 2011—4/1 | 511(2Д) 000022 0 | 機種追加 |
| | | L02CPU-P, L26CPU-PBT |
| | | 一部修正 |
| | | 本マニュアルで使用する総称,2章,2.1節,4.3.5項,付1 |
| 2012年11月 | SH(名)-080022-P | ・ユニバーサルモデルQCPUおよびLCPU機種追加に伴う改訂 |
| | | 機種追加 |
| | | Q03UDVCPU, Q04UDVCPU, Q06UDVCPU, Q13UDVCPU, Q26UDVCPU, L02SCPU, L26CPU |
| | | <u>一部修正</u> 本マニュアルで使用する総称, 2.1節, 付1 |
| 2013年1月 | SH(名)-080022-Q | ・LCPU機種追加に伴う改訂 |
| 2010-171 | 511(>H) 000022 Q | 機種追加 |
| | | L06CPU |
| | | 一部修正 |
| | | <u>本マニュ</u> アルで使用する総称, 2.1節, 付1 |

A-5

※取扱説明書番号は、本説明書の裏表紙の左下に記載してあります。

| 印刷日付 | ※取扱説明書番号 | ※収扱説明音番をは、本説明音の表衣紙の左下に記載してあります。 改 訂 内 容 |
|---------|----------------|--|
| 2013年4月 | SH(名)-080022-R | ・ユニバーサルモデルQCPUおよびLCPU機種追加に伴う改訂 |
| | | 機種追加 |
| | | Q04UDPVCPU, Q06UDPVCPU, Q13UDPVCPU, Q26UDPVCPU, L02SCPU-P, L06CPU-P, |
| | | L26CPU-P |
| | | 一部修正 |
| | | マニュアルについて、本マニュアルで使用する総称、1章, 2.1節, 付1 |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |

本書によって、工業所有権その他の権利の実施に対する保証、または実施権を許諾するものではありません。また本書の掲載内容の使用により起因する工業所有権上の諸問題については、当社は一切その責任を負うことができません。

はじめに

| | このたびは、三菱汎用シーケンサMELSEC-Q/L/QnAシリーズをお買い上げいただきまことにありがとうござ | `\ |
|---|--|----|
| ŧ | とした。 | |
| | ご使用前に本書をよくお読みいただき、Q/L/QnAシリーズシーケンサの機能・性能を十分ご理解のうえ、正 | Ξl |
| < | (ご使用くださるようお願い致します。 | |

なお、本マニュアルにつきましては最終ユーザまでお届けいただきますよう、宜しくお願い申し上げます。

| 0.41-y - | 1 0 11.7 51 7 6 |
|--|--------------------|
| 安全上のご注意・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | A- 1 |
| 製品の適用について・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| | A- 4 |
| はじめに・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | A- 7 |
| 目次・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| マニュアルについて・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| 本マニュアルで使用する総称・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | A-13 |
| | |
| 目 次 —————————————————————————————————— | |
| 1 概 要 | 1- 1~1- 3 |
| 1.1 PID処理方法······ | 1 9 |
| 1.1 自10处理方法 | 1- 3 |
| 2 PID制御時のシステム構成 | 2- 1 ~ 2- 3 |
| 2.1 適用CPU······ | 2- 3 |
| 2.1 /2/1010 | |
| 3 PID制御仕様 | 3- 1~3-14 |
| | |
| 3.1 不完全微分によるPID制御・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| 3.1.1 性能仕様・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| 3.1.2 PID演算ブロック図と演算式・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| 3.1.3 PID制御命令一覧···································· | |
| 3.2 完全微分によるPID制御 · · · · · · · · · · · · · · · · · · · | |
| 3.2.1 性能仕様・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| 3.2.2 PID演算ブロック図と演算式・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| 3.2.3 PID制御命令一覧 · · · · · · · · · · · · · · · · · · · | 3-10 |
| 4 PID制御の機能 | 4- 1~4-12 |
| 4.1 PID制御の概要・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | 4 1 |
| | |
| 4.2 PID制御の機能・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| 4.2.1 演算方式 | |
| 4.2.2 正動作と逆動作・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| 4.2.3 比例動作 (P動作) · · · · · · · · · · · · · · · · · · · | |
| 4.2.4 積分動作 (I動作) ···································· | |
| 4.2.5 微分動作(D動作) ···································· | |
| 4.2.6 PID動作······ | |
| 4.3 その他の機能・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| 4.3.1 バンプレス切換え・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| 4.3.2 操作量上下限リミッタ制御・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | |
| 4.3.3 GOT1000シリーズ(GT15, GT16, GT SoftGOT1000)によるPID制御モニタ · · · · · · · · · | • • • • • 4- 9 |

A - 7

A - 7

| | イスへの転送機能 · · · · · · · · · · · · · · · · 4-10 色囲の変更機能(QCPU,LCPUの場合) · · · · · · · 4-11 |
|---|--|
| 5 PID制御手順 | 5- 1 ~ 5-23 |
| | 女について・・・・・ 5-14 ・・・・・ 5-15 |
| 6 命令の構成 | 6- 1~6- 2 |
| 7 命令の見方 | 7- 1~7- 2 |
| | |
| 8 不完全微分のPID制御命令とプログラム例 | 8- 1~8-14 |
| 8.2.2 自動モードによるPID制御用プログラムを | S. PIDINIT, SP. PIDINIT · · · · · · · 8- 2 S. PIDCONT, SP. PIDCONT · · · · · · 8- 3 S. PIDSTOP, SP. PIDSTOP, S. PIDRUN, SP. PIDRUN · · 8- 5 S. PIDPRMW, SP. PIDPRMW · · · · · · · 8- 6 |
| 9 完全微分のPID制御命令とプログラム例 | 9- 1~9-26 |
| 9.2.2 自動モードによるPID制御用プログラムを 9.2.3 自動モード→手動モード切換え時のプロ 9.3 PID制御用プログラム例(QnACPUのみ)・・・・ 9.3.1 プログラム例におけるシステム構成・・・ 9.3.2 自動モードによるPID制御用プログラムを | PIDINIT, PIDINITP 9-2 PIDCONT, PIDCONTP 9-3 PID57, PID57P 9-5 PIDSTOP, PIDSTOPP, PIDRUN, PIDRUNP 9-8 PIDPRMW, PIDPRMWP 9-9 場合) 9-10 リー・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ |
| 付 録 | 付- 1~付- 6 |
| 付2 リセットワインドアップ対策・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ | ヴ-1 ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・ |

マニュアルについて

本製品に関連するマニュアルには、下記のものがあります。 必要に応じて本表を参考にしてご依頼ください。

関連マニュアル

| マニュアル名称 | マニュアル番号 (形名コード) | 標準価格 |
|--|-----------------------|---------|
| QnUCPUユーザーズマニュアル(機能解説・プログラム基礎編) プログラムを作成するのに必要な機能,プログラミング方法,デバイスなどについて説明しています。 (別売) | SH-080802 (13JY94) | ¥4, 000 |
| Qn(H)/QnPH/QnPRHCPUユーザーズマニュアル(機能解説・プログラム基礎編) プログラムの作成に必要なプログラミング方法,デバイス名,パラメータ,プログラムの種類な どについて説明しています。 (別売) | SH-080803 (13JY95) | ¥4, 000 |
| MELSEC-L CPUユニットユーザーズマニュアル (機能解説・プログラム基礎編) プログラムを作成するのに必要な機能, プログラミング方法, デバイスなどについて説明しています。 | SH-080873 (13J231) | ¥4, 000 |
| QnACPUプログラミングマニュアル(基礎編) プログラムの作成に必要なプログラミング方法,デバイス名,パラメータ,プログラムの種類な どについて説明しています。 (別売) | SH-3540 (13J521) | ¥1,000 |
| MELSEC-Q/Lプログラミングマニュアル(共通命令編) Qシリーズのシーケンス命令,基本命令および応用命令の使用方法について説明しています。 (別売) | SH-080804 (13JC22) | ¥4, 000 |
| QnACPUプログラミングマニュアル(共通命令編) QnAシリーズのシーケンス命令,基本命令および応用命令の使用方法について説明しています。 (別売) | SH-080805 (13JC23) | ¥4, 000 |
| QnACPUプログラミングマニュアル (特殊機能ユニット編) Q2ASCPU(S1), Q2ASHCPU(S1), Q2ACPU(S1), Q3ACPU, Q4ACPU, Q4ARCPUで使用する特殊機能ユニット用の専用命令について説明しています。 (別売) | SH-3542 (13J523) | ¥1,000 |
| QnACPUプログラミングマニュアル (AD57命令編) Q2ASCPU(S1), Q2ASHCPU(S1), Q2ACPU(S1), Q3ACPU, Q4ACPU, Q4ARCPUでAD57(S1)形CRTコントローラ ユニットを制御するための専用命令について説明しています。 (別売) | SH-3544 (13J525) | ¥1, 500 |
| MELSEC-Q/L/QnAプログラミングマニュアル (SFC編) MELSAP3のシステム構成,性能仕様,機能,プログラミング,デバッグ,およびエラーコードなどについて説明しています。 (別売) | SH-080023 (13JC02) | ¥3, 000 |
| MELSEC-Q/Lプログラミングマニュアル (MELSAP-L編) MELSAP-L形式のSFCプログラムの作成に必要なプログラミング方法,仕様,機能などについて説明しています。 (別売) | SH-080072 (13JC03) | ¥3, 000 |
| MELSEC-Q プログラミング/構造化プログラミングマニュアル(プロセス制御命令編) プロセス制御を行うための専用命令について説明しています。 (別売) | SH-080265 (13JC09) | ¥3, 000 |

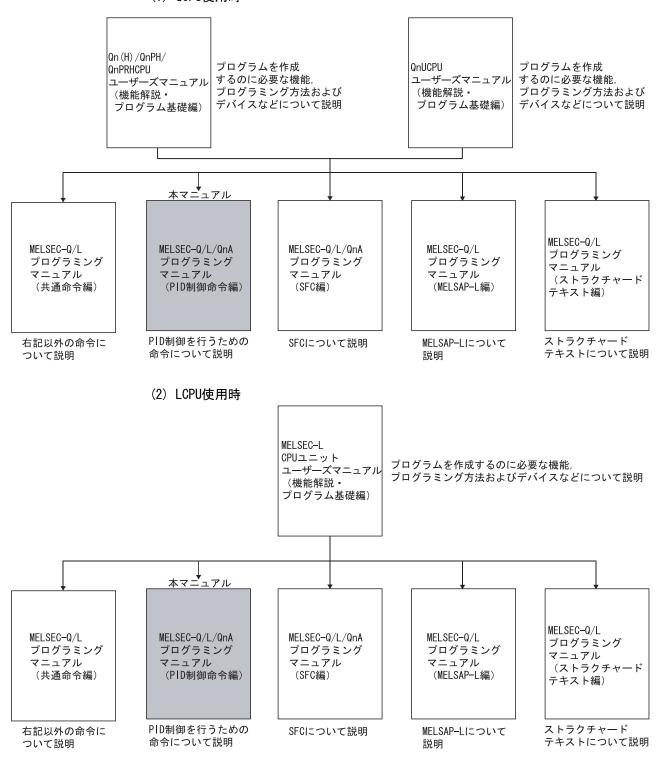
A - 9

| マニュアル名称 | マニュアル番号 (形名コード) | 標準価格 |
|--|-----------------------|---------|
| MELSEC-Q/Lプログラミングマニュアル (ストラクチャードテキスト編) ストラクチャードテキスト言語のプログラミング方法について説明します。 (別売) | SH-080363 (13JC11) | ¥4, 000 |
| Q4ARCPUプログラミングマニュアル(応用PID命令編) Q4ARCPUで使用するPID命令のプログラミング方法,仕様,機能などについて説明しています。 (別売) | SH-3586 (13J529) | ¥1, 000 |

A - 10 A - 10

本マニュアルを読まれる前に、使用するCPUユニットのユーザーズマニュアルまたはQnACPUプログラミングマニュアル(基礎編)により使用するCPUユニットで使用できるプログラム、入出力処理、デバイスについて確認しておいてください。

(1) QCPU使用時



A - 11 A - 11

(3) QnACPU使用時 QnACPU QnACPUで実行できるプログラム, 入出力処理, プログラミング デバイス名などについて説明 マニュアル (基礎編) 本マニュアル QnACPU QnACPU QnACPU MELSEC-Q/L/QnA MELSEC-Q/L/QnA プログラミング プログラミング プログラミング プログラミング プログラミング マニュアル マニュアル マニュアル マニュアル マニュアル 特殊機能 (AD57命令編) (共通命令編) (PID制御命令編) (SFC編) 、ユニット編 AD57/AD58を制御する 右記以外の命令に AJ71QC24, AJ71PT32-S3 PID制御を行うための SFCについて説明 ついて説明 などの特殊機能ユニット ためのAD57命令につ 命令について説明 用命令について説明 いて説明 Q4ARCPUのみ Q4ARCPU プログラミング マニュアル (応用PID編) 応用PID制御を行う ための命令について 説明

A - 12 A - 12

<u>本マニュアルで使用する総称</u>

本マニュアルでは、特に明記する場合を除き、下記に示す総称および略称を使って 説明します。

| 総称 | 総称の内容 |
|-----------------------------------|---|
| CPUユニット | ベーシックモデルQCPU, ハイパフォーマンスモデルQCPU, 二重化CPU, ユニバーサルモデルQCPU, LCPU, QnACPUの総称。 |
| QCPU | Q00CPU, Q01CPU, Q02CPU, Q02HCPU, Q06HCPU, Q12HCPU, Q25HCPU, Q12PRHCPU, Q25PRHCPU, Q00UJCPU, Q00UCPU, Q01UCPU, Q02UCPU, Q03UDCPU, Q03UDCPU, Q03UDECPU, Q04UDHCPU, Q04UDVCPU, Q04UDPVCPU, Q04UDHCPU, Q06UDHCPU, Q06UDPVCPU, Q06UDEHCPU, Q10UDHCPU, Q10UDEHCPU, Q13UDHCPU, Q13UDVCPU, Q13UDPVCPU, Q13UDPVCPU, Q20UDHCPU, Q20UDEHCPU, Q26UDPVCPU, Q26UDPVCPU, Q26UDEHCPU, Q30UDEHCPU, Q30UDE |
| QnCPU | Q02CPUの総称。 |
| QnHCPU | Q02HCPU, Q06HCPU, Q12HCPU, Q25HCPUの総称。 |
| QnPHCPU | Q02PHCPU, Q06PHCPU, Q12PHCPU, Q25PHCPUの総称。 |
| QnPRHCPU | Q12PRHCPU, Q25PRHCPUの総称。 |
| LCPU | L02SCPU, L02SCPU-P, L02CPU, L02CPU-P, L06CPU, L06CPU-P, L26CPU, L26CPU-P, L26CPU-BT, L26CPU-PBTの総称。 |
| QnACPU | Q2ASCPU, Q2ASCPU-S1, Q2ASHCPU, Q2ASHCPU-S1, Q2ACPU, Q3ACPU, Q4ACPU, Q4ARCPUの総称。 |
| QnA | Q2ASCPU, Q2ASCPU-S1, Q2ASHCPU, Q2ASHCPU-S1, Q2ACPU, Q3ACPU, Q4ACPUの総称。 |
| Q4AR | Q4ARCPUの総称。 |
| ベーシックモデルQCPU ベーシック | Q00JCPU, Q00CPU, Q01CPUの総称。 |
| ハイパフォーマンス モデルQCPU ハイパフォーマンス | Q02CPU, Q02HCPU, Q06HCPU, Q12HCPU, Q25HCPUの絵称。 |
| プロセスCPU | Q02PHCPU, Q06PHCPU, Q12PHCPU, Q25PHCPUの総称。 |
| 二重化CPU | Q12PRHCPU, Q25PRHCPUの総称。 |
| ユニバーサルモデル QCPU | QOOUJCPU, QOOUCPU, QO1UCPU, QO2UCPU, QO3UDCPU, QO3UDVCPU, QO3UDECPU, QO4UDHCPU, QO4UDVCPU, QO4UDPVCPU, QO6UDPVCPU, QO6UDHCPU, Q10UDEHCPU, |
| ユニバーサル | Q13UDHCPU, Q13UDVCPU, Q13UDPVCPU, Q13UDEHCPU, Q20UDHCPU, Q20UDEHCPU, Q26UDHCPU, Q26UDHCPU, Q26UDPVCPU, Q26UDPVCPU, Q50UDEHCPU, Q100UDEHCPUの総称。 |
| ユニバーサルモデル プロセスCPU | Q04UDPVCPU, Q06UDPVCPU, Q13UDPVCPU, Q26UDPVCPUの総称。 |
| GOT1000シリーズ | 三菱グラフィックオペレ-ションターミナル GOT1000シリーズの総称。 |

A - 13 A - 13

1 概 要

本マニュアルは、下記に示すCPUユニットでPID制御を行うためのシーケンスプログラム用命令について説明したものです。

- ・ベーシックモデルQCPU (シリアルNo. の上5桁が04122以降)
- ・ハイパフォーマンスモデルQCPU
- ·二重化CPU
- ・ユニバーサルモデルQCPU
- LCPU
- QnACPU

ベーシックモデルQCPU, ハイパフォーマンスモデルQCPU, 二重化CPU, ユニバーサルモデルQCPU, LCPUは, 不完全微分によるPID制御を行う命令(PID制御命令)と完全微分によるPID制御を行う命令(PID制御命令)を標準装備しています。

QnACPUは,完全微分によるPID制御を行う命令(PID制御命令)を標準装備しています。 不完全微分のPID制御命令と完全微分のPID制御命令は独立しているため,同時に実 行できます。

不完全微分によるPID制御命令と完全微分によるPID制御命令を使用できるCPUユニットを下記に示します。

| | 不完全微分 | 完全微分 | |
|-------------|-----------------------|------|----|
| ベーシックモデル | シリアルNo.の上5桁が"04121"以前 | × | × |
| QCPU | シリアルNo.の上5桁が"04122"以降 | 0 | 0* |
| ハイパフォーマンス | シリアルNo.の上5桁が"05031"以前 | × | 0 |
| モデルQCPU | シリアルNo.の上5桁が"05032"以降 | 0 | 0 |
| 二重化CPU | | 0 | 0 |
| ユニバーサルモデルQC | 0 | 0 | |
| LCPU | 0 | 0 | |
| QnACPU | × | 0 | |

〇:使用可,×:使用不可

*:GX Developer Version8で実装されたCPUの命令は、Version7以前のGX Developer で読み出すと、「命令コード異常」としてGX Developerで処理されます。

PID制御命令には、下記命令があります。

| 3.47 (1 1 1 1 2) | | | | |
|--------------------|---------------|-------------|--|--|
| 分 類 | 不完全微分 | 完全微分 | | |
| PID制御用データの設定 | S(P). PIDINIT | PIDINIT(P) | | |
| PID演算 | S(P).PIDCONT | PIDCONT (P) | | |
| PID制御状態のモニタ | | PID57 (P) | | |
| 指定ループNo.の演算停止 | S(P).PIDSTOP | PIDSTOP(P) | | |
| 指定ループNo.の演算開始 | S(P). PIDRUN | PIDRUN(P) | | |
| 指定ループNo.のパラメータ変更 | S(P).PIDPRMW | PIDPRMW(P) | | |

PID制御命令によるPID制御はA/D変換ユニット, D/A変換ユニットと組み合わせて行います。

また、GOT1000シリーズを使用することにより、PID制御状態をモニタすることができます。 (QnACPUの場合は、AD57(S1)形CRTコントローラユニットを使用することで、PID制御状態をモニタすることもできます。)

ポイント

- (1) プロセスCPUは、本マニュアルで説明しているPID制御命令に対応していません。 プロセスCPUでPID制御を行う場合は、MELSEC-Q プログラミング/構造化プログ ラミングマニュアル (プロセス制御命令編) で説明しているプロセス制御命令を 使用してください。
- (2) 二重化CPU, ユニバーサルモデルプロセスCPUはPID制御命令とプロセス制御命令を使用することができます。

1.1 PID処理方法

PID制御命令によるPID制御の処理方法の概要について説明します。(PID演算の詳細については、第4章を参照してください。)

PID制御命令によるPID制御は、図1.1に示すようにA/D変換ユニット、D/A変換ユニットと組み合わせて行います。

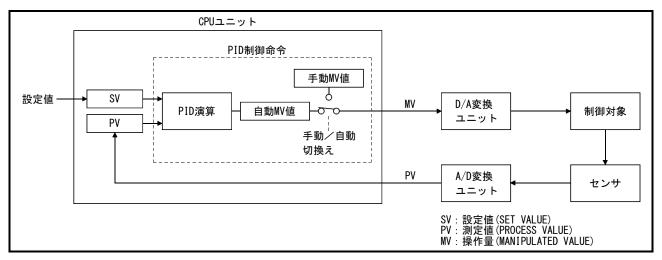


図1.1 PID制御の処理概要

PID制御の処理方法は、図1.1に示すようにあらかじめ設定されている設定値(SV)と、A/D変換ユニットから読み出したディジタル値(測定値(PV))によりPID演算を行い操作量(MV)を算出します。

算出された操作量(MV)は、D/A変換ユニットに書き込み外部へ出力します。

シーケンスプログラムでPID演算命令*を実行するとサンプリング周期の計測とPID演算を行います。

PID演算命令によるPID演算は、設定されたサンプリング周期ごとに行います。

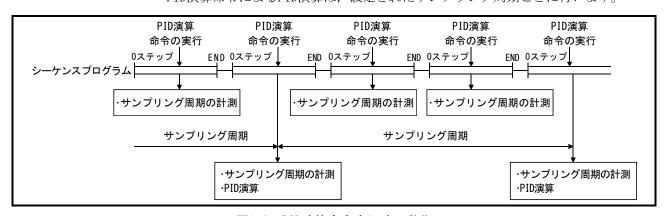


図1.2 PID演算命令実行時の動作

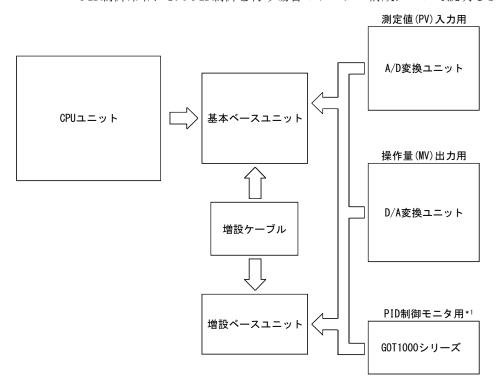
備考

*: PID演算命令には次の命令があります。

- ·S. PIDCONT(不完全微分)
- · PIDCONT (完全微分)

2 PID制御時のシステム構成

PID制御命令によりPID制御を行う場合のシステム構成について説明します。



*1: QnACPUの場合は、AD57(S1)形CRTコントローラユニットを使用することで、PID 制御状態をモニタすることもできます。

ポイント

PID制御命令で使用するSV値、PV値、MV値の設定は、下記から選択できます。

- ・PIDリミット制限あり (0~2000)
- ・PIDリミット制限なし (-32768~32767)

| CDUT TO TAKE | SV値, PV | 值, MV值 |
|------------------|--------------|-------------|
| CPUユニット形名 | PIDリミット制限あり* | PIDリミット制限なし |
| ベーシックモデルQCPU | 0 | 0 |
| ハイパフォーマンスモデルQCPU | 0 | 0 |
| 二重化CPU | 0 | 0 |
| ユニバーサルモデルQCPU | 0 | 0 |
| LCPU | 0 | 0 |
| QnACPU | 0 | × |

○: 設定可, ×: 設定不可

*: PID制御の入出力用に使用するA/D変換ユニット, D/A変換ユニットの分解能が, 0~2000以外の場合は, ディジタル値を0~2000に変換してください。

2.1 適用CPU

| 品 名 | 形名 |
|------------------|---|
| ベーシックモデルQCPU | Q00JCPU, Q00CPU, Q01CPU(シリアルNo. の上5桁が04122以降) |
| ハイパフォーマンスモデルQCPU | Q02CPU, Q02HCPU, Q06HCPU, Q12HCPU, Q25HCPU |
| 二重化CPU | Q12PRHCPU, Q25PRHCPU |
| | Q00UJCPU, Q00UCPU, Q01UCPU, Q02UCPU, Q03UDCPU, Q03UDVCPU, |
| | Q03UDECPU, Q04UDHCPU, Q04UDVCPU, Q04UDPVCPU, Q04UDEHCPU, |
| ユニバーサルモデルQCPU | Q06UDHCPU, Q06UDVCPU, Q06UDPVCPU, Q06UDEHCPU, Q10UDHCPU, |
| Jan 970-L770QCIO | Q10UDEHCPU, Q13UDHCPU, Q13UDVCPU, Q13UDPVCPU, Q13UDEHCPU, |
| | Q20UDHCPU, Q20UDEHCPU, Q26UDHCPU, Q26UDVCPU, Q26UDPVCPU, |
| | Q26UDEHCPU, Q50UDEHCPU, Q100UDEHCPU |
| LCPU | L02SCPU, L02SCPU-P, L02CPU, L02CPU-P, L06CPU, L06CPU-P, L26CPU, |
| | L26CPU-P, L26CPU-BT, L26CPU-PBT |
| O ACDU | Q2ASCPU, Q2ASCPU-S1, Q2ASHCPU, Q2ASHCPU-S1 |
| QnACPU | Q2ACPU, Q3ACPU, Q4ACPU, Q4ARCPU |

3 PID制御仕様

PID制御命令におけるPID演算の仕様について説明します。

3.1 不完全微分によるPID制御

3.1.1 性能仕様

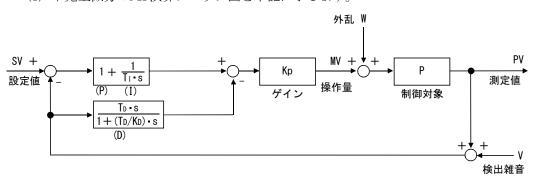
PID制御における性能仕様を下表に示します。

| | | | | | 仕 様 | | |
|--------------------------|-------------|----------|-----------------------|--|-------------------|--|--------|
| | | | "PIDリミット | 制限あり"時 | "PIDリミット | 制限なし"時 | |
| | 項目 | | ベーシックモデル QCPU | ハイパフォーマンス モデルQCPU, 二重化CPU, ユニバーサルモデル QCPU, LCPU | ベーシックモデル QCPU | ハイパフォーマンス モデルQCPU, 二重化CPU, ユニバーサルモデル QCPU, LCPU | QnACPU |
| PID制御 | PID制御ループ数 - | | 最大8ループ | 最大32ループ | 最大8ループ | 最大32ループ | _ |
| サンプ | リング周期 | Ts | 0.01~60.00s | | | _ | |
| PID海 | 寅算方式 | | 測定值微分形 不完全微分(正動作/逆動作) | | | _ | |
| | 比例定数 | KР | 0.01~100.00 | | | _ | |
| PID定数 | 積分定数 | Tı | | 0. 1∼3000. 0s | | | _ |
| 設定範囲 | 微分定数 | TD | | 0.00~ | 300.00s | | _ |
| | 微分ゲイン | Kd | 0.00~300.00 | | _ | | |
| 設定値設定範囲 SV | | 0~2000 | | $-32768\sim 32767$ | | _ | |
| 測定値設定範囲 PV 操作量出力範囲 MV | | PV MV | − 50~2050 | | $-32768\sim32767$ | | _ |

-:使用不可を示す。

3.1.2 PID演算ブロック図と演算式

(1) 不完全微分のPID演算ブロック図を下記に示します。



(2) PID制御命令によるPID演算の演算式を下記に示します。

| 名 | 称 | 演算式 | 記号の意味 |
|---------|-----|---|---|
| 測定値 微分形 | 正動作 | $\begin{split} & EV_n = PV_{fn}^* - SV \\ & \Delta MV = K_P \left\{ \left(EV_n - EV_{n-1} \right) + \frac{Ts}{T_1} EV_n + D_n \right\} \\ & D_n = \frac{TD}{Ts + \frac{TD}{KD}} \left(PV_{fn} - 2PV_{fn-1} + PV_{fn-2} \right) + \frac{\frac{TD}{KD}}{Ts + \frac{TD}{KD}} D_{n-1} \\ & MV_n = \Sigma \Delta MV \end{split}$ | EVn : 今回サンプル時の偏差 EVn-1 : 1周期前の偏差 SV : 設定値 PVfn : 今回サンプル時の測定値 (フィルタ後) PVfn-1 : 1周期前の測定値 (フィルタ後) PVfn-2 : 2周期前の測定値 (フィルタ後) ΔW : 出力変化量 |
| 不完全 微分 | 逆動作 | $\begin{split} & EV_{n} \!\!=\!\! SV \!-\! PV_{fn}^{*} \\ & \Delta MV \!\!=\!\! K_{P} \left\{ \left(EV_{n} \!\!-\! EV_{n-1} \right) + \frac{Ts}{T_{1}} EV_{n} \! + \! D_{n} \right\} \\ & D_{n} \!\!=\! \frac{TD}{Ts \! +\! \frac{TD}{KD}} (\!\!-\! PV_{fn} \!\!+\! 2PV_{fn-1} \!\!-\! PV_{fn-2}) + \frac{TD}{KD} \!\!\!\! \frac{TD}{Ts \! +\! \frac{TD}{KD}} D_{n-1} \\ & MV_{n} \!\!=\! \Sigma \Delta MV \end{split}$ | - MVn : 今回の操作量 Dn : 今回の機介項 Dn-1 : 1周期前の微分項 Ts : サンプリング周期 KP : 比例定数 TI : 積分定数 TD : 微分定数 KD : 微分ゲイン |

ポイント

(1) *: PVfnは,入力データの測定値を下式で演算した値です。

したがって入力データのフィルタ係数が設定されていない場合は,入力 データの測定値(PV)と同一の値となります。

フィルタ後の測定値 PVfn=PVn+α(PVfn-1-PVn)

PVn : 今回サンプル時の測定値

α :フィルタ係数

PVfn-1:1周期前の測定値(フィルタ後)

(2) PVfnは,入出力データエリアに格納されます。(5.2節参照)

3.1.3 PID制御命令一覧

PID制御を行うために使用する命令を一覧表に示します。

PID制御命令には、次に示す命令があります。

| A A 2 | In TEL do | 対象CPU | | | |
|-------------------------|--------------------------------------|------------|--------|--|--|
| 命令名 | <u> </u> | QCPU, LCPU | QnACPU | | |
| S. PIDINIT | PID演算において基準となるデータの設定を行う。 | 0* | × | | |
| S. PIDCONT | 設定されている設定値(SV), 測定値(PV)に基づきPID演算を行う。 | 0* | × | | |
| S. PIDSTOP S. PIDRUN | 指定したループNo. のPID演算の停止, 開始を行う。 | 0 | × | | |
| S. PIDPRMW | 指定したループNo. の演算パラメータの変更を行う。 | 0* | × | | |

〇:使用可,×:使用不可

*:ベーシックモデルQCPU, ハイパフォーマンスモデルQCPU, 二重化CPU, ユニバーサルモデルQCPU, LCPUは、PIDリミット制限あり/なしの選択ができます。

PIDリミット制限あり/なしを選択したときの設定範囲の詳細は5.1節, 5.2節を参照してください。

(1) PID制御命令一覧

PID制御命令一覧表は、次のような形式になっています。

表3.1 PID制御命令一覧表の見方

| 分 類 | 命令記号 | シンボル | 処理内容 | 実行条件 | 基本ステップ数 | サブセット | 説 明ページ |
|-------------------|------------|------------------|---|------|---------|-------|--------|
| PID 制御用 デ設定 | S. PIDINIT | - S. PIDINIT S - | ③で指定したワードデバイスに格納されているPID制御用データの設定を行う。 \$+0 \$+1 \$+2 \$+15 \$+16 \$+16 \$+16 \$+19 \$+19 \$+17 \$+18 \$+19 \$+19 \$+19 \$+19 \$+19 \$+19 \$+19 \$+19 | | - 7 | 1 | 8-2 |
| 1 | 2 | 3 | • | 5 | 6 | 7 | 8 |

説明

- ①……命令を用途別に、分類しています。
- ②……プログラムで使用する命令記号を示します。
- ③……回路上でのシンボル図を示します。
- ④……各命令の処理内容を示します。

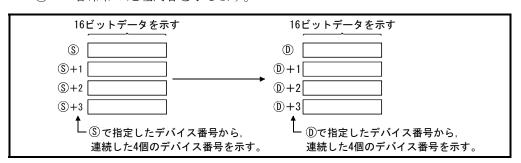


図3.1 各命令の処理内容

⑤……各命令の実行条件で詳細は次のとおりです。

| 記号 | 実行条件 |
|----|--|
| | ON中実行形の命令で、命令の前条件がONの間だけその命令を実行する。 前条件がOFFの場合、その命令は実行せず、処理しない。 |
| | ON時1回実行形の命令で、命令の前条件がOFF→ONになった立上がり時だけ 命令を実行し、以後条件がONでも、その命令を実行せず、処理しない。 |

- ⑥……命令の基本のステップ数を示します。
 - ステップ数については、使用するCPUユニットのプログラミングマニュアル (共通命令編)を参照ください。
- ⑦……○は、サブセット処理が可能な命令であることを示します。 一は、サブセット処理ができない命令であることを示します。 サブセット処理の詳細は、使用するCPUユニットのプログラミングマニュア ル (共通命令編)を参照ください。
- ⑧……各命令を説明しているページを示します。

PID制御命令一覧を表3.2に示します。

表3.2 PID制御命令一覧表

| 分類 | 命令記号 | シンボル | 処理内容 | 実行条件 | 基本ステップ数 | サブセット | 説 明ページ |
|--------------------|---|-------------------|--|---------|---------|-------|--------|
| PID 制御用 | S. PIDINIT | -{S. PIDINIT S}- | ③で指定したワードデバイスに格納されているPID制御用データの設定を行う。 ⑤+0 ⑥+1 ⑥+2 パープ1用 | Ļ | | | |
| 前 m m n データの 設定 | | -{SP.PIDINIT \$}- | (S)+15 (S)+16 (S)+29 (S)+(m+0) (S)+(m+13) (S)+(m+13) (M)-ブn用 | _ | 7 | | 8-2 |
| | 行い,結果を ③ で指定のMVエリアに格納する S. PIDCONT ⑤ + 0 | | 共通テータ 設定エリア ③+9 ③+10 SV値設定エリア PV値設定エリア MV値格納エリア ⑤+32 | ワードデバイス | | | |
| PID演算 | S. PIDCONT | —SP. PIDCONT S | SY値設定エリア PV値設定エリア NV値格納エリア SY値設定エリア NV値格納エリア SY値設定エリア PV値設定エリア PV値設定エリア NV値格納エリア SY (m+22) m= (n-1) ×23+10 | | 7 | | 8-3 |
| 演算停止 | S. PIDSTOP | S. PIDSTOP ® | ①で指定されたループNo.のPID演算を停止する。 | <u></u> | 7 | _ | 8-5 |
| 演算開始 | S. PIDRUN | S. PIDRUN ① | ⑪で指定されたループNo.のPID演算を開始する。 | | 6 | _ | 8-5 |
| パラメー タ変更 | S. PIDPRMW | | ⑩で指定されたループNo.の演算パラメータを, ⑤で指定したワードデバイスに格納されているPID制御用データに変更する. | | 8 | _ | 8-6 |

ポイント

- (1) "不完全微分によるPID演算"と"完全微分によるPID演算"は独立しているため、同時に実行できます。
- (2) S(P). PIDINIT命令で初期化した場合は、S(P). PIDCONT命令でPID演算を行ってください。

また,指定したループNo.のPID演算の停止,開始,PID制御用データの変更は,S(P).PIDSTOP命令,S(P).PIDRUN命令,S(P).PIDPRMW命令を使用してください。

3.2 完全微分によるPID制御

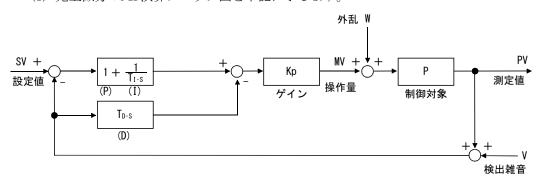
3.2.1 性能仕様

PID制御における性能仕様を下表に示します。

| | | | | | 仕 様 | | | |
|---------------|---------|-----|-----------------------|-----------------|-----------------------|-----------|---------------|--|
| | | | "PIDリミット | 制限あり"時 "PIDリミット | | 〜制限なし"時 | | |
| | | | | ハイパフォーマンス | | ハイパフォーマンス | | |
|] | 項 目 | | | モデルQCPU, | | モデルQCPU, | | |
| 7 | х н | | ベーシックモデル | 二重化CPU, | ベーシックモデル | 二重化CPU, | QnACPU | |
| | | | QCPU | ユニバーサルモデル | QCPU | ユニバーサルモデル | | |
| | | | | QCPU, | | QCPU, | | |
| | | • | | LCPU | | LCPU | | |
| PID制御 | ループ数 | _ | 最大8ループ | 最大32ループ | 最大8ループ | 最大32ループ | 最大32ループ | |
| サンプリ | ング周期 | Ts | 0.01~60.00s | | | | | |
| PID演 | 算方式 | _ | 測定値微分形 完全微分 (正動作/逆動作) | | | | | |
| ロエルマ米ケ | 比例定数 | KР | 0.01~100.00 | | | | | |
| PID定数 設定範囲 | 積分定数 | Tı | 0.1~3000.0s | | | | | |
| 政是軋曲 | 微分定数 To | | 0.00~300.00s | | | | | |
| 設定値設定範囲SV | | 0~2 | 2000 | -32768~32767 | | 0~2000 | | |
| 測定値設定範囲 PV | | PV | −50~2050 | | 20760 - 20767 | | - E0 a 20E0 | |
| 操作量 | 出力範囲 | MV | -50^ | ~2000 | −32768 ~ 32767 | | $-50\sim2050$ | |

3.2.2 PID演算ブロック図と演算式

(1) 完全微分のPID演算ブロック図を下記に示します。



(2) PID制御命令によるPID演算の演算式を下記に示します。

| 名称 | | 演算式 | 記号の意味 |
|--------|-----|---|---|
| 測定値微分形 | 正動作 | $\begin{split} & \text{EV}_{n} = \text{PV}_{\text{fn}} * - \text{SV} \\ & \Delta \text{MV} = K_{\text{P}} \left\{ \left(\text{EV}_{n} - \text{EV}_{n-1} \right) + \frac{T_{\text{S}}}{T_{\text{I}}} \text{EV}_{n} + D_{n} \right\} \\ & D_{n} = \frac{T_{\text{D}}}{T_{\text{S}}} \left(\text{PV}_{\text{fn}} - 2 \text{PV}_{\text{fn}-1} + \text{PV}_{\text{fn}-2} \right) \\ & \text{MV}_{n} = \Sigma \Delta \text{MV} \end{split}$ | EVn : 今回サンプル時の偏差 EVn-1 : 1周期前の偏差 SV : 設定値 PVfn : 今回サンプル時の測定値(フィルタ後) PVfn-1 : 1周期前の測定値(フィルタ後) PVfn-2 : 2周期前の測定値(フィルタ後) |
| 完全微分 | 逆動作 | $EV_n=SV-PV_{fn}*$ $\Delta MV=K_P \{ (EV_n-EV_{n-1}) + \frac{T_S}{T_I} EV_n + D_n \}$ $D_n=\frac{T_D}{T_S} (-PV_{fn} + 2PV_{fn-1} - PV_{fn-2})$ $MV_n=\Sigma \Delta MV$ | - ΔMV : 出力変化量 MVn : 今回の操作量 Dn : 今回の微分項 Ts : サンプリング周期 KP : 比例定数 TI : 積分定数 TD : 微分定数 |

ポイント

(1) *: PVfnは,入力データの測定値を下式で演算した値です。

したがって入力データのフィルタ係数が設定されていない場合は,入力 データの測定値(PV)と同一の値となります。

フィルタ後の測定値 PVfn=PVn+α(PVfn-1-PVn)

PVn : 今回サンプル時の測定値

α :フィルタ係数

PV_{fn-1}:1周期前の測定値(フィルタ後)

(2) PVfnは,入出力データエリアに格納されます。(5.2節参照)

3.2.3 PID制御命令一覧

PID制御を行うために使用する命令を一覧表に示します。

PID制御命令には、次に示す命令があります。

| ^^7 | bn 700 de circ | 対象CPU | | | |
|-------------------|--------------------------------------|------------|--------|--|--|
| 命令名 | <u> </u> | QCPU, LCPU | QnACPU | | |
| PIDINIT | PID演算において基準となるデータの設定を行う。 | 0* | 0 | | |
| PIDCONT | 設定されている設定値(SV), 測定値(PV)に基づきPID演算を行う。 | 0* | 0 | | |
| PID57 | PID演算の結果を、AD57(S1)を使用してモニタを行う。 | × | 0 | | |
| PIDSTOP PIDRUN | 指定したループNo. のPID演算の停止, 開始を行う。 | 0 | 0 | | |
| PIDPRMW | 指定したループNo.の演算パラメータの変更を行う。 | 0* | 0 | | |

○:使用可,×:使用不可

*:ベーシックモデルQCPU,ハイパフォーマンスモデルQCPU,二重化CPU,ユニバーサルモデルQCPU,LCPUは、PIDリミット制限あり/なしの選択ができます。

PIDリミット制限あり/なしを選択したときの設定範囲の詳細は5.1節, 5.2節を参照してください。

(1) PID制御命令一覧

PID制御命令一覧表は、次のような形式になっています。

表3.3 PID制御命令一覧表の見方

| 分 類 | 命令記号 | シンボル | 処理内容 | 実行条件 | 基本ステップ数 | サブセット | 説 明ページ |
|-------------------|---------|----------------------------|---|------|---------|-------|--------|
| PID 制御用 デ設定 | PIDINIT | - PIDINIT S - PIDINITP S - | ⑤で指定したワードデバイスに格納されているPID制御用データの設定を行う。 ⑤+0 ⑤+1 ⑤+2 ~ | | 2 | | 9–2 |
| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 88 |

説 明

- ①……命令を用途別に、分類しています。
- ②……プログラムで使用する命令記号を示します。
- ③……回路上でのシンボル図を示します。
- ④……各命令の処理内容を示します。

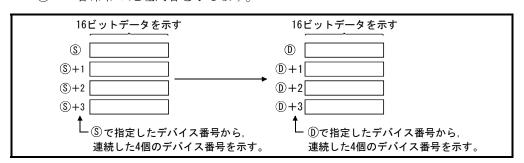


図3.2 各命令の処理内容

⑤……各命令の実行条件で詳細は次のとおりです。

| 記号 | 実行条件 | | |
|----|--|--|--|
| | ON中実行形の命令で、命令の前条件がONの間だけその命令を実行する。 前条件がOFFの場合、その命令は実行せず、処理しない。 | | |
| | ON時1回実行形の命令で、命令の前条件がOFF→ONになった立上がり時だけ 命令を実行し、以後条件がONでも、その命令を実行せず、処理しない。 | | |

⑥……命令の基本のステップ数を示します。

ステップ数については、使用するCPUユニットのプログラミングマニュアル (共通命令編)を参照ください。

- ⑦……○は、サブセット処理が可能な命令であることを示します。一は、サブセット処理ができない命令であることを示します。サブセット処理の詳細は、使用するCPUユニットのプログラミングマニュアル(共通命令編)を参照ください。
- ⑧……各命令を説明しているページを示します。

PID制御命令一覧を表3.4に示します。

表3.4 PID制御命令一覧表

| 分类 | 頁 命令記· | 号 シンボル | 処理内容 | 実行条件 | 基本ステップ数 | サブセット | 説 明ページ |
|--------------------------|---------|-------------------------|---|----------------------------------|---------|-------|--------|
| PID 制御用 データの 設定 | | - PIDINIT S | ③で指定したワードデバイスに格納されているPID制御用データの設定を行う。 DINIT ⑤ → 株通データ 設定エリア ⑤ +1 ⑤ +2 | | | | |
| | PIDINI1 | - PIDINITP S | ③+12 () | | 2 | _ | 9–2 |
| PID演算 | | — PIDCONT S | ③で指定したSV値、PV値によりPID演算を行い、結果を③で指定したワードデバイスのMVエリアに格納する。 ⑤+0 | 結果を③で指定したワードデバイス エリアに格納する。 ③+0 | | | |
| | PIDCONI | - PIDCONTP S | ③+28 SV値設定エリア PV値設定エリア MV値格納エリア (S)+45 SV値設定エリア MV値格納エリア (S)+(m+0) SV値設定エリア PV値設定エリア MV値格納エリア (S)+(m+17) m=(n-1)×18+10 | | 2 - | | 9–3 |
| モニタ | PID57 | - PID57 (n) (s) (s) | ①で指定したAD57(S1)に対して、PID演算結果のモニタを行う。⑥: AD57(S1)の先頭入出力番号⑤): モニタ画面No.1:ループNo.1~8 | | 4 | _ | 9–5 |
| | | - PID57P n s 20 - | 2:ループNo. 9〜16 3:ループNo. 17〜24 4:ループNo. 25〜32 ②:初期画面表示要求 | | | | |

表3.4 PID制御命令一覧表(つづき)

| 分類 | 命令記号 | シンボル | 処理内容 | 実行条件 | 基本ステップ数 | サブセット | 説 明ページ |
|------------------|-----------|----------------------|---|------|---------|-------|--------|
| 演算停止 I | PIDSTOP · | - PIDSTOP n | ● ®で指定されたループNo.のPID演算を停止する。 | | 2 | _ | 9-8 |
| | | - PIDSTOPP n | | | | | |
| 演算開始 I | PIDRUN | — PIDRUN ① | ①で指定されたループNo.のPID演算を開 始する。 | | 2 | _ | 9-8 |
| | | - PIDRUNP n | | | | | |
| パラメー タ変更 F | PIDPRMW - | - PIDPRMW (n) (S) - | ®で指定されたループNo.の演算パラメータを、ので指定したワードデバイスに格納されているPID制御用データに変更する. | | 0 | _ | 9-9 |
| | | - PIDPRMWP (n) (S) - | | | 3 | | |

ポイント

- (1) "不完全微分によるPID演算"と"完全微分によるPID演算"は独立しているため、同時に実行できます。
- (2) PIDINIT(P)命令で初期化した場合は、PIDCONT(P)命令でPID演算を行ってください。

また,指定したループNo.のPID演算の停止,開始,PID制御用データの変更は,PIDSTOP(P)命令,PIDRUN(P)命令,PIDPRMW(P)命令を使用してください。

4 PID制御の機能

PID制御命令によるPID制御について説明します。

4.1 PID制御の概要

PID制御は、流量、速度、風量、温度、張力、配合などのプロセス制御に応用される制御で、制御対象を設定された値に保つために、図4.1に示す構成になります。

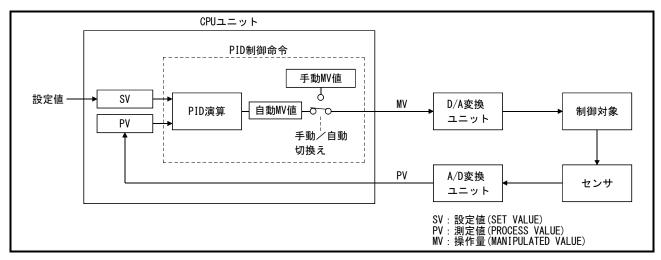


図4.1 プロセス制御への応用例

PID制御は、センサで計測した値(測定値)と、あらかじめ設定されている値(設定値)を比較して、測定値と設定値の差をなくすような出力値(操作量)に調整します。

PID制御における演算では、比例動作(P)、積分動作(I)、微分動作(D)を組み合わせることにより、測定値を速く・正確に設定値と同一の値になるように操作量を演算します。

すなわち、測定値と設定値の差が大きい場合は操作量を多くして速く設定値に近づけ、測定値と設定値の差が小さくなると、操作量を少なくしてゆっくりと正確に設定値と同じ値になるように操作量を調整します。

4.2 PID制御の機能

4.2.1 演算方式

PID制御命令のPID制御における演算方式は、速度形・測定値微分形です。速度形・測定値微分形では、次に示す制御を行います。

(1) 速度形演算

速度形演算は、PID演算で操作量(MV)の変化分を計算する方式です。 実際の操作量は、サンプリング周期ごとに計算した操作量の変化分が累積された 値となります。

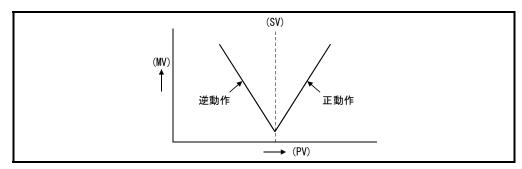
(2) 測定値微分形

測定値微分形は、PID演算で微分項に測定値(PV)を使用して演算する方式です。 微分項に偏差を使用していないため、設定値変更による偏差の変化時に微分動作 による出力の急変を軽減することができます。

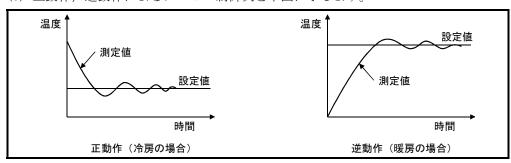
4.2.2 正動作と逆動作

PID制御においては、制御方向を指定するために正動作/逆動作があります。

- (1) 正動作は、設定値より測定値が増加したときに操作量を増加させる動作です。
- (2) 逆動作は、設定値より測定値が減少したときに操作量を増加させる動作です。
- (3) 正動作, 逆動作とも設定値と測定値の差が大きいほど操作量は多くなります。
- (4) 正動作,逆動作を操作量(MV),測定値(PV),設定値(SV)を使用して図にすると次に示すようになります。



(5) 正動作, 逆動作によるプロセス制御例を下図に示します。



4.2.3 比例動作 (P動作)

比例動作における制御方法について説明します。

- (1) 比例動作とは、偏差(設定値と測定値の差)に比例した操作量を得る動作です。
- (2) 比例動作で、偏差(E) と操作量(MV)の変化の関係を数式で表すと次式のようになります。

KPは比例定数で比例ゲインといいます。

| 条件 | 比例動作 |
|---------------|--------------------|
| 比例ゲインKpが小さい場合 | 制御動作は遅くなる。 |
| 比例ゲインKpが大きい場合 | 制御動作は速くなる。 |
| に向クインAPが入さい場合 | ただし、ハンチングが起きやすくなる。 |

(3) 偏差が一定値のステップ応答の場合の比例動作は、図4.2のようになります。

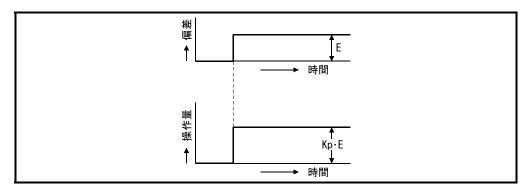
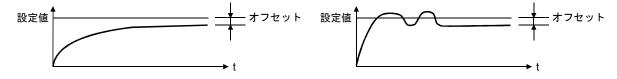


図4.2 偏差が一定の場合の比例動作

(4) 設定値に対して生じる一定の誤差を,オフセット(残留偏差)といいます。 比例動作では,オフセット(残留偏差)を生じます。



4.2.4 積分動作(I動作)

積分動作における制御方法について説明します。

(1) 積分動作は、偏差がある場合、その偏差をなくすように連続的に操作量を変化させる動作です。

比例動作で生じるオフセットをなくすことができます。

(2) 積分動作で、偏差が生じてから積分動作の操作量が比例動作の操作量になるまでの時間を積分時間といい、TIで表します。

| 条件 | 積分動作 |
|--------------|--|
| 積分時間TIが小さい場合 | 積分効果が大きくなり、オフセットをなくす時間は速くなる。 ただし、ハンチングが起きやすくなる。 |
| 積分時間TIが大きい場合 | 積分効果が小さくなり、オフセットをなくす時間は遅くなる。 |

(3) 偏差が一定値のステップ応答の場合の積分動作は、図4.3のようになります。

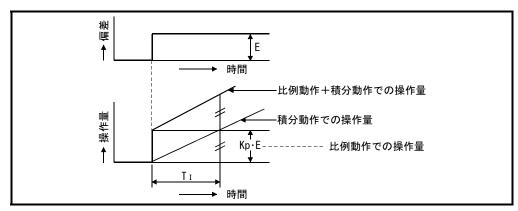


図4.3 偏差が一定の場合の積分動作

(4) 積分動作は、比例動作と組み合わせたPI動作や比例動作と微分動作を組み合わせたPID動作として使用します。

積分動作だけの使用はできません。

4.2.5 微分動作 (D動作)

微分動作における制御方法について説明します。

- (1) 微分動作は、偏差を生じたとき、偏差をなくすようにその変化速度に比例した操作量を加える動作です。 微分動作では、外乱などで制御対象が大きく変動するのを防ぐことができます。
- (2) 微分動作で、偏差が生じてから微分動作の操作量が比例動作の操作量になるまでの時間を微分時間といい、Toで表します。

| 条件 | 微分動作 |
|------------------|------------------------|
| 微分時間TDが小さい場合 | 微分効果が小さくなる。 |
| (単八) 中間でぶ上 たい相 へ | 微分効果が大きくなる。 |
| 微分時間TDが大きい場合 | ただし、短周期のハンチングが起きやすくなる。 |

(3) 偏差が一定値のステップ応答の場合の微分動作は、図4.4のようになります。

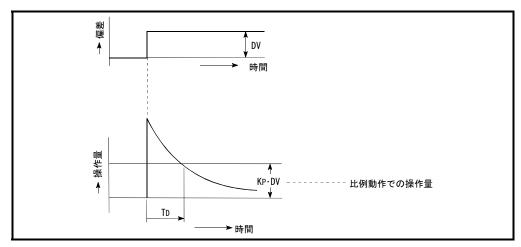


図4.4 偏差が一定の場合の微分動作

(4) 微分動作は、比例動作と組み合わせたPD動作や比例動作と積分動作を組み合わせたPID動作として使用します。

微分動作だけの使用はできません。

備考

完全微分と不完全微分の違いについて

【不完全微分】

不完全微分は、微分項の入力に一次遅れフィルタを入れたPID制御です。

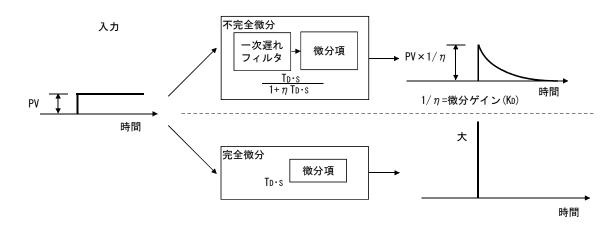
S. PIDCONT命令が不完全微分のPID演算命令になります。

不完全微分は次のような場合に有効です。

- ・高周波ノイズの影響を受けやすい制御
- ・完全微分方式で、ステップ状変化があったときに操作端を動作させるだけの有 効なエネルギーが与えられないとき

【完全微分】

完全微分は、微分項の入力をそのまま使用するPID制御です。 PIDCONT命令が完全微分のPID演算命令になります。



4.2.6 PID動作

比例動作 (P動作), 積分動作 (I動作), 微分動作 (D動作) を組み合わせた制御方法 について説明します。

- (1) PID動作は、(P+I+D)動作により算出した操作量で制御を行います。
- (2) 偏差が一定値のステップ応答の場合のPID動作を,図4.5に示します。

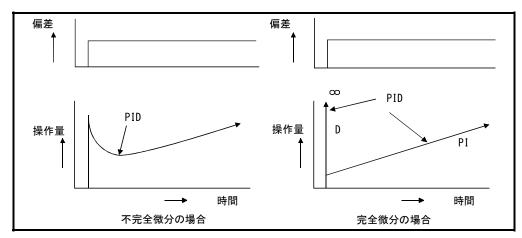


図4.5 偏差が一定の場合のPID動作

4.3 その他の機能

PID制御命令によるPID制御機能について説明します。

PID制御命令によるPID制御では、次に示すバンプレス切換え、操作量上下限リミッタ制御を自動的に行います。

4.3.1 バンプレス切換え

- (1) バンプレスとは、モード切換え (手動↔自動) 時、操作量(MV)を連続的に制御させる機能です。
- (2) モード切換え(手動→自動)を行うと、下記のように"自動モードの操作量エリア(自動操作量)"と"手動モードの操作量エリア(手動操作量)"間でデータの転送を行っています。

モードの切換えは、入出力データエリア(5.2節参照)で行います。

- (a) 手動モードから自動モードへの切換え時…手動モードの操作量を自動モード の操作量エリアに転送する。
- (b) 自動モードから手動モードへの切換え時…自動モードの操作量を手動モード の操作量エリアに転送する。

ポイント

- (1) PID制御の自動、手動モードは次のようになっています。
 - ① 自動モードは、PID制御命令でPID演算を行い算出した操作量により、制御対象の制御を行うモードです。
 - ② 手動モードは、PID制御命令でPID演算を行わないで、ユーザで算出した操作量により制御対象の制御を行うモードです。
- (2) 手動モードに設定されているループは、サンプリング周期ごとにPV (測定値) を設定値エリアに格納します。

4.3.2 操作量上下限リミッタ制御

- (1) 操作量上下限リミッタ制御とは、PID演算で算出した操作量の上限または下限を制限する機能です。
 - この機能は自動モード時のみ有効で、手動モード時は実行されません。
- (2) 操作量上限値(MVHL)および操作量下限値(MVLL)を設定することにより、PID演算で 算出した操作量を下限値から上限値の範囲内に制限することができます。

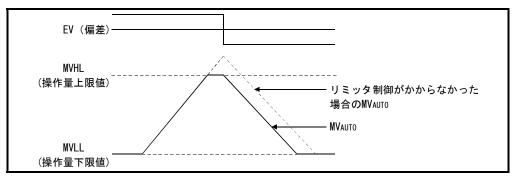


図4.6 操作量上下限リミッタ制御による動作

(3) 操作量上下限リミッタ制御では、図4.6に示すような動作となります。 操作量上限値、下限値は、各グループごとに-50~2050またはユーザで任意 (QnACPUを除く)の範囲が設定できます。

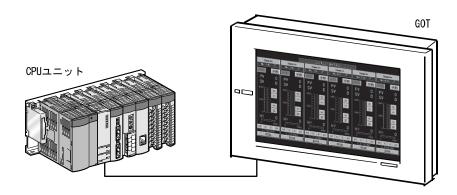
操作量上限値、下限値のデフォルト値は、下記の値になっています。

- ・操作量上限値 …… 2000 (またはユーザ設定値)
- ・操作量下限値 …… 0 (またはユーザ設定値)

操作量上限値,下限値の設定では,(上限値)<(下限値)となるとエラーとなります。

4.3.3 GOT1000シリーズ(GT15, GT16, GT SoftGOT1000)によるPID制御モニタ

PID制御状態は、GOT1000シリーズ (GT15、GT16、GT SoftGOT1000) を使用することによりモニタすることができます。 (モニタする画面は作画が必要です。)



GOT1000シリーズでのモニタは、MELFANSwebからPID制御命令(S. PIDCONT命令)を使用したサンプルプログラムと、GOTのサンプル画面をダウンロードできます。

・MELFANSwebホームページ: http://www.MitsubishiElectric.co.jp/melfansweb

[場所] "シーケンサMELSEC-Q" \rightarrow "ダウンロード" \rightarrow "QCPU (Qモード) PID制御命令サンプル"

4.3.4 手動モード時の測定値の設定値格納デバイスへの転送機能

PID制御命令によりPID制御を行う場合は、手動モード時もPID演算命令を実行してください。

手動モード時には、PIDバンプレス処理フラグ(SM774,SM794)のON/OFFにより、PID演算命令実行時にA/D変換ユニットから取り込んだ測定値を設定値格納デバイスに転送するか、転送しないかの選択ができます。

| PIDバンプレ | ス処理フラグ | |
|---------|--------|--|
| SM794 | SM774 | 動作内容 |
| (不完全微分) | (完全微分) | |
| 0) | FF | ・PID演算命令実行時に、測定値を設定値格納デバイスに転送する。 ・手動モードから自動モードに切り換えたとき、手動モード時の操作量出力を継続する。 ・自動モードへの切換え後、設定値を変更すると出力していた操作量から設定値への制御を行う。 |
| ON | | ・PID演算命令実行時に、測定値を設定値格納デバイスに転送しない。 ・手動モードから自動モードに切り換えたとき、手動モード時の操作量出力から設定値への制御を行う。 ・自動モードへの切換え前に、設定値格納デバイスに設定値を格納しておく。 |

ポイント

SM774, SM794のON/OFFによって手動モードから自動モードへの切換え時には,次のような制御の違いがでます。

- ・SM774, SM794がOFFのとき,測定値を設定値格納デバイスに転送しますので,手動モードから自動モードに切り換えたときに測定値と設定値の差がありません。そのため、切換え時に操作量の急激な変化が発生しません。
 - そのかわりに、切換え後の設定値は、自動モードでの目標値と違っていますので、 ユーザにて設定値を目標値までシーケンスプログラムで段階的に変化させてく ださい。
- ・SM774, SM794がONのとき、測定値を設定値格納デバイスに転送しませんので、手動モードから自動モードに切り換えたときに測定値と設定値の差があります。 切換え時にその差が大きい場合、操作量の急激な変化を発生することがあります。
 - この方法は、測定値が設定値に十分に近づいたときに切り換えるようなシステムで使用してください。
 - シーケンスプログラムで設定値を段階的に変化させることなく、すぐに自動モードでのPID制御を実施できます。

備 考

・設定値および測定値は、PID演算命令で入出力データエリアに指定したデバイスに 格納されます。

4.3.5 PID制御用データ、入出力データの設定範囲の変更機能(QCPU, LCPUの場合)

PID制御用データ (5.1節参照), 入出力データ (5.2節参照) の下記データの設定範囲を変更できます。

| 項目 | 設定データ |
|-----------|-------------|
| | 操作量下限值 |
| PID制御用データ | 操作量上限値 |
| | 操作量変化率リミット値 |
| | 測定値変化率リミット値 |
| | 設定値 |
| | 測定値 |
| 入出力データ | 自動操作量 |
| | フィルタ後の測定値 |
| | 手動操作量 |

ユーザ設定を有効にする場合は、PIDリミット制限設定用特殊レジスタ (SD774, SD775, SD794, SD795)の該当ループに対応するビットを"1"にしてください。

| PIDリミット制限説 | 足用特殊レジスタ | · · · · · · · · · · · · · · · · · · · | | |
|------------|----------|--|--|--|
| 不完全微分 | 完全微分 | 設定範囲 | | |
| SD794 | SD774 | b15 b14 b13 b12 b11 b10 b9 b8 b7 b6 b5 b4 b3 b2 b1 b0 0/1 0/1 0/1 0/1 0/1 0/1 0/1 0/1 0/1 0/1 | | |
| SD795 | SD775 | b15 b14 b13 b12 b11 b10 b9 b8 b7 b6 b5 b4 b3 b2 b1 b0 0/1 0/1 0/1 0/1 0/1 0/1 0/1 0/1 0/1 0/1 | | |

0:PIDリミット制限あり(0~2000)

1:PIDリミット制限なし(-32768~32767)

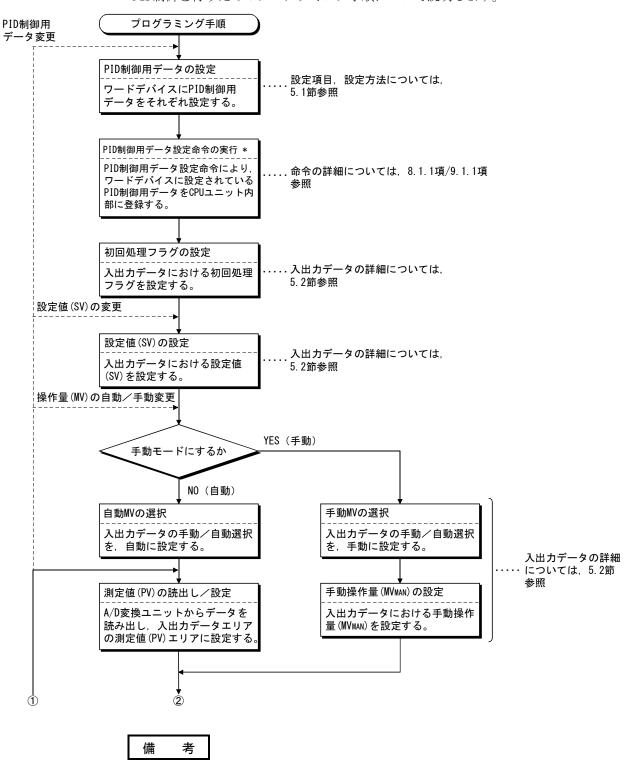
ポイント

ベーシックモデルQCPUのループ数は,8ループです。 SD774,SD794のb0~b7が有効です。

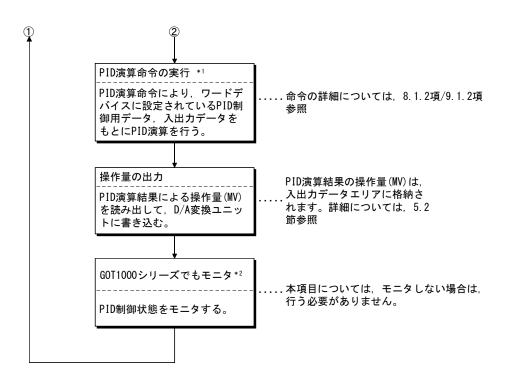
| メ | Ŧ | | | | |
|---|---|--|--|--|--|
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |

5 PID制御手順

PID制御を行うためのプログラミング手順について説明します。



- *: PID制御用データ設定命令には次の命令があります。
 - ·S. PIDINIT (不完全微分)
 - · PIDINIT (完全微分)



ポイント

・PID制御用データの登録または変更は、シーケンスプログラムのスキャンごとに 行っても問題ありません。

ただしPID制御用データの登録または変更した場合は、PID制御用データ設定命令*3 を実行してください。

PID制御用データ設定命令を実行しないとPID制御用データに登録または変更したデータが、PID演算命令実行時に反映されません。

・パラメータ変更 *4 命令で1ループごとにPID制御用データを変更する場合は、PID制御用データ設定命令を実行する必要はありません。

備 考

- *1: PID演算命令には、次の命令があります。
 - ·S. PIDCONT(不完全微分)
 - · PIDCONT (完全微分)
- *2: QnACPUの場合は、AD57(S1)形CRTコントローラユニットを使用することで、 PID制御状態をモニタすることもできます。
- *3: PID制御用データ設定命令には、次の命令があります。
 - ·S. PIDINIT (不完全微分)
 - · PIDINIT (完全微分)
- *4:パラメータ変更命令には、次の命令があります。
 - ·S. PIDPRMW(不完全微分)
 - · PIDPRMW (完全微分)

5.1 PID制御用データ

(1) PID制御用データは、PID演算における基準値の設定を行うためのデータです。 PID制御用データは、PID演算命令 *1 を実行する前に、PID制御用データ設定命令 *2 でCPUユニット内部に登録します。

PID制御用データには, "全ループ共通で設定するデータ"と"各ループごとに設定するデータ"の2種類があります。

(a) ベーシックモデルQCPUの場合

表5.1 PID制御用データー覧表

| | データ | | | 不完全微分 | | | | |
|----------------------|-----|------------------|---|--|----------------------|---|----------------------|--|
| | No. | データ項目 | 内 容 | PIDリミッ | ト制限あり | PIDリミッ | ト制限なし | |
| | NO. | | | 設定範囲 | ユーザ指定範囲 | 設定範囲 | ユーザ指定範囲 | |
| | 1 | 使用 ループ数 | PID演算を実行させるループ 数の設定。 | 1~8 | 1~8 | 1~8 | 1~8 | |
| 共通設定データ | 2 | | サンプリング周期に達した ループが複数あったとき、1 回のPID演算で何ループを実 行させるかの設定。 | 1~8 | 1~8 | 1~8 | 1~8 | |
| | 1 | 演算式選択 | 3.1.2項/3.2.2項で示すPID 演算式の選択。 | 正動作0 逆動作1 | 0または1 | 正動作0 逆動作1 | 0または1 | |
| | 2 | サンプリング 周期(Ts) | PID演算を行う周期の設定。 | 0.01~60.00s | 1~6000 (単位10ms) | 0.01~60.00s | 1~6000 (単位10ms) | |
| | 3 | 比例定数 (Kp) | PID演算の比例ゲイン | 0.01~100.00 | 1~10000 (単位0.01) | 0.01~100.00 | 1~10000 (単位0.01) | |
| 各ループ ごとの設 定データ | | 積分定数 (Tɪ) | 積分動作(I動作)の効果の 大きさを表す定数。 積分定数を大きくすると,操 作量の変化がゆっくりにな る。 | 0.1~3000.0s 無限大 (∞) T _I の設定が 3000.0sを 超えるとき | 1~32767 (単位100ms) | 0.1~3000.0s 無限大 (∞) (T _I の設定が 3000.0sを 超えるとき | 1~32767 (単位100ms) | |
| | 5 | 微分定数 (TD) | 微分動作 (D動作) の効果の 大きさを表す定数。 微分定数を大きくすると,制 御対象のわずかな変化で大 きな操作量の変化になる。 | 0.00~300.00s | 0~30000 (単位10ms) | 0.00~300.00s | 0~30000 (単位10ms) | |
| | 6 | フィルタ係数 (α) | 測定値に対してフィルタを どの程度かけるかの設定。 0に近くなるほどフィルタは 効かなくなる。 | 0~100% | 0~100 | 0~100% | 0~100 | |

備考

- *1: PID演算命令には、次の命令があります。
 - ·S. PIDCONT(不完全微分)
 - PIDCONT (完全微分)
- *2: PID制御用データ設定命令には次の命令があります。
 - ·S. PIDINIT (不完全微分)
 - · PIDINIT (完全微分)

| | 完全 | 微分 | | | | |
|---|----------------------|--|----------------------|-------------------------------|--|--|
| PIDリミッ | ト制限あり | PIDリミッ | ト制限なし | → 設定データが指定範囲外のときの → 処理 | | |
| 設定範囲 | ユーザ指定範囲 | 設定範囲 | ユーザ指定範囲 | | | |
| 1~8 | 1~8 | 1~8 | 1~8 | | | |
| 1~8 | 1~8 | 1~8 | 1~8 | エラーとなり、全ループのPID演算を 実行しない。 | | |
| 正動作0 逆動作1 | 0または1 | 正動作0 逆動作1 | 0または1 | | | |
| 0.01~60.00s | 1~6000 (単位10ms) | 0.01~60.00s | 1~6000 (単位10ms) | エラーとなり、該当ループのPID演算 を実行しない。 | | |
| 0.01~100.00 | 1~10000 (単位0.01) | 0.01~100.00 | 1~10000 (単位0.01) | | | |
| 0.1~3000.0s 無限大 (∞) 「T _I の設定が 3000.0sを 超えるとき | 1~32767 (単位100ms) | 0.1~3000.0s 無限大 (∞) (T _I の設定が 3000.0sを 超えるとき) | 1~32767 (単位100ms) | エラーとなり、該当ループのPID演算 を実行しない。 | | |
| 0.00~300.00s | 0~30000 (単位10ms) | 0.00~300.00s | 0~30000 (単位10ms) | エラーとなり、該当ループのPID演算 | | |
| 0~100% | 0~100 | 0~100% | 0~100 | → を実行しない。 | | |

表5.1 PID制御用データ一覧表(つづき)

| | <u>-</u> | | | | | 不完全微分 | | |
|----------|------------|----------------------------|--|--|---------------------|--|---------------------|--|
| | データ No. | データ項目 | 内 容 | PIDリミット制限あり | | PIDリミッ | PIDリミット制限なし | |
| | INO. | | | 設定範囲 | ユーザ指定範囲 | 設定範囲 | ユーザ指定範囲 | |
| | 7 | 操作量下限値 (MVLL) | 自動モード時、PID演算で算出 した操作量の下限値の設定。 操作量が操作量下限値未満の ときは、操作量下限値を操作 量にする。 | −50~2050 | −50~2050 | −32768~32767 | -32768~32767 | |
| | 8 | 操作量上限値 (MVHL) | 自動モード時、PID演算で算出 した操作量の上限値の設定。 操作量が操作量上限値を超 えるときは、操作量上限値を 操作量にする。 | −50~2050 | −50~2050 | −32768~32767 | −32768~32767 | |
| 各ルーのとデータ | 9 | 操作量変化率 リミット値 (△MVL) | 前回と今回の操作量における変化量の制限値の設定。 操作量の変化量が制限値を超えるときは、アラーム用デバイスのビット1(b1)が1となる。 操作量の変化量の制限は行わない。(操作量の変化量が制限値を超える場合でも、そのまま操作量の変化量として使用し、操作量を算出する。) | 0~2000 | 0~2000 | −32768~32767 | −32768~32767 | |
| | 10 | 測定値変化率 リミット値 (△PVL) | 前回と今回の測定値における変化量の制限値の設定。 測定値の変化量が制限値を超えるときは、アラーム用デバイスのビット0(b0)が1になる。 測定値の変化量の制限は行わない。(測定値の変化量が制限値を超える場合でも、そのまま測定値の変化量として使用し、PID演算を行う。) | 0~2000 | 0~2000 | −32768~32767 | −32768~32767 | |
| | 11 | 微分ゲイン (K _D) | 微分動作に対して時間幅(動作遅れ)を持たせる設定。 値が大きいほど時間幅は小さくなり、完全微分に動作が 近づく。 | 0.00~300.00 (理想値は8.00) 無限大 (∞) (Kpの設定が 300.00を 超えるとき) | 0~32767 (単位0.01) | 0.00~300.00 (理想値は8.00) 無限大 (∞) (Kpの設定が 300.00を 超えるとき) | 0~32767 (単位0.01) | |

| | | :微分 | | |
|----------|----------|--------------|--------------|---|
| PIDリミッ | ト制限あり | PIDリミッ | ト制限なし | ──設定データが指定範囲外のときの ──処理 |
| 設定範囲 | ユーザ指定範囲 | 設定範囲 | ユーザ指定範囲 | - 処理 |
| −50~2050 | −50~2050 | −32768~32767 | −32768~32767 | "PIDリミット制限あり"の場合は、 下記の値に変換してPID演算を行う。 |
| −50~2050 | −50~2050 | −32768~32767 | −32768~32767 | ・MVLLまたはMVHLの値が-50未満の ときは、-50にする。 ・MVLLまたはMVHLの値が2050を超え るときは、2050にする。 |
| 0~2000 | 0~2000 | −32768~32767 | −32768~32767 | "PIDリミット制限あり"の場合は、下記の値に変換してPID演算を行う。 ・△MVLの値が0未満のときは、0にする。 ・△MVLの値が2000を超えるときは、2000にする。 |
| 0~2000 | 0~2000 | −32768~32767 | −32768~32767 | "PIDリミット制限あり"の場合は、下記の値に変換してPID演算を行う。 ・ △PVLの値が0未満のときは、0にする。 ・ △PVLの値が2000を超えるときは、2000にする。 |
| | | | | エラーとなり、該当ループのPID演 算を実行しない。 |

5 - 6 5 - 6

(b) ハイパフォーマンスモデルQCPU, 二重化CPU, ユニバーサルモデルQCPU, LCPU の場合

表5.2 PID制御用データー覧表

| | | | | | | 不完全微分 | | |
|----------------------|------------|------------------|---|--|----------------------|--|----------------------|--|
| | データ No. | データ項目 | 内 容 | PIDリミッ | ト制限あり | PIDリミッ | ト制限なし | |
| | INO. | | | 設定範囲 | ユーザ指定範囲 | 設定範囲 | ユーザ指定範囲 | |
| | 1 | 使用 ループ数 | PID演算を実行させるループ 数の設定。 | 1~32 | 1~32 | 1~32 | 1~32 | |
| 共通設定データ | 2 | - | サンプリング周期に達した ループが複数あったとき、1 回のPID演算で何ループを実 行させるかの設定。 | 1~32 | 1~32 | 1~32 | 1~32 | |
| | 1 | 演算式選択 | 3.1.2項/3.2.2項で示すPID 演算式の選択。 | 正動作0 逆動作1 | 0または1 | 正動作0 逆動作1 | 0または1 | |
| | 2 | サンプリング 周期(Ts) | PID演算を行う周期の設定。 | 0.01~60.00s | 1~6000 (単位10ms) | 0.01~60.00s | 1~6000 (単位10ms) | |
| | 3 | 比例定数 (Kp) | PID演算の比例ゲイン | 0.01~100.00 | 1~10000 (単位0.01) | 0.01~100.00 | 1~10000 (単位0.01) | |
| 各ループ ごとの設 定データ | 4 | 積分定数 (Tɪ) | 積分動作 (I動作) の効果の 大きさを表す定数。 積分定数を大きくすると,操 作量の変化がゆっくりにな る。 | 0.1~3000.0s 無限大 (∞) (T _I の設定が 3000.0sを 超えるとき) | 1~32767 (単位100ms) | 0.1~3000.0s 無限大 (∞) (T ₁ の設定が 3000.0sを 超えるとき) | 1~32767 (単位100ms) | |
| | Ü | 微分定数 (TD) | 微分動作 (D動作) の効果の 大きさを表す定数。 微分定数を大きくすると,制 御対象のわずかな変化で大 きな操作量の変化になる。 | 0.00~300.00s | 0~30000 (単位10ms) | 0.00~300.00s | 0~30000 (単位10ms) | |
| | 6 | フィルタ係数 (α) | 測定値に対してフィルタを どの程度かけるかの設定。 0に近くなるほどフィルタは 効かなくなる。 | 0~100% | 0~100 | 0~100% | 0~100 | |
| | 7 | 操作量下限值 (MVLL) | 自動モード時、PID演算で算出 した操作量の下限値の設定。 操作量が操作量下限値未満の ときは、操作量下限値を操作 量にする。 | −50~2050 | −50~2050 | −32768~32767 | −32768~32767 | |
| | 8 | 操作量上限値 (MVHL) | 自動モード時、PID演算で算出 した操作量の上限値の設定。 操作量が操作量上限値を超 えるときは、操作量上限値を 操作量にする。 | | −50~2050 | -32768~32767 | −32768~32767 | |

| PIDリミッ | ト制限あり | PIDリミッ | ト制限なし | → 設定データが指定範囲外のときの → 処理 |
|--|----------------------|--|-----------------------|---|
| 設定範囲 | ユーザ指定範囲 | 設定範囲 | ユーザ指定範囲 | 处 连 |
| 1~32 | 1~32 | 1~32 | 1~32 | |
| 1~32 | 1~32 | 1~32 | 1~32 | エラーとなり、全ループのPID演算を 実行しない。 |
| 正動作0 逆動作1 | 0または1 | 正動作0 逆動作1 | 0または1 | |
| 0.01~60.00s | 1~6000 (単位10ms) | 0.01~60.00s | 1~6000 (単位10ms) | ーエラーとなり、該当ループのPID演算 を実行しない。 |
| 0.01~100.00 | 1~10000 (単位0.01) | 0.01~100.00 | 1~10000 (単位0.01) | |
| 0.1~3000.0s 無限大 (∞) T _I の設定が 3000.0sを 超えるとき | 1~32767 (単位100ms) | 0.1~3000.0s 無限大 (∞) (T _I の設定が 3000.0sを 超えるとき) | 1~32767 (単位100ms) | エラーとなり、該当ループのPID演算 を実行しない。 |
| 0.00~300.00s | 0~30000 (単位10ms) | 0.00~300.00s | 0~30000 (単位10ms) | エラーとなり、該当ループのPID演算 →を実行しない。 |
| 0~100% | 0~100 | 0~100% | 0~100 | で夫们しない。 |
| −50~2050 | −50~2050 | −32768~32767 | −32768~32767 | "PIDリミット制限あり"の場合は、 下記の値に変換してPID演算を行う。 ・MVLLまたはMVHLの値が-50未満の |
| −50~2050 | −50~2050 | −32768 ~ 32767 | −32768 ∼ 32767 | ときは,-50にする。 ・MVLLまたはMVHLの値が2050を超え るときは,2050にする。 |

表5.2 PID制御用データ一覧表(つづき)

| | データ | データ項目 | 内 容 | 不完全微分 | | | | |
|----------|------------|----------------------------|--|--|---------------------|--|---------------------|--|
| | アータ No. | | | PIDリミット | PIDリミット制限あり | | PIDリミット制限なし | |
| | INO. | | | 設定範囲 | ユーザ指定範囲 | 設定範囲 | ユーザ指定範囲 | |
| 各ご定プーのシー | 9 | 操作量変化率 リミット値 (△MVL) | 前回と今回の操作量における変化量の制限値の設定。 操作量の変化量が制限値を超えるときは、アラーム用デバイスのビット1(b1)が1となる。 操作量の変化量の制限は行わない。(操作量の変化量が制限値を超える場合でも、そのまま操作量の変化量として使用し、操作量を算出する。) | 0~2000 | 0~2000 | −32768 ∼ 32767 | −32768∼32767 | |
| | | 測定値変化率 リミット値 (△PVL) | 前回と今回の測定値における変化量の制限値の設定。 測定値の変化量が制限値を 超えるときは、アラーム用デ バイスのビット0(b0)が1に なる。 測定値の変化量の制限は行 わない。(測定値の変化量が 制限値を超える場合でも、そ のまま測定値の変化量とし て使用し、PID演算を行う。) | 0~2000 | 0~2000 | −32768~32767 | −32768~32767 | |
| | 11 | 微分ゲイン (K _D) | 微分動作に対して時間幅(動作遅れ)を持たせる設定。 値が大きいほど時間幅は小さくなり、完全微分に動作が近づく。 | 0.00~300.00 (理想値は8.00) 無限大 (∞) (Kpの設定が 300.00を 超えるとき) | 0~32767 (単位0.01) | 0.00~300.00 (理想値は8.00) 無限大 (∞) (Kpの設定が 300.00を 超えるとき) | 0~32767 (単位0.01) | |

5 - 9 5 - 9

| PIDリミッ | ト制限あり | PIDリミッ | ト制限なし | 設定データが指定範囲外のときの 処理 |
|----------|-------------|-----------------------|-----------------------|---|
| 設定範囲 | 設定範囲ユーザ指定範囲 | | ユーザ指定範囲 | |
| 0~2000 | 0~2000 | −32768 ~ 32767 | −32768 ~ 32767 | "PIDリミット制限あり"の場合は、下記の値に変換してPID演算を行う。 ・ △MVLの値が0未満のときは、0にする。 ・ △MVLの値が2000を超えるときは、2000にする。 |
| 0~2000 | 0~2000 | −32768~32767 | −32768~32767 | "PIDリミット制限あり"の場合は、下記の値に変換してPID演算を行う。 ・△PVLの値が0未満のときは、0にする。 ・△PVLの値が2000を超えるときは、2000にする。 |
| | | | | エラーとなり、該当ループのPID演 算を実行しない。 |

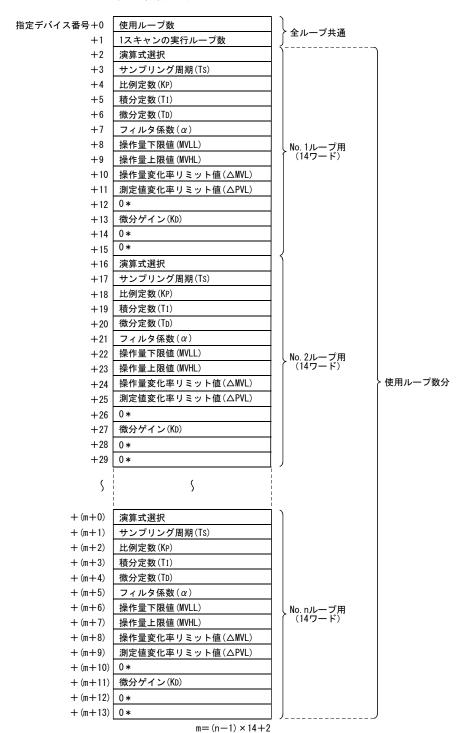
5 - 10 5 - 10

(c) QnACPUの場合

表5.3 PID制御用データ一覧表

| | データ No. | データ項目 | 内 容 | 設定範囲 | ユーザ指定範囲 | 設定データが指定 範囲外のときの処理 |
|------------|------------|---------------------------|--|--|----------------------|---|
| 11 77 38.4 | 1 | 使用 ループ数 | PID演算を実行させるループ数の設定。 | 1~32 | 1~32 | エラーとなり、全ループ |
| 共通設定データ | 2 | 1スキャンの 実行ループ数 | サンプリング周期に達したループが複数あったとき、1回のPID演算で何ループを実行させるかの設定。 | 1~32 | 1~32 | のPID演算を実行しな い。 |
| | 1 | 演算式選択 | 3.2.2項で示すPID演算式の選択。 | 正動作0 逆動作1 | 0または1 | マニートなり きない |
| | 2 | サンプリング 周期(Ts) | PID演算を行う周期の設定。 | 0.01~60.00s | 1~6000 (単位10ms) | エラーとなり,該当ルー プのPID演算を実行しな |
| | 3 | 比例定数 (KP) | PID演算の比例ゲイン | 0.01~100.00 | 1~10000 (単位0.01) | \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ |
| | 4 | 積分定数 (Tɪ) | 積分動作(I動作)の効果の大きさを表す定数。 積分定数を大きくすると、操作量の変化が ゆっくりになる。 | 0.1~3000.0s 無限大 (∞) (T _I の設定が 3000.0sを 超えるとき) | 1~32767 (単位100ms) | エラーとなり,該当ルー プのPID演算を実行しない。 |
| | 5 | 微分定数 (TD) | 微分動作(D動作)の効果の大きさを表す定数。 微分定数を大きくすると,制御対象のわずか な変化で大きな操作量の変化になる。 | 0.00~300.00s | 0~30000 (単位10ms) | エラーとなり、該当ルー |
| | 6 | フィルタ係数 (α) | 測定値に対してフィルタをどの程度かけるかの設定。 0に近くなるほどフィルタは効かなくなる。 | 0~100% | 0~100 | プのPID演算を実行しない。 |
| 各ループごとの設 | 7 | 操作量下限値 (MVLL) | 自動モード時,PID演算で算出した操作量の下限値の設定。 操作量が操作量下限値未満のときは,操作量 下限値を操作量にする。 | −50 ~ 2050 | −50~2050 | 下記の値に変換してPID 演算を行う。 ・MVLLまたはMVHLの値が -50未満のときは,- |
| 定データ | 8 | 操作量上限値 (MVHL) | 自動モード時,PID演算で算出した操作量の上限値の設定。 操作量が操作量上限値を超えるときは,操作量上限値を操作量にする。 | −50~2050 | −50~2050 | 50にする。 ・MVLLまたはMVHLの値が 2050を超えるときは, 2050にする。 |
| | 9 | 操作量変化率 リミット値 (△MVL) | 前回と今回の操作量における変化量の制限値の設定。 操作量の変化量が制限値を超えるときは、アラーム用デバイスのビット1(b1)が1となる。 操作量の変化量の制限は行わない。 (操作量の変化量が制限値を超える場合でも、そのまま操作量の変化量として使用し、操作量を算出する。) | 0~2000 | 0~2000 | 下記の値に変換してPID 演算を行う。 ・△MVLの値が0未満のと きは、0にする。 ・△MVLの値が2000を超 えるときは、2000にす る。 |
| | 10 | 測定値変化率 リミット値 (△PVL) | 前回と今回の測定値における変化量の制限値の設定。 測定値の変化量が制限値を超えるときは、アラーム用デバイスのビット0(b0)が1になる。 測定値の変化量の制限は行わない。 (測定値の変化量が制限値を超える場合でも、そのまま測定値の変化量として使用し、PID演算を行う。) | 0~2000 | 0~2000 | 下記の値に変換してPID 演算を行う。 ・△PVLの値が0未満のと きは、0にする。 ・△PVLの値が2000を超 えるときは、2000にす る。 |

- (2) PID制御用データは、ワードデバイスの任意の番号に設定することができます。 ただし、使用ループ数分のすべてのデータを連続したデバイス番号に設定する必要があります。
- (3) PID制御用データの割付けは、次のようになっています。
 - (a) 不完全微分の場合



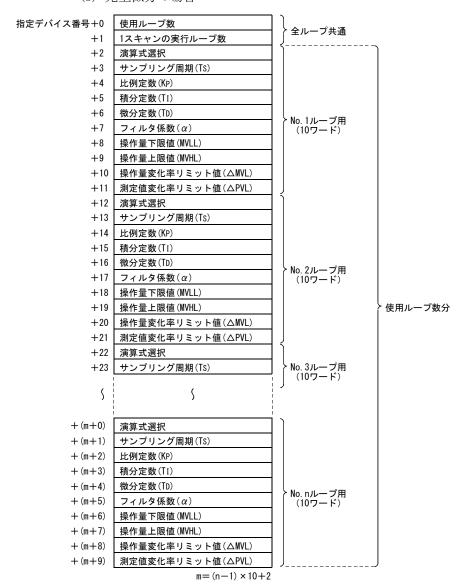
ポイント

PID制御用データの"*"のエリアには0を格納してください。 "*"のエリアが0以外の場合はエラーとなり処理を行いません。 (エラーコード: 4100)

① PID制御用データの設定で使用するデバイスの点数は、下式により算出してください。

デバイス点数=2+14×n (n:使用ループ数)

- ② 各データは、BIN値で設定してください。
- ③ 使用ループ数分のデバイス点数が、指定デバイスの最終デバイス番号を超えるとエラーとなり処理を行いません。 (エラーコード:4101)
- (b) 完全微分の場合



① PID制御用データの設定で使用するデバイスの点数は、下式により算出してください。

デバイス点数= $2+10\times n$ (n:使用ループ数)

- ② 各データは、BIN値で設定してください。
- ③ 使用ループ数分のデバイス点数が、指定デバイスの最終デバイス番号を超えるとエラーとなり処理を行いません。 (エラーコード:4101)

5.1.1 使用ループ数と1スキャンの実行ループ数について

- (1) 使用ループ数はPID演算を実行させるループ数です。 PID演算命令*実行時に設定されたループ数分のサンプリング周期の計測を行い、 サンプリング周期に達したループのPID演算を行います。
- (2) PID演算命令を実行した場合の処理時間はPID演算を実行するループ数に比例して増えていきます。

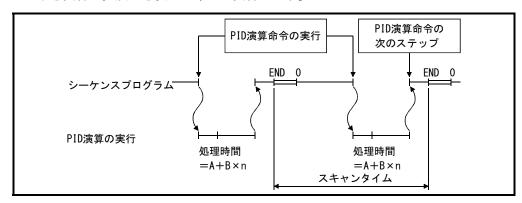
A: サンプリング周期の計測などの固定時間

処理時間=A+B×n B: 1ループのPID演算を行うための時間

n=ループ数

(3) 1スキャンの実行ループ数は、サンプリング周期に達したループが複数あったとき、 1スキャンで何ループのPID演算を行うかの設定です。

1スキャンの実行ループ数を指定しておくと、PID演算命令実行時サンプリング周期に達しているループ数が多い場合でも、設定された1スキャンの実行ループ数分のみを実行し、残りを次スキャンで実行します。



ポイント

サンプリング周期に達したループが、1スキャンの実行ループ数より多い場合の優 先順位は次のようになっています。

- ① 優先順位はループNo. の若い番号が高くなっています。
- ② 前のスキャンでPID演算を実行していないループと実行したループがある場合は、前のスキャンでPID演算を実行しなかったループを優先で行います。

備 考

- *: PID演算命令には次の命令があります。
 - ·S. PIDCONT(不完全微分)
 - PIDCONT (完全微分)

5.1.2 サンプリング周期について

(1) サンプリング周期はPID演算を行う周期です。

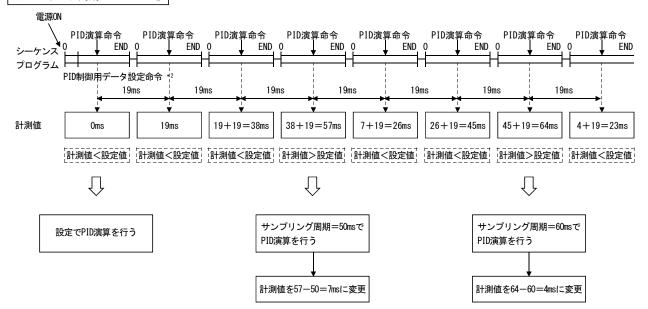
PID演算命令 *1 実行ごとに1スキャン分の計測時間を前回までの計測時間に加算しています。

加算された値が設定されたサンプリング周期以上になったとき、該当ループのPID 演算を行います。

(2) PID演算で使用するためのサンプリング周期は、10ms単位の値を使用します。たと えば、サンプリング周期の設定値が50msで計測値が57msの場合は、サンプリング 周期を50msとしてPID演算します。

また計測値が64msの場合は、サンプリング周期を60msとしてPID演算します。

サンプリング周期=50msのとき



ポイント

(1) サンプリング周期の計測は、PID演算命令実行時に行います。 シーケンスプログラムのスキャンタイムよりも小さい値をサンプリング周期 に設定することはできません。

スキャンタイムよりも小さい値を設定した場合は、スキャンタイム値でPID演算します。

備考

- *1:PID演算命令には次の命令があります。
 - ·S. PIDCONT (不完全微分)
 - · PIDCONT (完全微分)
- *2: PID制御用データ設定命令には次の命令があります。
 - ·S. PIDINIT (不完全微分)
 - · PIDINIT (完全微分)

| X | Ŧ | | |
|---|---|--|--|
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |

5.2 入出力データ

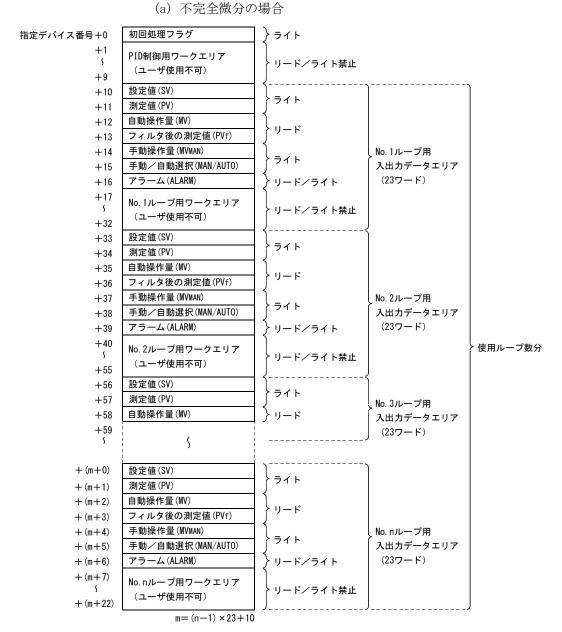
- (1) 入出力データとは、設定値(SV)、測定値(PV)などPID演算を行うために設定する入力データと、演算結果などの出力データのことです。
- (2) 入出力データエリアには、"各ループごとに割り付けられているデータ"と、"PID 演算を行うためにシステムで使用するワークエリア"があります。

表5.4 入出力データー覧表

| | | | | 設定範囲 | |
|---------------|--------------|--|---|---|--|
| データ名 | 称 | 内 容 | QCPU, | LCPU | |
| | | | PIDリミット制限あり | PIDリミット制限なし | |
| 設定値 | SV | ・PID制御の目標値。 | 0~2000 | $-32768\sim32767$ | |
| 測定値 | PV | ・制御対象からA/D変換ユニットにフィード バックされたデータ。 | −50~2050 | −32768~32767 | |
| 自動操作量 | MV | ・PID演算で算出した操作量。 ・D/A変換ユニットから制御対象へ出力する。 | −50~2050 | −32768~32767 | |
| フィルタ後 の測定値 | PVf | ・3.1.2項ポイント(1)/3.2.2項ポイント(1)の 演算式で算出した測定値。 | −50~2050 | −32768~32767 | |
| 手動操作量 | MVman | ・手動時にD/A変換ユニットから出力するデータを格納する。 | − 50~2050 | −32768~32767 | |
| 手動/自動選択 | MAN/ AUTO | ・D/A変換ユニットへの出力データを手動操作量にするか、自動操作量にするかの選択。 ・手動時には、自動操作量は変化しない。 | 0:自動操作量のとき 1:手動操作量のとき | 0:自動操作量のとき 1:手動操作量のとき | |
| アラーム | ALARM | ・操作量、測定値の変化率がリミット値の範囲内か範囲外かの判別用です。 ・1度セットされると、ユーザでリセットするまで保持されます。 ・操作量がリミット範囲外のときビット1(b1)が1になる。 ・測定値がリミット範囲外のときビット0(b0)が1になる。 | G Q Q Q Q Q Q Q Q Q Q Q Q Q Q Q Q Q Q Q | STQ~ QQ PVの変化量 がリミット 範囲外で11に なる。 WVの変化量 がリミット 範囲外で11に なる。 Wの変化量 がリミット 範囲外で11に なる。 | |

| QnACPU | 設定データが指定範囲外のときの処理 | | | | |
|-----------------------|---|--|--|--|--|
| 0~2000 | QCPU, LCPUで"PIDリミット制限あり"またはQnACPUの場合は、下記の値に変換してPID演算を行う。 ・SVが0未満のときは、SVを0にする。 ・SVが2000を超えているときは、SVを2000にする。 | | | | |
| −50~2050 | QCPU, LCPUで"PIDリミット制限あり"またはQnACPUの場合は、下記の値に変換してPID演算を行う。 ・PVが-50未満のときは、PVを-50にする。 ・PVが2050を超えているときは、PVを2050にする。 | | | | |
| −50~2050 | | | | | |
| -50~2050 | | | | | |
| -50~2050 | QCPU, LCPUで"PIDリミット制限あり"またはQnACPUの場合は,下記の値に変換してPID演算を行う。 ・MVMANが-50未満のときは,MVMANを-50にする。 ・MVMANが2050を超えているときは,MVMANを2050にする。 | | | | |
| 0:自動操作量のとき 1:手動操作量のとき | 0,1以外のときはエラーとなり、該当ループの演算は、実行されない。 | | | | |
| Sig~ 2 | | | | | |

- (3) 入出力データは、ワードデバイスの任意の番号に指定することができます。 ただし、使用ループ数分のすべてのデータを連続したデバイス番号に設定する必要があります。
- (4) 入出力データの割付けは、次のようになっています。



① 入出力データの設定で使用するデバイスの点数は、下式により算出してください。

デバイス点数= $10+23\times n$ (n:使用ループ数)

② 各データは、BIN値で設定してください。

5 - 19 5 - 19

- ③ 初回処理フラグは、PID演算開始時の処理方法の設定です。
 - 初回演算処理時には、設定されたサンプリング周期に達しているとみなして演算を行います。
 - ・ 初回処理フラグは、次のように設定します。
 - 0……使用ループ数分のPID演算処理を1スキャンで一括に処理します。
 - 0以外…使用ループ数分のPID演算処理を,数スキャンに分割して処理します。

初回処理を完了したループから順次サンプリングを開始します。

1スキャンあたりの処理ループ数は、設定されている1スキャンの実行ループ数分です。

④ 入出力データエリアで"ライト"となっているデータは、ユーザがシーケンスプログラムで書き込んでください。

"リード"となっているデータは、ユーザがシーケンスプログラムで読み出して使用します。

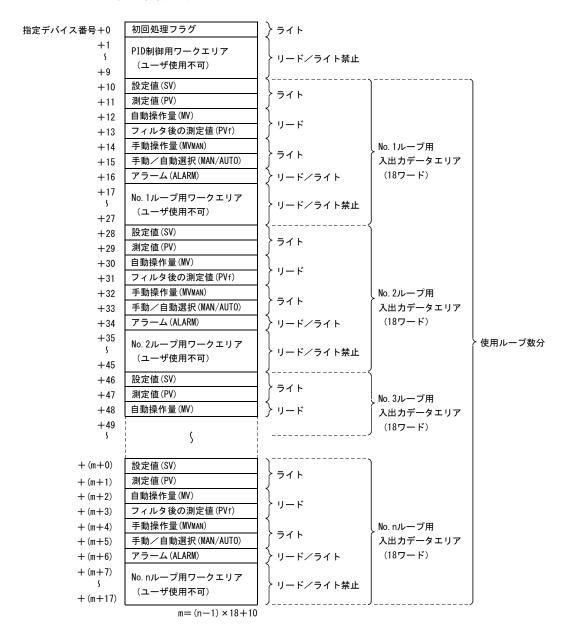
"リード/ライト禁止"および"リード"となっているデータには、絶対に書込みを行わないでください。

正常な演算が行えなくなります。

ただし、初期状態から制御を開始する場合は、シーケンスプログラムで データクリアする必要があります。

⑤ 使用ループ数分のデバイス点数が、指定デバイスの最終デバイス番号を超 えるとエラーとなり処理を行いません。 (エラーコード:4101)

(b) 完全微分の場合



① 入出力データの設定で使用するデバイスの点数は、下式により算出してください。

デバイス点数=10+18×n (n:使用ループ数)

② 各データは、BIN値で設定してください。

- ③ 初回処理フラグは、PID演算開始時の処理方法の設定です。
 - 初回演算処理時には、設定されたサンプリング周期に達しているとみなして演算を行います。
 - ・ 初回処理フラグは、次のように設定します。
 - 0……・使用ループ数分のPID演算処理を1スキャンで一括に処理します。
 - 0以外…使用ループ数分のPID演算処理を,数スキャンに分割して処理します。

初回処理を完了したループから順次サンプリングを開始します。

1スキャンあたりの処理ループ数は、設定されている1スキャンの実行ループ数分です。

④ 入出力データエリアで"ライト"となっているデータは、ユーザがシーケンスプログラムで書き込んでください。

"リード"となっているデータは、ユーザがシーケンスプログラムで読み出して使用します。

"リード/ライト禁止"および"リード"となっているデータには、絶対に書込みを行わないでください。

正常な演算が行えなくなります。

ただし、初期状態から制御を開始する場合は、シーケンスプログラムで データクリアする必要があります。

⑤ 使用ループ数分のデバイス点数が、指定デバイスの最終デバイス番号を超 えるとエラーとなり処理を行いません。 (エラーコード:4101)

| メ | Ŧ | |
|---|---|--|
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |
| | | |

6 命令の構成

PID制御命令の命令構成は、ベーシックモデルQCPU、ハイパフォーマンスモデルQCPU、 二重化CPU、ユニバーサルモデルQCPU、LCPU、QnACPUの共通命令と同一です。

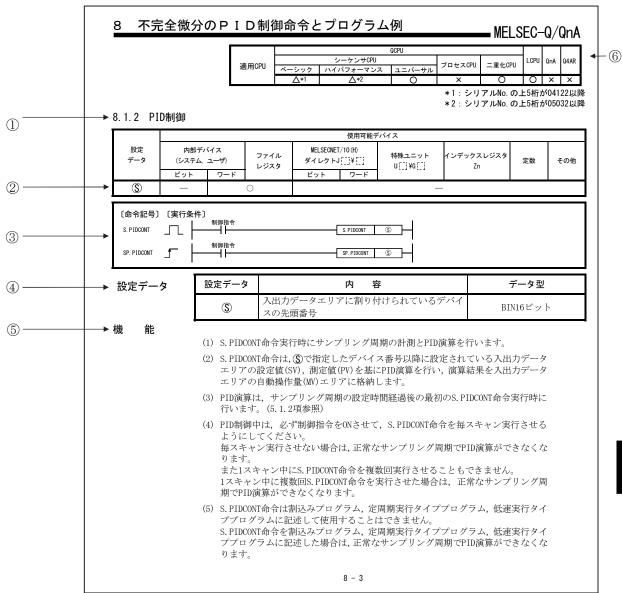
命令構成については、使用するCPUユニットのプログラミングマニュアル(共通命令編)を参照ください。

| メ | Ŧ | | |
|---|---|--|--|
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |

6

7 命令の見方

次章以降の命令の説明は、次のような形式になっています。



- ① 項番号、命令の概要を示します。
- ② 命令で使用できるデバイスに○をつけています。 使用可能デバイスの使用区分を下記に示します。

| デバイス 区分 | 内部デノ (システム, | • | ファイル レジスタ | MELSECNET, ダイレクト | | 特殊ユニット U! ¥G! | インデックス レジスタ | 定数 ^{*1} | その他* ¹ |
|-----------------------------|---|--|--------------|-----------------------|----------------|------------------|----------------|---------------------------------|---|
| -73 | ビット | ワード | | ビット | ワード | - 63 63 | Zn | | |
| 使用可能 * ⁴ デバイス | X, Y, M, L, SM, F, B, SB, FX, FY*2 | T, ST, C, *5 D, W, SD, SW, FD, @[] | R, ZR | J⊞¥SB J⊞¥A J⊞¥X | J∭¥SW J∭¥SW | U∭¥G∭ | Z | 10進定数 16進定数 実数定数 文字列定数 | P, I, J, U, DX, DY, N, BL, TR, BL\(\frac{1}{2}\)S, V |

- *1:定数,その他の欄には、設定可能デバイスを記載します。
- *2: FX, FYはビットデータ、FDはワードデータでのみ使用可能です。
- *3:CC-Link IEコントローラネットワーク、MELSECNET/H、MELSECNET/10で使用可能です。
- *4:各デバイスの説明は、使用するCPUユニットのユーザーズマニュアル(機能解説・プログラム基礎編)、またはQnACPUプログラミングマニュアル(基礎編)を参照ください。
- *5: T, ST, Cは, ワードデバイスでのみ使用可能です。

7 – 1

不完全微分のPID制御命令とプログラム例

MELSEC-Q/QnA

(6) ③には、入出力データエリアに指定されているデバイス番号の先頭を指定します。 入出力データエリアとしてファイルレジスタを指定した場合は、ファイルレジス タに対してメモリプロテクトをかけないでください。

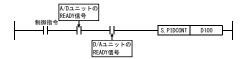
メモリプロテクトがかかっていると、エラーにはなりませんが正常なPID演算を行 うことができなくなります。

入出力データエリアの詳細については 5.2節を参昭してください。

(7) 手動モードにより手動操作量(MVMAN)の出力を行っている場合でも, S. PIDCONT命 令を毎スキャン実行してください。

S. PIDCONT命令を実行しないと、バンプレス切換えを行うことができません。 バンプレス切換えの詳細については、4.3.1項を参照してください。

(8) S. PIDCONT命令は、測定値(PV)の取込みを行うためのA/D変換ユニット、および操 作量(MV)の出力を行うためのD/A変換ユニットが正常なときのみ実行するように、 各ユニットのREADY信号によりインタロックを行うようにしてください。*



各ユニット異常時に実行すると,正常な測定値(PV)の取込み,または正常な操作 量(MV)の出力が行えないため、PID演算も正常に行うことができません。

(7) -**→**ェ ラ ー

- (1) 次の場合には演算エラーとなり、エラーフラグ(SMO)がONし、エラーコードがSDO に格納されます。
 - ・S. PIDCONT命令実行前に、S. PIDINIT命令を実行していないとき。

・入出力データエリアに設定したデータの値が、設定可能範囲外のとき。

・⑤で指定した入出力データエリアに割り付けられているデバイスの範囲が、該 当デバイスの最終デバイス番号を超えているとき。

(エラーコード:

4101)

備考

*: A/D変換ユニットおよびD/A変換ユニットのREADY信号については、使用するA/D 変換ユニット, D/A変換ユニットのマニュアルを参照ください。

8 - 4

③ 回路モードでの表現および命令の実行条件を示しています。

| 実行条件 | ON中実行 | ON時1回実行 |
|------------|-------|----------|
| 説明ページの記載記号 | Ţ | <u>_</u> |

④ 各命令の設定データの説明とデータ型を示しています。

| データ型 | 内 容 |
|----------|---------------------------------------|
| BIN16ビット | BIN16ビットデータまたはワードデバイスの先頭番号を取り扱うことを示す。 |

- ⑤ 命令の果たす機能について示しています。
- ⑥ 命令がどのCPUユニットで使用できるかを示します。
 - ○:使用可, △:条件付きで使用可, ×:使用不可
- ⑦ エラーの起きる条件とエラーNo. について示しています。

8 不完全微分のPID制御命令とプログラム例

PID制御を行うためのPID制御命令の使用方法とプログラム例について説明します。

8.1 PID制御命令

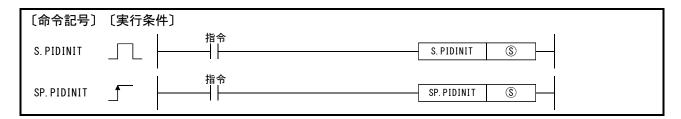
| | | QCPU | | | | | | |
|---------|----------|-----------|--------|---------|--------|------|-----|------|
| × □ ODU | シーケンサCPU | | | プロセスCPU | 二重化CPU | LCPU | QnA | Q4AR |
| 適用CPU | ベーシック | ハイパフォーマンス | ユニバーサル | 70 6700 | 一里记句 | | | |
| | ∆*1 | △*2 | 0 | × | 0 | 0 | × | × |

*1:シリアルNo.の上5桁が04122以降

*2:シリアルNo.の上5桁が05032以降

8.1.1 PID制御用データの設定

| | | | | | 使用可能デバイス | | | | | |
|-----------|----------------|-----|------|-------------------|----------|------------------|----------------|----|-----|--|
| 設定 データ | 内部デ/ (システム, | | ファイル | MELSECNE ダイレクト | | 特殊ユニット U! ¥G! | インデックス レジスタ | 定数 | その他 | |
| | ビット | ワード | レジスタ | ビット | ワード | U(_j#d(_j | Zn | | | |
| (\$) | _ | | 0 | | | _ | | | | |



設定データ

| 設定データ | 内 容 | データ型 |
|----------|--------------------------------|----------|
| S | PID制御用データが設定されているデバイスの先頭 番号 | BIN16ビット |

機 能

- (1) ③で指定したデバイス番号以降に設定されている使用ループ数分のPID制御用データを,一括でCPUユニット内部に登録し、PID制御を可能にします。 PID制御用データの詳細については、5.1節を参照してください。
- (2) 1スキャン中に複数箇所でS. PIDINIT命令を実行した場合は、S. PIDCONT命令に1番近くで実行したS. PIDINIT命令の設定値が有効になります。
- (3) S. PIDINIT命令の実行は、必ずS. PIDCONT命令実行前に行ってください。 S. PIDINIT命令を実行していない場合、PID制御を行うことはできません。

エラー

- (1) 次の場合には演算エラーとなり、エラーフラグ(SMO)がONし、エラーコードがSDO に格納されます。
 - ・PID制御用データに設定した値が、設定可能範囲外のとき。(エラーコード: 4100)
 - ・(使用ループ数) < (1スキャンの実行ループ数)のとき。(エラーコード: 4100)
 - ・ (操作量上限値) < (操作量下限値) のとき。 (エラーコード: 4100)
 - ・③で指定したPID制御用データエリアに割り付けられているデバイスの範囲が, 該当デバイスの最終デバイス番号を超えているとき。 (エラーコード: 4101)
 - ・5.1節(3)で示すPID制御用データの"*"エリアが0でないとき。

(エラーコード: 4100)

Ç

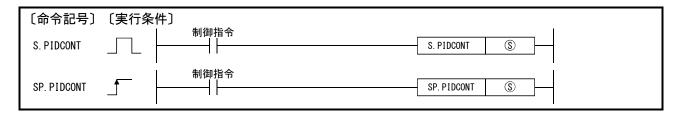
| | | | QCPU | | | | | |
|-------|-------|-----------|--------|---------|--------|------|-----|------|
| 適用CPU | | シーケンサCPU | | プロセスCPU | 二重化CPU | LCPU | QnA | Q4AR |
| | ベーシック | ハイパフォーマンス | ユニバーサル | 70 6700 | 一里记句 | | | |
| | ∆*1 | ∆*2 | 0 | × | 0 | 0 | × | X |

*1:シリアルNo.の上5桁が04122以降

*2:シリアルNo.の上5桁が05032以降

8.1.2 PID演算

| | | | | | 使用可能デバイス | | | | |
|-----------|----------------|-----|--------------|-------------------|----------|------------------|----------------|----|-----|
| 設定 データ | 内部デノ (システム, | | ファイル レジスタ | MELSECNE ダイレクト | | 特殊ユニット U∐¥G[] | インデックス レジスタ | 定数 | その他 |
| | ビット | ワード | レジスタ | ビット | ワード | U(1#U(1 | Zn | | |
| \$ | 1 | | 0 | | | _ | | | |



設定データ

| 設定データ | 内 容 | データ型 |
|-------|----------------------------------|----------|
| \$ | 入出力データエリアに割り付けられているデバイ スの先頭番号 | BIN16ビット |

機 能

- (1) S. PIDCONT命令実行時にサンプリング周期の計測とPID演算を行います。
- (2) S. PIDCONT命令は、③で指定したデバイス番号以降に設定されている入出力データエリアの設定値(SV)、測定値(PV)を基にPID演算を行い、演算結果を入出力データエリアの自動操作量(MV)エリアに格納します。
- (3) PID演算は、サンプリング周期の設定時間経過後の最初のS. PIDCONT命令実行時に 行います。(5.1.2項参照)
- (4) PID制御中は、必ず制御指令をONさせて、S. PIDCONT命令を毎スキャン実行させるようにしてください。

毎スキャン実行させない場合は、正常なサンプリング周期でPID演算ができなくなります。

また1スキャン中にS. PIDCONT命令を複数回実行させることもできません。 1スキャン中に複数回S. PIDCONT命令を実行させた場合は、正常なサンプリング周期でPID演算ができなくなります。

(5) S. PIDCONT命令は割込みプログラム、定周期実行タイププログラム、低速実行タイププログラムに記述して使用することはできません。

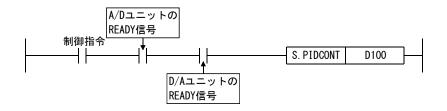
S. PIDCONT命令を割込みプログラム,定周期実行タイププログラム,低速実行タイププログラムに記述した場合は,正常なサンプリング周期でPID演算ができなくなります。

(6) ⑧には、入出力データエリアに指定されているデバイス番号の先頭を指定します。 入出力データエリアとしてファイルレジスタを指定した場合は、ファイルレジスタ に対してメモリプロテクトをかけないでください。

メモリプロテクトがかかっていると、エラーにはなりませんが正常なPID演算を行うことができなくなります。

入出力データエリアの詳細については、5.2節を参照してください。

- (7) 手動モードにより手動操作量(MVMAN)の出力を行っている場合でも、S. PIDCONT命令を毎スキャン実行してください。
 - S. PIDCONT命令を実行しないと、バンプレス切換えを行うことができません。 バンプレス切換えの詳細については、4.3.1項を参照してください。
- (8) S. PIDCONT命令は、測定値(PV)の取込みを行うためのA/D変換ユニット、および操作量(MV)の出力を行うためのD/A変換ユニットが正常なときのみ実行するように、各ユニットのREADY信号によりインタロックを行うようにしてください。*



各ユニット異常時に実行すると、正常な測定値(PV)の取込み、または正常な操作量(MV)の出力が行えないため、PID演算も正常に行うことができません。

エラー

- (1) 次の場合には演算エラーとなり、エラーフラグ(SMO)がONし、エラーコードがSDO に格納されます。
 - ・S. PIDCONT命令実行前に、S. PIDINIT命令を実行していないとき。

(エラーコード:4103)

・入出力データエリアに設定したデータの値が、設定可能範囲外のとき。

(エラーコード:4100)

・**③**で指定した入出力データエリアに割り付けられているデバイスの範囲が,該 当デバイスの最終デバイス番号を超えているとき。

(エラーコード:4101)

備考

*:A/D変換ユニットおよびD/A変換ユニットのREADY信号については、使用するA/D 変換ユニット、D/A変換ユニットのマニュアルを参照ください。

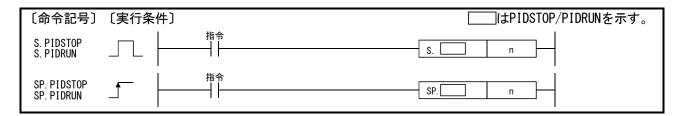
| | | | QCPU | | | | | |
|----------|-------|-----------|---------|---------|------|-----|------|---|
| × H ODII | | シーケンサCPU | プロセスCPU | 二重化CPU | LCPU | QnA | Q4AR | |
| 適用CPU | ベーシック | ハイパフォーマンス | ユニバーサル | 7667010 | 一里记句 | | | |
| | ∆*1 | ∆*2 | 0 | × | 0 | 0 | × | × |

*1:シリアルNo.の上5桁が04122以降

*2:シリアルNo.の上5桁が05032以降

8.1.3 指定ループNo. の演算停止/開始

| | | | | | 使用可能デバ | イス | | | |
|-----------|------------------------|-----|--------------|-------------------|--------|--------------------|----------------|------------|-----|
| 設定 データ | 内部デ <i>ノ</i> (システム, | | ファイル レジスタ | MELSECNE ダイレクト | | 特殊ユニット U[]]¥G[] | インデックス レジスタ | 定数 K, H | その他 |
| | ビット | ワード | DDAG | ビット | ワード | U(_1#d(_1 | Zn | Ν, 11 | |
| n | | 0 | | | | <u> </u> | | 0 | _ |



設定データ

| 設定データ | 内 容 | データ型 |
|-------|---------------|----------|
| n | 停止/開始するループNo. | BIN16ビット |

機 能

- (1) S. PIDSTOP, SP. PIDSTOP
 - (a) nで指定されたループNo.のPID演算を停止します。 S. PIDSTOP命令で停止させたループは, S. PIDINIT命令を実行しても, PID演算 を再開しません。
 - (b) 停止中は演算データを保持します。
- (2) S. PIDRUN, SP. PIDRUN
 - (a) nで指定したループNo.のPID演算を開始します。 S. PIDSTOP命令でPID演算を停止したループNo. を再度実行させるための命令 です。
 - (b) すでにPID演算実行中のループNo. に対して本命令を実行した場合は無処理となります。

エラー

- (1) 次の場合には演算エラーとなり、エラーフラグ(SMO)がONし、エラーコードがSDO に格納されます。
 - ・nで指定したループNo. が存在しないとき。 (エラーコード: 4100)
 - ・nが1~8以外のとき。(ベーシックモデルQCPU) (エラーコード:4100)
 - ・nが1~32以外のとき。(ハイパフォーマンスモデルQCPU, 二重化CPU, ユニバーサルモデルQCPU, LCPU) (エラーコード: 4100)
 - ・S. PIDSTOP命令実行前に、S. PIDINIT命令、S. PIDCONT命令を実行していないとき。 (エラーコード: 4103)
 - ・S. PIDRUN命令実行前に、S. PIDINIT命令、S. PIDCONT命令を実行していないとき。 (エラーコード: 4103)

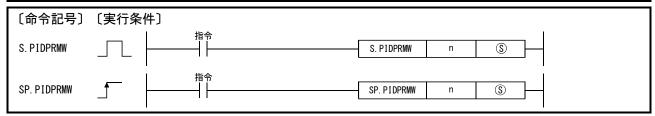
| | '* ELODII | | | | | | | | |
|-------|-----------|-------|-----------|---------|--------|------|-----|------|---|
| ,× | | | シーケンサCPU | プロセスCPU | 二重化CPU | LCPU | QnA | Q4AR | |
| 適用CPU | 7UPU | ベーシック | ハイパフォーマンス | ユニバーサル | プロピスのも | 一里记句 | | | |
| | | ∆*1 | ∆*2 | 0 | × | 0 | 0 | × | X |

*1:シリアルNo.の上5桁が04122以降

*2:シリアルNo.の上5桁が05032以降

8.1.4 指定ループNo. のパラメータ変更

| | | 使用可能デバイス | | | | | | | | |
|-----------|----------------|----------|--------------|-------------------|-----|---------------------|----------------|------------|-----|--|
| 設定 データ | 内部デノ (システム, | | ファイル レジスタ | MELSECNE ダイレクト | | 特殊ユニット U[]]¥G[]] | インデックス レジスタ | 定数 K, H | その他 | |
| | ビット | ワード | レンスタ | ビット | ワード | U(_3#U(_3 | Zn | Ν, Π | | |
| n | 0 | | 0 | | | _ | | 0 | _ | |
| \$ | _ | | 0 | | | _ | | _ | _ | |



設定データ

| 設定データ | 内 容 | データ型 |
|----------|--------------------------------|----------|
| n | 変更するループNo. | DIMICIS |
| S | 変更するPID制御用データが格納されているデバイスの先頭番号 | BIN16ビット |

機 能

- (1) nで指定したループNo. の演算パラメータを, ⑤で指定したデバイス番号以降に格納 されているPID制御用データに変更します。
- (2) ⑤で指定したデバイス番号以降のPID制御用データの構成は下記のとおりです。 PID制御用データについては、5.1節を参照ください。

| 演算式選択 |
|-------------------|
| サンプリング周期(Ts) |
| 比例定数(KP) |
| 積分定数(Ti) |
| 微分定数(TD) |
| フィルタ係数(α) |
| 操作量下限値(MVLL) |
| 操作量上限値(MVHL) |
| 操作量変化率リミット値(△MVL) |
| 測定値変化率リミット値(△PVL) |
| 0 |
| 微分ゲイン(KD) |
| 0 |
| 0 |
| |

エラー

- (1) 次の場合には演算エラーとなり、エラーフラグ(SMO)がONし、エラーコードがSDO に格納されます。
 - ・nで指定したループNo.が存在しないとき。 (エラーコード:4100)
 - ・nが1~8以外のとき。 (エラーコード:4100)
 - (ベーシックモデルQCPU) (エラーコード:4100) (ハイパフォーマンスモデルQCPU,二重化CPU,ユニバー nが1~32以外のとき。 (エラーコード: 4100) サルモデルQCPU, LCPU)
 - (エラーコード:4100) ・PID制御用データが設定可能範囲外のとき。
 - ・PID制御用データのS+10, S+12, S+13が0でないとき。 (エラーコード:4100)
 - ・⑤で指定したPID制御用データエリアに割り付けられているデバイスの範囲が、 (エラーコード: 4101) 該当デバイスの最終デバイス番号を超えているとき。
 - ・S. PIDPRMW命令実行前に、S. PIDINIT命令を実行していないとき。

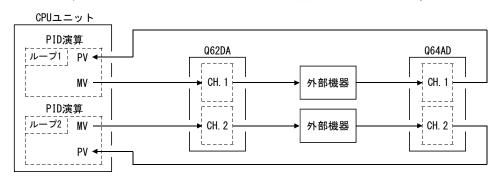
(エラーコード:4103)

8.2 PID制御用プログラム例

PID制御を行うためのシーケンスプログラム例について説明します。

8.2.1 プログラム例におけるシステム構成

8.2.2項, 8.2.3項のプログラム例のシステム構成を下記に示します。



Q64ADの入出力番号 …… X/Y80~X/Y8F Q62DAの入出力番号 …… X/YA0~X/YAF

8.2.2 自動モードによるPID制御用プログラム例

Q64ADから取り込んだディジタル値をPV値としてPID演算を行い、PID演算により求めたMV値をQ62DAから出力して、外部機器を制御するプログラム例を示します。

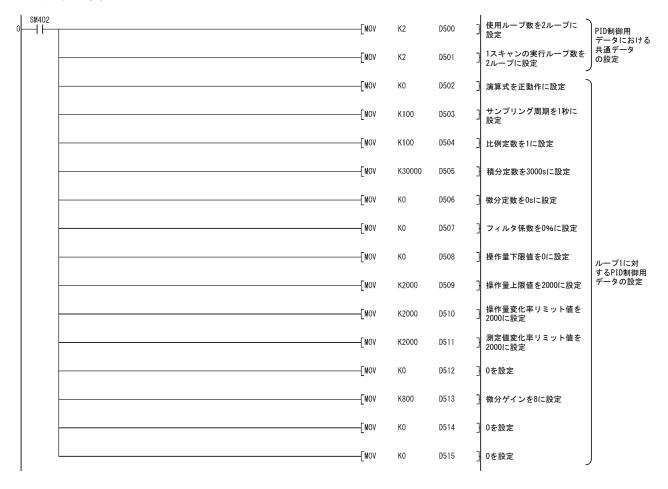
プログラム条件

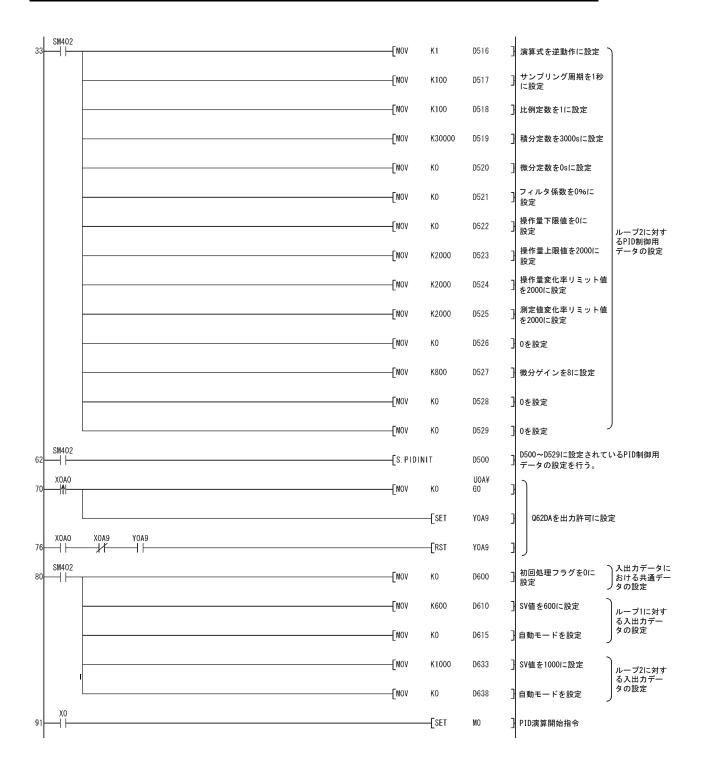
- (1) システム構成については、8.2.1項を参照してください。
- (2) PID演算を行うループ数は、2本とする。
- (3) サンプリング周期は、1秒とする。
- (4) PID制御用データは、下記デバイスに設定する。*1 共通データ・・・・・・・・・・・・・・・・・・・・・・・ D500~D501 ループ1用データ・・・・・・・・・・・・・・・・・・ D502~D515 ループ2用データ・・・・・・・・・・・・・・・・・ D516~D529
- (6) ループ1, ループ2のSV値は、シーケンスプログラムで下記値に設定する。 ループ1 · · · · · · · · · · · 600 ループ2 · · · · · · · · 1000
- (7) PID制御の開始/中止指令には、次に示すデバイスを使用する。PID制御開始指令・・・・・・ X0PID制御中止指令・・・・・・ X1
- (8) Q64AD, Q62DAのディジタル値は、それぞれ0~2000に設定する。

備 考

*1: PID制御用データについては, 5.1節を参照ください。 *2: 入出力データについては, 5.2節を参照ください。

プログラム例





8.2.3 自動モード↔手動モード切換え時のプログラム例

自動モード、手動モードを切り換えながらPID演算を行うプログラム例について説明します。

プログラム条件

- (1) システム構成については、8.2.1項を参照してください。
- (2) PID演算を行うループ数は、1本とする。
- (3) サンプリング周期は、1秒とする。
- (4) PID制御用データは、下記デバイスに設定する。 共通データ・・・・・・・・・ D500~D501 ループ1用データ・・・・・・・・ D502~D515
- (5) 入出力データは、下記デバイスに設定する。 共通データ・・・・・・・・・・ D600~D609 ループ1用データ・・・・・・・ D610~D632
- (6) SV値, および手動モード時のMV値は, 外部のディジタルスイッチにより設定する。 SV値・・・・・・・・・・・・・・・・・・・・・・・・ X30~X3F MV値 (手動モード時)・・・・・・・・ X20~X2F
- (7) PID制御の開始/中止,および自動/手動切換え指令には,次に示すデバイスを 使用する。

PID制御開始指令····· X0

PID制御中止指令····· X1

SV値設定指令············ X3

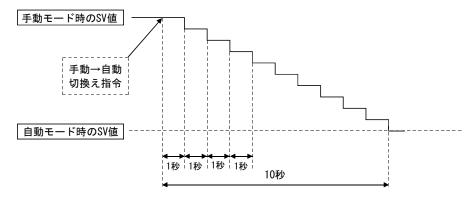
手動モード時のMV値設定指令・・・ X4

自動/手動切換え指令・・・・・・ X6 (OFF:自動モード, ON:手動モード)

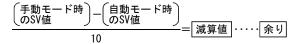
- (8) Q64AD, Q62DAのディジタル値は、それぞれ0~2000に設定する。
- (9) PIDバンプレス処理フラグSM794はOFFとする。

手動モードでは、PID演算時に自動的にSV値がPV値に書き変わるため、手動モードから自動モードに戻す場合は、SV値を手動モードに切り換える前に自動モードで制御していたときの値に書き換える。

ただしSV値は1度に書き換えずに、次に示すように10回に分けて段階的に行う。

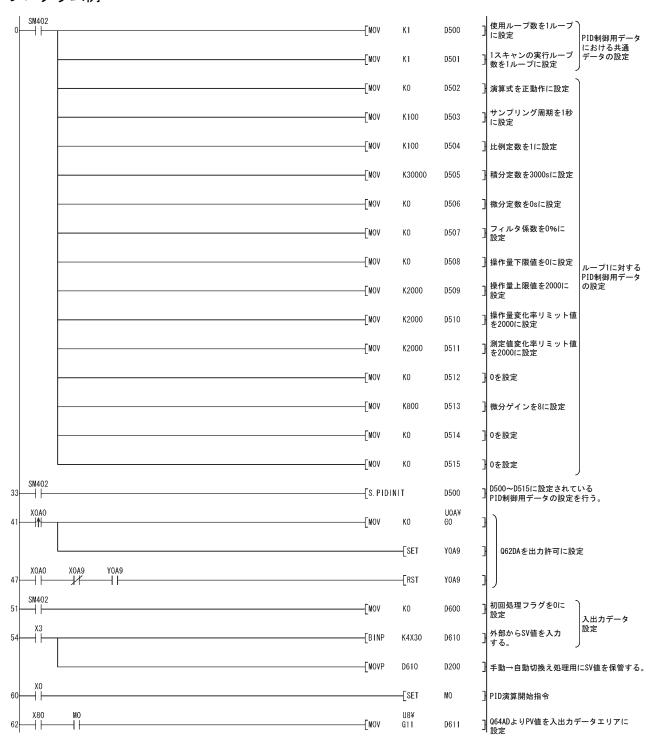


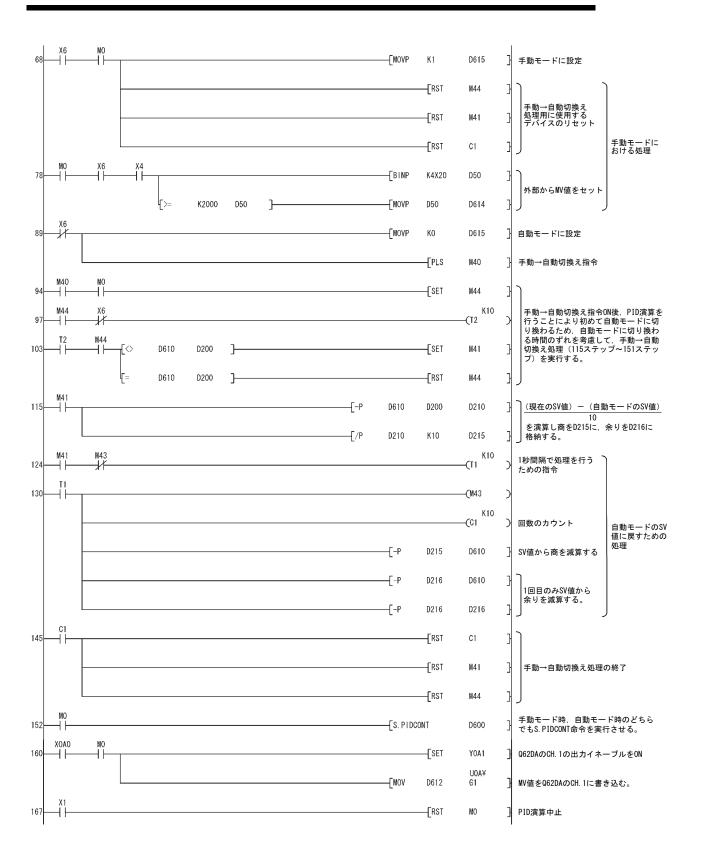
SV値の書換えにおける演算方法は、次のとおりとする。



SV値の減算は、上記式の"減算値"を1秒ごとに減算する。"余り"は、1回目の減算時に同時に減算する。

プログラム例





9 完全微分のPID制御命令とプログラム例

PID制御を行うためのPID制御命令の使用方法とプログラム例について説明します。

9.1 PID制御命令

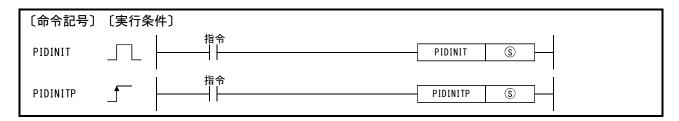
9 - 1 9 - 1

| | | | QCPU | | | | | |
|-------|-------|-----------|--------|-------------------|------|------|-------|------|
| 適用CPU | | シーケンサCPU | | プロセスCPU 二重化CPU LC | | LCPU | J QnA | Q4AR |
| 適用び | ベーシック | ハイパフォーマンス | ユニバーサル | フロセスいい | 一里记记 | | | |
| | Δ* | 0 | 0 | × | 0 | 0 | 0 | 0 |

*:シリアルNo.の上5桁が04122以降

9.1.1 PID制御用データの設定

| | | 使用可能デバイス | | | | | | | | | |
|-----------|-----|----------|--------------|------------------------------|-----|---------------------|----------------|----|-----|--|--|
| 設定 データ | | | ファイル レジスタ | MELSECNET/10(H) ダイレクトJ□¥□ | | 特殊ユニット U[]]¥G[]] | インデックス レジスタ | 定数 | その他 | | |
| | ビット | ワード | レンスタ | ビット | ワード | U(=u(| Zn | | | | |
| (\$) | ı | | 0 | | | _ | | | | | |



設定データ

| 設定データ | 内 容 | データ型 |
|-------|--------------------------------|----------|
| \$ | PID制御用データが設定されているデバイスの先頭 番号 | BIN16ビット |

機能

- (1) ③で指定したデバイス番号以降に設定されている使用ループ数分のPID制御用データを,一括でCPUユニット内部に登録し、PID制御を可能にします。 PID制御用データの詳細については、5.1節を参照してください。
- (2) 1スキャン中に複数箇所でPIDINIT命令を実行した場合は、PIDCONT命令に1番近くで実行したPIDINIT命令の設定値が有効になります。
- (3) PIDINIT命令の実行は、必ずPIDCONT命令実行前に行ってください。 PIDINIT命令を実行していない場合、PID制御を行うことはできません。

エラー

- (1) 次の場合には演算エラーとなり、エラーフラグ(SMO)がONし、エラーコードがSDO に格納されます。
 - ・PID制御用データに設定した値が、設定可能範囲外のとき。(エラーコード: 4100)
 - ・(使用ループ数) < (1スキャンの実行ループ数)のとき。 (エラーコード: 4100)
 - ・(操作量上限値) < (操作量下限値) のとき。 (エラーコード: 4100)
 - ・③で指定したPID制御用データエリアに割り付けられているデバイスの範囲が, 該当デバイスの最終デバイス番号を超えているとき。 (エラーコード: 4101)

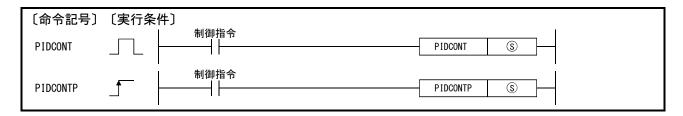
0

| | | | QCPU | | | | | |
|-------|-------|-----------|---------|---------|-------|-----|------|---|
| 適用CPU | | シーケンサCPU | プロセスCPU | 二重化CPU | LCPU | QnA | Q4AR | |
| 適用いり | ベーシック | ハイパフォーマンス | ユニバーサル | 71 2700 | 二重品のの | | | |
| | Δ* | 0 | 0 | × | 0 | 0 | 0 | 0 |

*:シリアルNo.の上5桁が04122以降

9.1.2 PID演算

| | | 使用可能デバイス | | | | | | | | |
|-----------|-----------------------|----------|--------------|-------------------------------|-----|-------------------|----------------|----|-----|--|
| 設定 データ | 内部デバイス (システム, ユーザ) | | ファイル レジスタ | MELSECNET/10 (H) ダイレクトJ□¥□ | | 特殊ユニット U[]¥G[] | インデックス レジスタ | 定数 | その他 | |
| | ビット | ワード | レンスタ | ビット | ワード | U(_j #U(_j | Zn | | | |
| \$ | | | 0 | | | _ | | | | |



設定データ

| 設定データ | 内 容 | データ型 |
|-------|----------------------------------|----------|
| \$ | 入出力データエリアに割り付けられているデバイ スの先頭番号 | BIN16ビット |

機能

- (1) PIDCONT命令実行時にサンプリング周期の計測とPID演算を行います。
- (2) PIDCONT命令は、③で指定したデバイス番号以降に設定されている入出力データエリアの設定値(SV)、測定値(PV)を基にPID演算を行い、演算結果を入出力データエリアの自動操作量(MV)エリアに格納します。
- (3) PID演算は、サンプリング周期の設定時間経過後の最初のPIDCONT命令実行時に行います。(5.1.2項参照)
- (4) PID制御中は、必ず制御指令をONさせて、PIDCONT命令を毎スキャン実行させるようにしてください。

毎スキャン実行させない場合は、正常なサンプリング周期でPID演算ができなくなります。

また1スキャン中にPIDCONT命令を複数回実行させることもできません。

1スキャン中に複数回PIDCONT命令を実行させた場合は、正常なサンプリング周期でPID演算ができなくなります。

(5) PIDCONT命令は割込みプログラム、定周期実行タイププログラム、低速実行タイプ プログラムに記述して使用することはできません。

PIDCONT命令を割込みプログラム,定周期実行タイププログラム,低速実行タイプ プログラムに記述した場合は,正常なサンプリング周期でPID演算ができなくなり ます。 (6) **③**には、入出力データエリアに指定されているデバイス番号の先頭を指定します。 入出力データエリアとしてファイルレジスタを指定した場合は、ファイルレジスタ に対してメモリプロテクトをかけないでください。

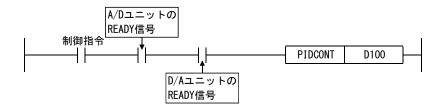
メモリプロテクトがかかっていると、エラーにはなりませんが正常なPID演算を行うことができなくなります。

入出力データエリアの詳細については、5.2節を参照してください。

(7) 手動モードにより手動操作量(MVMAN)の出力を行っている場合でも、PIDCONT命令を 毎スキャン実行してください。

PIDCONT命令を実行しないと、バンプレス機能を行うことができません。 バンプレス機能の詳細については、4.3.1項を参照してください。

(8) PIDCONT命令は、測定値(PV)の取込みを行うためのA/D変換ユニット、および操作量(MV)の出力を行うためのD/A変換ユニットが正常なときのみ実行するように、各ユニットのREADY信号によりインタロックを行うようにしてください。*



各ユニット異常時に実行すると、正常な測定値(PV)の取込み、または正常な操作量(MV)の出力が行えないため、PID演算も正常に行うことができません。

エラー

- (1) 次の場合には演算エラーとなり、エラーフラグ(SMO)がONし、エラーコードがSDO に格納されます。
 - ・PIDCONT命令実行前に、PIDINIT命令を実行していないとき。

(エラーコード:4103)

・入出力データエリアに設定したデータの値が、設定可能範囲外のとき。

(エラーコード:4100)

・⑤で指定した入出力データエリアに割り付けられているデバイスの範囲が,該 当デバイスの最終デバイス番号を超えているとき。

(エラーコード:4101)

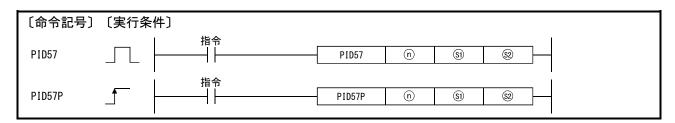
備考

*:A/D変換ユニットおよびD/A変換ユニットのREADY信号については、使用するA/D 変換ユニット、D/A変換ユニットのマニュアルを参照ください。

| | | | QCPU | | | | | |
|-------|-------|-----------|---------|---------|------|-----|------|---|
| 適用CPU | | シーケンサCPU | プロセスCPU | 二重化CPU | LCPU | QnA | Q4AR | |
| 適用UPU | ベーシック | ハイパフォーマンス | ユニバーサル | フロセスGFU | 一里记记 | | | |
| | × | × | × | × | × | × | 0 | 0 |

9.1.3 PID制御状態のモニタ (QnACPUのみ)

| | | | | 使用可能デバ | イス | | | |
|-------------|-----------------------|--------------|-------------------|--------|---------------------|----------------|------------|-----|
| 設定 データ | 内部デバイス (システム, ユーザ) | ファイル レジスタ | MELSECNE ダイレクト | | 特殊ユニット U[]]¥G[]] | インデックス レジスタ | 定数 K, H | その他 |
| | ビット ワード | DDAG | ビット | ワード | U(_j∓u(_j | Zn | Ν, Π | |
| n | | | 0 | | | | 0 | _ |
| S 1) | | | 0 | | | | 0 | _ |
| S | | | 0 | | | | _ | _ |



設定データ

| 設定データ | 内 容 | データ型 |
|------------|-----------------------------|----------|
| n | PID制御モニタを行うAD57(S1)の先頭入出力番号 | |
| S 1 | モニタするループNo. に対応する画面No. | BIN16ビット |
| © | 初期画面表示要求 | |

機能

(1) ⑥で指定したAD57(S1)の表示器に、⑥で指定したループNo.のPID制御状態を棒グラフで表示します。(4.3.3項参照)

PID制御モニタ実行初期時は、②に指定する初期画面表示要求を行うことにより、 棒グラフ、数値データ以外の静止部分のキャラクタの表示を行います。

(2) PID制御モニタでは、AD57(S1)のVRAMエリアの0~1599番地を使用します。 PID制御モニタを行う場合は、ユーザでVRAMエリアの0~1599番地を使用できません。

ユーザでVRAMエリアの $0\sim1599$ 番地を使用している場合,PID制御モニタを行うと VRAMエリアの $0\sim1599$ 番地に格納されているデータが壊されます。

(3) PID制御モニタを行う場合は、PID57命令を実行する前に必ずAD57コマンドのCMODE 命令を実行してください。

AD57(S1)に対して、CMODE命令で表示モードがCRT標準モードに設定されていない場合、表示器に表示を行うことができません。

(4) PID57命令は、PIDINIT命令、PIDCONT命令実行後に実行するようにしてください。 PIDINIT命令、PIDCONT命令を実行する前にPID57命令を実行するとエラーになります。

(5) ⑤ で指定するループNo. は、下記に示す"1~4"の画面No. で指定します。

| 画面No. | モニタするループNo. |
|-------|--------------|
| 1 | ループNo. 1~8 |
| 2 | ループNo. 9~16 |
| 3 | ループNo. 17~24 |
| 4 | ループNo. 25~32 |

(6) ②で指定する初期画面表示要求は、モニタ画面の棒グラフ、数値データ以外の静止 部分のキャラクタ表示を行うための指定です。

初期画面表示要求を行う場合は、②に"0"を設定します。

初期画面表示要求を行わない場合,棒グラフ,数値データ以外のキャラクタを表示しません。

(7) 初期画面表示後、❷には自動的に❸で指定した値が格納され、PID制御モニタを開始します。

②で指定するデバイスがファイルレジスタの場合,ファイルレジスタに対してメモリプロテクトをかけないようにしてください。

メモリプロテクトがかかっていると正常な表示を行うことができません。

(8) 初期画面表示要求は、QnACPU RUN後最初のPID57命令で一回のみ実行するようにしてください。

毎スキャン実行すると、静止部分のキャラクタは表示しますが、棒グラフ、数値 データの表示を行いません。

(9) AD57(S1) により制御状態のモニタを行う場合は、AD57(S1) にキャラジェネROM、キャンバスROMを装着する必要があります。

また,キャラジェネROMには,図9.1に示すキャラクタをキャラクタコード000~00BH に作成してください。

キャラクタコード000~00BHに図9.1のキャラクタが作成されていない場合,棒グラフを表示することはできません。

キャラジェネROM, キャンバスROMの作成方法については, 下記マニュアルを参照してください。

- ・SW1GP-AD57Pオペレーティングマニュアル
- ・SWONX-AD57P・SWOSRX-AD57Pオペレーティングマニュアル (SWONX-AD57P形システムFDでは,半角のキャラクタが作成できないため,図9.1 のキャラクタを作成できません。)

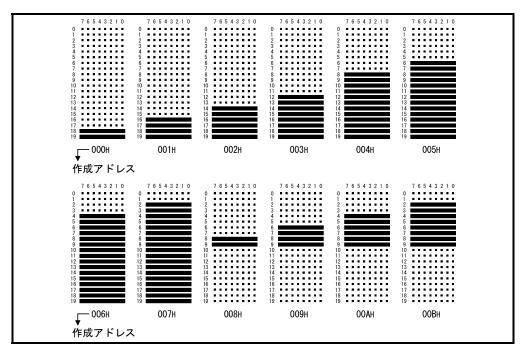


図9.1 PID制御状態モニタ用キャラクタ

エラー

- (1) 次の場合には演算エラーとなり、エラーフラグ(SMO)がONし、エラーコードがSDO に格納されます。
 - ・AD57(S1)に対してCMODE命令を実行していないとき。

・PID57命令実行前に、PIDINIT命令を実行していないとき。

・PID57命令実行前に、PIDCONT命令を実行していないとき。

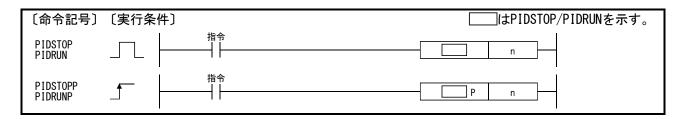
・⑤で指定した画面No.が1~4の範囲外のとき。

| | QCPU | | | | | | | |
|-------|-------|-----------|---------|--------|------|-----|------|---|
| 適用CPU | | シーケンサCPU | プロセスCPU | 二重化CPU | LCPU | QnA | Q4AR | |
| 適用い | ベーシック | ハイパフォーマンス | ユニバーサル | フロセスいい | 一里记记 | | | |
| | Δ* | 0 | 0 | × | 0 | 0 | 0 | 0 |

*:シリアルNo.の上5桁が04122以降

9.1.4 指定ループNo.の演算停止/開始

| | | | | | 使用可能デバ | イス | | | |
|-----------|----------------|-----|-----------|-------------------|--------|---------------------|----------------|------------|-----|
| 設定 データ | 内部デノ (システム, | | ファイル・レジスタ | MELSECNE ダイレクト | | 特殊ユニット U[]]¥G[]] | インデックス レジスタ | 定数 K, H | その他 |
| | ビット | ワード | レシスタ | ビット | ワード | U(_j#u(_j | Zn | К, П | |
| n | | | | | 0 | | | | _ |



設定データ

| 設定データ | 内 容 | データ型 |
|-------|---------------|----------|
| n | 停止/開始するループNo. | BIN16ビット |

機能

(1) PIDSTOP, PIDSTOPP

- (a) nで指定されたループNo.のPID演算を停止します。 PIDSTOP命令で停止させたループは、PIDINIT命令を実行しても、PID演算を再開しません。
- (b) 停止中は演算データを保持します。

(2) PIDRUN, PIDRUNP

- (a) nで指定したループNo.のPID演算を開始します。 PIDSTOP命令でPID演算を停止したループNo.を再度実行させるための命令で す。
- (b) すでにPID演算実行中のループNo. に対して本命令を実行した場合は無処理となります。

エラー

- (1) 次の場合には演算エラーとなり、エラーフラグ(SMO)がONし、エラーコードがSDO に格納されます。
 - ・nで指定したループNo.が存在しないとき。

(エラーコード:4100)

・nが1~8以外のとき。 (ベーシックモデルQCPU)

(エラーコード:4100)

- •nが1~32以外のとき。 (ハイパフォーマンスモデルQCPU, 二重化CPU, ユニバーサルモデルQCPU, LCPU, QnACPU) (エラーコード: 4100)
- ・PIDSTOP命令実行前に、PIDINIT命令、PIDCONT命令を実行していないとき。

(エラーコード:4103)

・PIDRUN命令実行前に、PIDINIT命令、PIDCONT命令を実行していないとき。

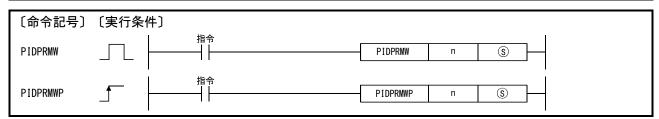
(エラーコード:4103)

| | | | QCPU | | | | | |
|---------|-------|-----------|---------|--------|---------|-----|------|---|
| '英田CDII | | シーケンサCPU | プロセスCPU | 二重化CPU | LCPU | QnA | Q4AR | |
| 適用CPU | ベーシック | ハイパフォーマンス | ユニバーサル | ノロセスいの | 一里150PU | | | |
| | ∆* | 0 | 0 | × | 0 | 0 | 0 | 0 |

*:シリアルNo.の上5桁が04122以降

9.1.5 指定ループNo. のパラメータ変更

| | | 使用可能デバイス | | | | | | | |
|-----------|----------------|----------|--------------|------------------|-----|---------------------|----------------|------------|-----|
| 設定 データ | 内部デ/ (システム, | | ファイル レジスタ | MELSECNE ダイレク | | 特殊ユニット U[]]¥G[]] | インデックス レジスタ | 定数 K, H | その他 |
| | ビット | ワード | レシスタ | ビット | ワード | U(_j#u(_j | Zn | Ν, Π | |
| n | 0 | | 0 | | | 0 | | | _ |
| S | _ | | 0 | | | _ | | | _ |



設定データ

| 設定データ | 内 容 | データ型 |
|----------|--------------------------|----------|
| n | 変更するループNo. | |
| | 変更するPID制御用データが格納されているデバイ | BIN16ビット |
| S | スの先頭番号 | |

機 能

- (1) nで指定したループNo. の演算パラメータを, ⑤で指定したデバイス番号以降に格納 されているPID制御用データに変更します。
- (2) ⑤で指定したデバイス番号以降のPID制御用データの構成は下記のとおりです。 PID制御用データについては、5.1節を参照ください。

| ®+0 | 演算式選択 |
|-------------|-----------------------|
| S+1 | サンプリング周期(Ts) |
| S +2 | 比例定数(KP) |
| S+3 | 積分定数(Ti) |
| S +4 | 微分定数(T _D) |
| ® +5 | フィルタ係数(α) |
| S+6 | 操作量下限値(MVLL) |
| S +7 | 操作量上限値(MVHL) |
| S +8 | 操作量変化率リミット値(△MVL) |
| S +9 | 測定値変化率リミット値(△PVL) |

エラー

- (1) 次の場合には演算エラーとなり、エラーフラグ(SMO)がONし、エラーコードがSDO に格納されます。
 - ・nで指定したループNo. が存在しないとき。 (エラーコード:4100)
 - (エラーコード:4100)
 - ・nが1~8以外のとき。(ベーシックモデルQCPU) ・nが1~32以外のとき。(ハイパフォーマンスモデルQCPU, サルモデルQCPU,LCPU,QnACPU) 二重化CPU,ユニバー (エラーコード:4100)
 - (エラーコード: 4100) ・PID制御用データが設定可能範囲外のとき。
 - ・⑤で指定したPID制御用データエリアに割付けられているデバイスの範囲が、 該当デバイスの最終デバイス番号を超えているとき。 (エラーコード:4101)
 - ・PIDPRMW命令実行前に、PIDINIT命令を実行していないとき。

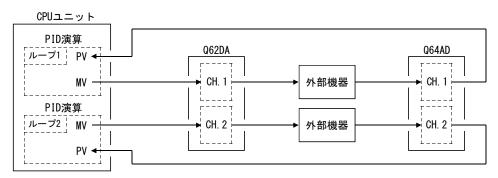
(エラーコード:4103)

9.2 PID制御用プログラム例 (QCPU, LCPUの場合)

PID制御を行うためのシーケンスプログラム例について説明します。

9.2.1 プログラム例におけるシステム構成

9.2.2項, 9.2.3項のプログラム例のシステム構成を下記に示します。



Q64ADの入出力番号 …… X/Y80~X/Y8F Q62DAの入出力番号 …… X/YA0~X/YAF

9.2.2 自動モードによるPID制御用プログラム例

Q64ADから取り込んだディジタル値をPV値としてPID演算を行い、PID演算により求めたMV値をQ62DAから出力して、外部機器を制御するプログラム例を示します。

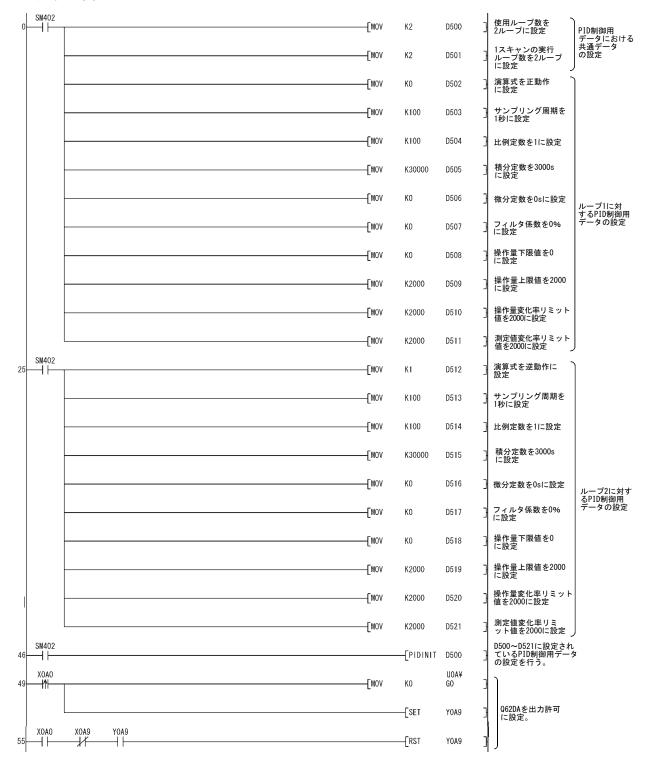
プログラム条件

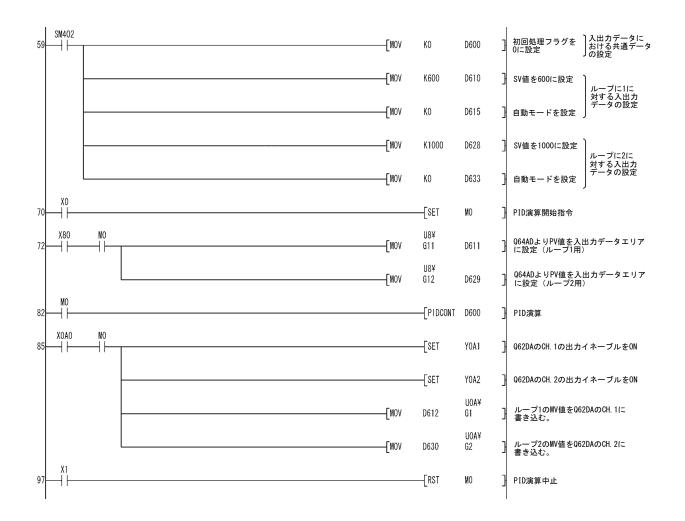
- (1) システム構成については、9.2.1項を参照してください。
- (2) PID演算を行うループ数は、2本とする。
- (3) サンプリング周期は、1秒とする。
- (4) PID制御用データは、下記デバイスに設定する。*1 共通データ・・・・・・・・・・・・・・・・・・・・・・・ D500~D501 ループ1用データ・・・・・・・・・・・・・・・・・ D502~D511 ループ2用データ・・・・・・・・・・・・・・・・・ D512~D521
- (6) ループ1, ループ2のSV値は、シーケンスプログラムで下記値に設定する。 ループ1 · · · · · · · · · · · · 600 ループ2 · · · · · · · · · · 1000
- (7) PID制御の開始/中止指令には、次に示すデバイスを使用する。PID制御開始指令・・・・・・ X0PID制御中止指令・・・・・・ X1
- (8) Q64AD, Q62DAのディジタル値は、それぞれ0~2000に設定する。

備考

*1: PID制御用データについては, 5.1節を参照ください。 *2: 入出力データについては, 5.2節を参照ください。

プログラム例





9.2.3 自動モード→手動モード切換え時のプログラム例

自動モード、手動モードを切り換えながらPID演算を行うプログラム例について説明します。

プログラム条件

- (1) システム構成については、9.2.1項を参照してください。
- (2) PID演算を行うループ数は、1本とする。
- (3) サンプリング周期は、1秒とする。
- (4) PID制御用データは、下記デバイスに設定する。 共通データ・・・・・・・・・ D500~D501 ループ1用データ・・・・・・・ D502~D511
- (5) 入出力データは、下記デバイスに設定する。 共通データ・・・・・・・・・・ D600~D609 ループ1用データ・・・・・・・ D610~D627
- (6) SV値, および手動モード時のMV値は, 外部のディジタルスイッチにより設定する。 SV値・・・・・・・・・・・・・・・・・・・・・・・・ X30~X3F MV値 (手動モード時)・・・・・・・・ X20~X2F
- (7) PID制御の開始/中止,および自動/手動切換え指令には,次に示すデバイスを 使用する。

PID制御開始指令····· XO

PID制御中止指令····· X1

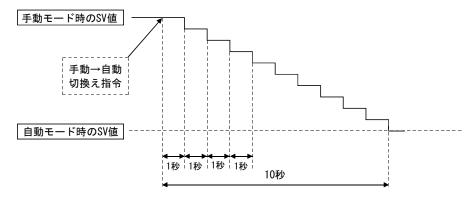
手動モード時のMV値設定指令··· X4

自動/手動切換え指令・・・・・・ X6 (OFF:自動モード, ON:手動モード)

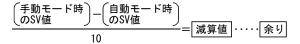
- (8) Q64AD, Q62DAのディジタル値は、それぞれ0~2000に設定する。
- (9) PIDバンプレス処理フラグSM774はOFFとする。

手動モードでは、PID演算時に自動的にSV値がPV値に書き変わるため、手動モードから自動モードに戻す場合は、SV値を手動モードに切り換える前に自動モードで制御していたときの値に書き換える。

ただしSV値は1度に書き換えずに、次に示すように10回に分けて段階的に行う。

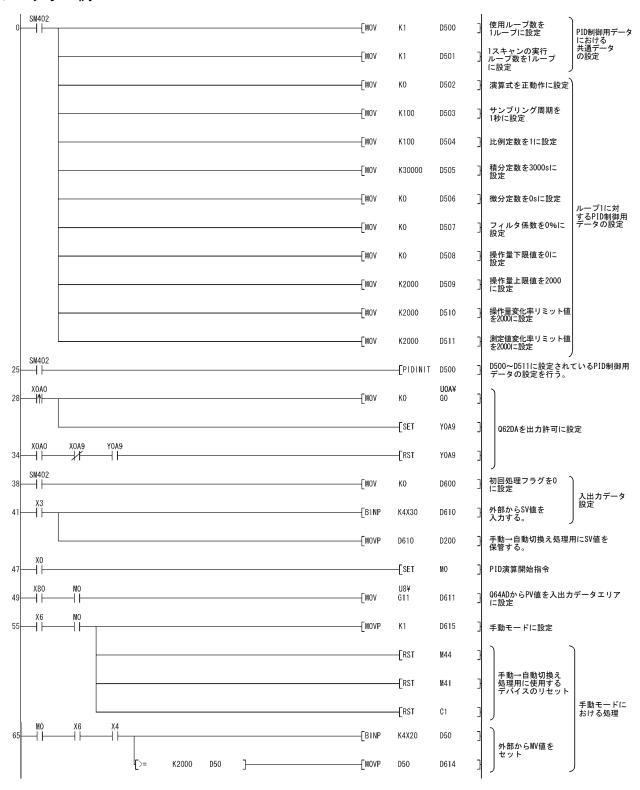


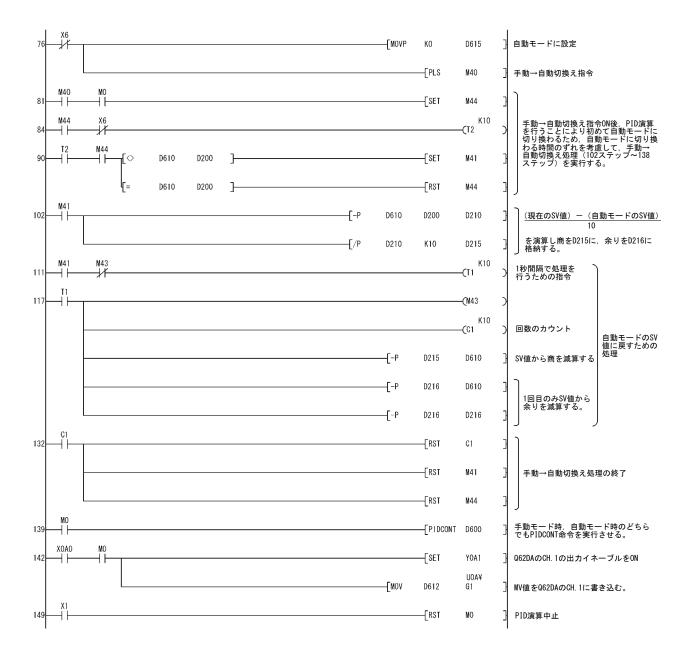
SV値の書換えにおける演算方法は、次のとおりとする。



SV値の減算は、上記式の"減算値"を1秒ごとに減算する。"余り"は、1回目の減算時に同時に減算する。

プログラム例



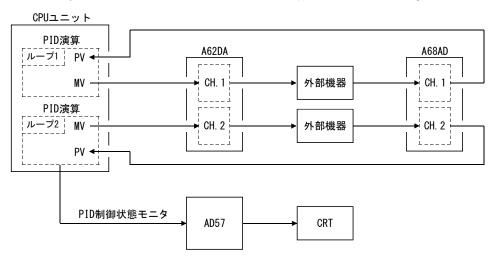


9.3 PID制御用プログラム例 (QnACPUのみ)

PID制御を行うためのシーケンスプログラム例について説明します。

9.3.1 プログラム例におけるシステム構成

9.3.2項, 9.3.3項のプログラム例のシステム構成を下記に示します。



A68ADの入出力番号 …… X/Y80~X/Y9F A62DAの入出力番号 …… X/YA0~X/YBF AD57 の入出力番号 …… X/YC0~X/YFF

9.3.2 自動モードによるPID制御用プログラム例

A68ADから取り込んだディジタル値をPV値としてPID演算を行い、PID演算により求めたMV値をA62DAから出力して、外部機器を制御するプログラム例を示します。

プログラム条件

- (1) システム構成については、9.3.1項を参照してください。
- (2) PID演算を行うループ数は、2本とする。
- (3) サンプリング周期は、1秒とする。
- (4) PID制御用データは、下記デバイスに設定する。*1 共通データ・・・・・・・・・・・ D500~D501 ループ1用データ・・・・・・・・ D502~D511 ループ2用データ・・・・・・・・・ D512~D521
- (6) ループ1, ループ2のSV値は,シーケンスプログラムで下記値に設定。 ループ1 · · · · · · · · · · 600 ループ2 · · · · · · · · · 1000
- (7) PID制御の開始/中止,およびAD57へのモニタ指令には、次に示すデバイスを使用する。

 PID制御開始指令・・・・・ X0

 PID制御中止指令・・・・ X1

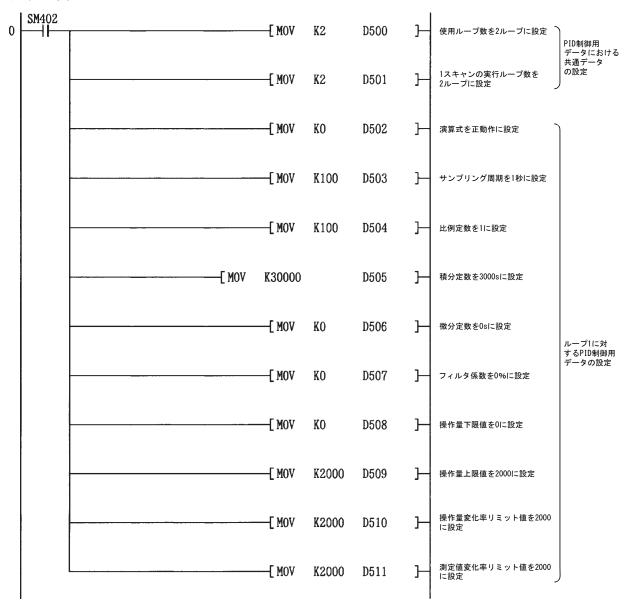
 AD57へのモニタ指令・・・・ X2

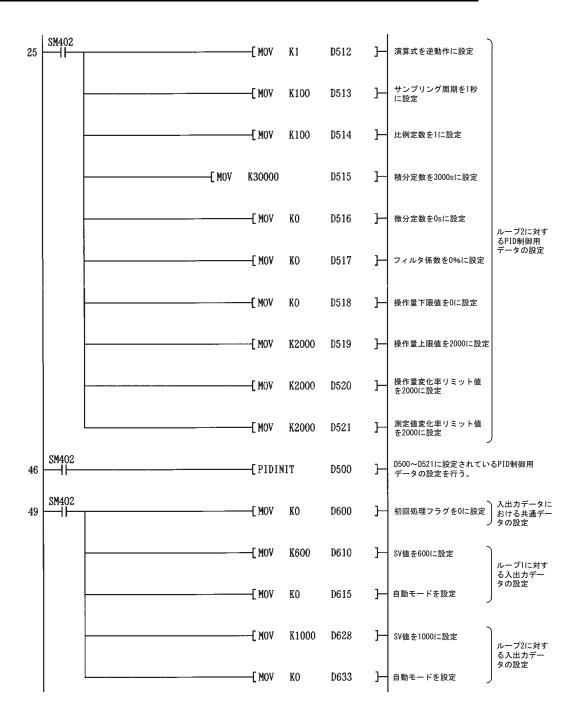
(8) A68AD, A62DAのディジタル値は、それぞれ0~2000に設定する。

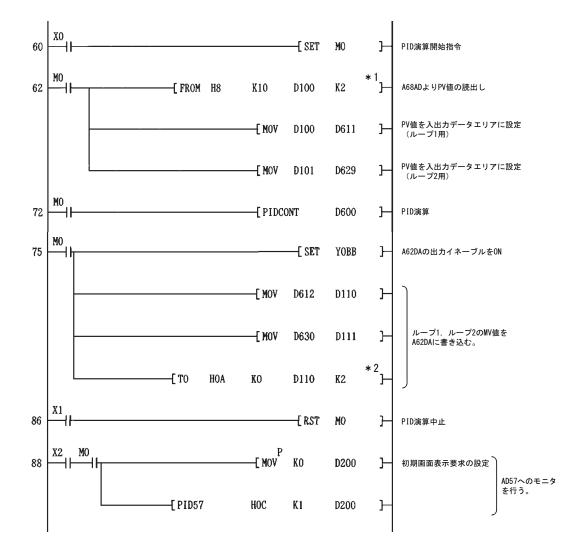
備考

*1: PID制御用データについては, 5.1節を参照ください。 *2: 入出力データについては, 5.2節を参照ください。

プログラム例







備考

*1:特殊機能ユニットデバイスを使用して、プログラムを作成することもできます。 特殊機能ユニットデバイスを使用した場合は、下図のようになります。

*2: 特殊機能ユニットデバイスを使用して、プログラムを作成することもできます。 特殊機能ユニットデバイスを使用した場合は、下図のようになります。

DMOV D110 UOA¥GO

9.3.3 自動モード↔手動モード切換え時のプログラム例

自動モード、手動モードを切り換えながらPID演算を行うプログラム例について説明します。

プログラム条件

- (1) システム構成については、9.3.1項を参照してください。
- (2) PID演算を行うループ数は、1本とする。
- (3) サンプリング周期は、1秒とする。
- (4) PID制御用データは、下記デバイスに設定する。 共通データ・・・・・・・・・ D500~D501 ループ1用データ・・・・・・・ D502~D511
- (5) 入出力データは、下記デバイスに設定する。 共通データ・・・・・・・・・・・ D600~D609 ループ1用データ・・・・・・・・・ D610~D627
- (6) SV値, および手動モード時のMV値は, 外部のディジタルスイッチにより設定する。 SV値・・・・・・・・・・・・・・・・・・・・・・・・ X30~X3F MV値 (手動モード時)・・・・・・・・ X20~X2F
- (7) PID制御の開始/中止,および自動/手動切換え指令には,次に示すデバイスを 使用する。

 PID制御開始指令・・・・・ X0

 PID制御中止指令・・・・ X1

 AD57へのモニタ指令・・・ X2

 SV値設定指令・・・・ X3

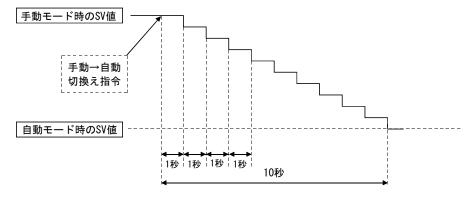
 手動モード時のMV値設定指令・・ X4

自動/手動切換え指令・・・・・・ X6 (OFF:自動モード, ON:手動モード)

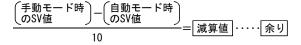
- (8) A68AD, A62DAのディジタル値は、それぞれ0~2000に設定する。
- (9) PIDバンプレス処理フラグSM774はOFFとする。

手動モードでは、PID演算時に自動的にSV値がPV値に書き変わるため、手動モードから自動モードに戻す場合は、SV値を手動モードに切り換える前に自動モードで制御していたときの値に書き換える。

ただしSV値は1度に書き換えずに,次に示すように10回に分けて段階的に行う。

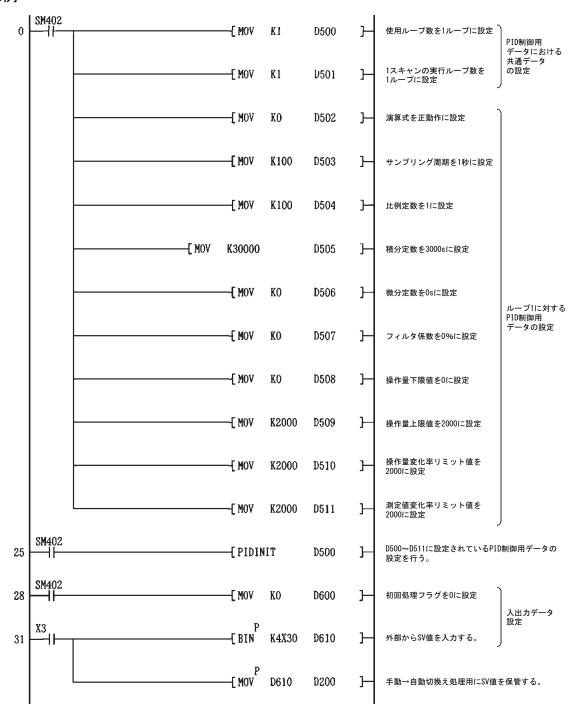


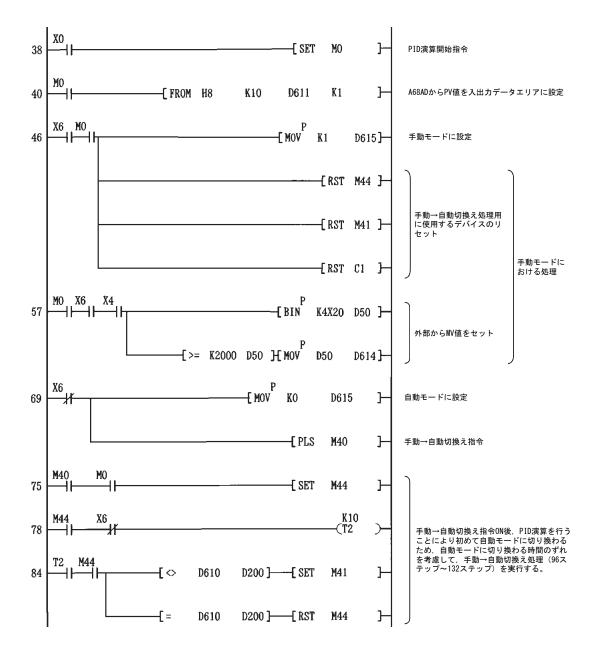
SV値の書換えにおける演算方法は、次のとおりとする。

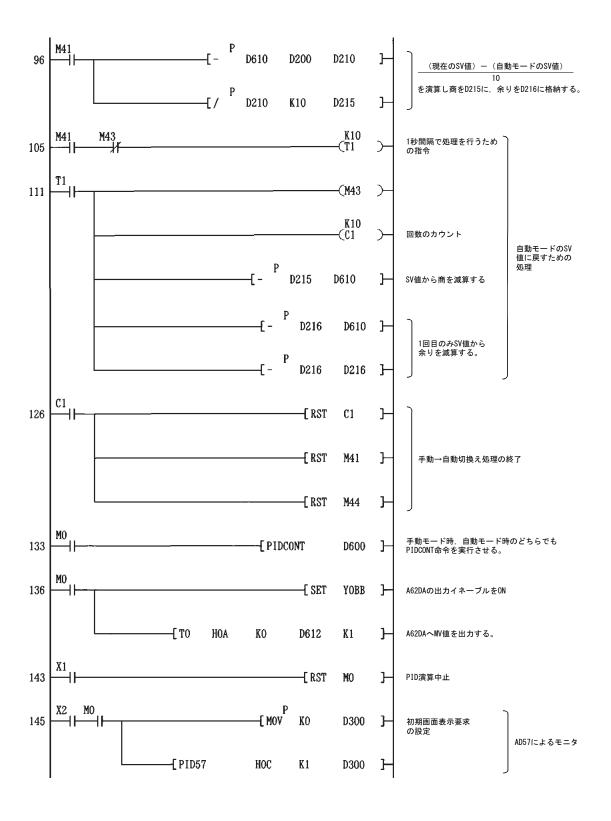


SV値の減算は、上記式の"減算値"を1秒ごとに減算する。"余り"は、1回目の減算時に同時に減算する。

プログラム例







| メ | Ŧ | | |
|---|---|--|--|
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |

付 録

付1 処理時間一覧

- (1) 不完全微分のPID制御命令の処理時間を下表に示します。
 - (a) ベーシックモデルQCPU, ハイパフォーマンスモデルQCPU, 二重化CPU, ユニバーサルモデルQCPU

| A A B | Æ | /# <u></u> | | | 処理時 | 間(μs) | | |
|-------------------------|-------|------------|---------|---------|--------|--------|---------|----------|
| 命令名 | 条 | 件 | Q00JCPU | Q00CPU | Q01CPU | Q02CPU | QnHCPU | QnPRHCPU |
| | 1ル | ープ | 115.0 | 97. 0 | 88. 5 | 64. 5 | 28.0 | 28.0 |
| S. PIDINIT | 8ル | ープ | 250.0 | 210.0 | 190.0 | | | |
| | 32ル | ープ | | | | 410.0 | 180. 0 | 180.0 |
| | 1ループ | 初回 | 395.0 | 335.0 | 300.0 | 215. 0 | 92.0 | 92.0 |
| | 1/0-7 | 2回目以降 | 350.0 | 300.0 | 270.0 | 190. 0 | 81.5 | 81.5 |
| C DIDCONT | 8ループ | 初回 | 2250.0 | 1850. 0 | 1700.0 | | | |
| S. PIDCONT | | 2回目以降 | 1950. 0 | 1650.0 | 1500.0 | | | |
| | 202 | 初回 | | | | 4550.0 | 1950. 0 | 1950.0 |
| | 32ループ | 2回目以降 | | | | 4450.0 | 1850. 0 | 1850.0 |
| S. PIDSTOP S. PIDRUN | 1/レー | | 79. 5 | 66. 0 | 61. 0 | 25. 0 | 11. 0 | 11.0 |
| S. PIDPRMW | 1ル | ープ | 120.0 | 99. 5 | 89. 5 | 60.0 | 26.0 | 26.0 |

| | | | | | | | 処理時間 | (μs) | | |
|------------|--------|-------|----------------------------------|-------|---------|-------|------------------------|-------|---|-------|
| 命令名 | 条 | 件 | Q00UJCPU, Q00UCPU, Q01UCPU | | Q02UCPU | | QO3UDCPU, QO3UDECPU | | Q04UDHCPU, Q06UDHCPU, Q10UDHCPU, Q13UDHCPU, Q20UDHCPU, Q26UDHCPU, Q04UDEHCPU, Q06UDEHCPU, Q10UDEHCPU, Q13UDEHCPU, Q20UDEHCPU, Q26UDEHCPU, Q50UDEHCPU, Q100UDEHCPU | |
| | | | 最小値 | 最大値 | 最小値 | 最大値 | 最小値 | 最大値 | 最小値 | 最大値 |
| | 1ル | 1ループ | | 39. 9 | 14. 2 | 48. 2 | 14. 2 | 22 | 11.4 | 18.8 |
| S. PIDINIT | 8ループ | | | | | | | | | |
| | 32ループ | | 295 | 376 | 230. 1 | 298 | 231 | 261 | 164 | 183 |
| | 1ループ | 初回 | 123 | | 114 | 131 | 50. 5 | 52. 5 | 46.8 | 47. 5 |
| | 1/// | 2回目以降 | 90 | . 4 | 77.4 | 111 | 39. 5 | 47.2 | 35.8 | 42. 1 |
| S. PIDCONT | 8ループ | 初回 | | | | | | | | |
| S. PIDCONI | 8/1/ / | 2回目以降 | | | | | | | | |
| | 32ループ | 初回 | 11 | 21 | 1082 | 1115 | 1036 | 1041 | 927 | 931 |
| | 32/0-7 | 2回目以降 | 10 | 46 | 852 | 883 | 820 | 842 | 728 | 744 |
| S. PIDSTOP | 1ループ | | 7.3 | 14. 2 | 5. 6 | 17. 4 | 5. 5 | 7. 5 | 4. 9 | 6. 9 |
| S. PIDRUN | 1ループ | | 5.5 | 11.0 | 4. 9 | 10.6 | 4.8 | 6. 1 | 4.3 | 5. 6 |
| S. PIDPRMW | 1ル | ープ | 18. 7 | 62.4 | 13.3 | 33 | 13. 0 | 16. 7 | 10.7 | 14. 5 |

付-1

| | | 件 | | | 処理時 | ·間 (μs) | | |
|------------|--------|-------|--------|-------|------------|------------|---|--------|
| 命令名 | 条 | | Q03UI | DVCPU | QO4UDVCPU, | Q04UDPVCPU | QO6UDVCPU, QO6UDPVCPU, Q13UDVCPU, Q13UDPVCPU, Q26UDVCPU, Q26UDPVCPU | |
| | | | 最小値 | 最大値 | 最小値 | 最大値 | 最小値 | 最大値 |
| | 1ループ | | 4. 1 | 15. 2 | 4. 1 | 15. 2 | 4. 1 | 15. 2 |
| S. PIDINIT | 8ル | ープ | | | | | | |
| | 32ループ | | 54.0 | 59.8 | 54. 0 | 59.8 | 54. 0 | 59.8 |
| | 1ループ | 初回 | 18.5 | 28.8 | 18. 5 | 28.8 | 18.5 | 28.8 |
| | | 2回目以降 | 16.5 | 28.3 | 16. 5 | 28. 3 | 16.5 | 28. 3 |
| S. PIDCONT | 03 9 | 初回 | | | | | | |
| 5. PIDCONI | 8ループ | 2回目以降 | _ | | | | | |
| | 32ループ | 初回 | 207. 9 | 215.6 | 207.9 | 215.6 | 207.9 | 215. 6 |
| | 32/0-7 | 2回目以降 | 173. 2 | 184.8 | 173. 2 | 184.8 | 173.2 | 184. 8 |
| S. PIDSTOP | 1ル | ープ | 2. 4 | 9. 2 | 2. 4 | 9.2 | 2. 4 | 9.2 |
| S. PIDRUN | 1ル | ープ | 2. 2 | 8.8 | 2. 2 | 8.8 | 2. 2 | 8.8 |
| S. PIDPRMW | 1ル | ープ | 4. 5 | 16.0 | 4. 5 | 16. 0 | 4. 5 | 16.0 |

(b) LCPU

| | | | | | | ·間(μs) | | |
|------------|--------|-------|--------------------|-------|-----------|----------|---|-------|
| 命令名 | 条 | 件 | LO2SCPU, LO2SCPU-P | | L02CPU, I | L02CPU-P | L06CPU, L06CPU-P, L26CPU, L26CPU-P, L26CPU-BT, L26CPU-PBT | |
| | | | 最小値 | 最大値 | 最小値 | 最大値 | 最小値 | 最大値 |
| | 1ル | ープ | 17. 5 | 39. 9 | 14. 0 | 27. 3 | 11. 4 | 18.8 |
| S. PIDINIT | 8ル | ープ | | | | | | |
| | 32ループ | | 295.0 | 376.0 | 244.3 | 277 | 164 | 183 |
| | 13 🗝 | 初回 | 123. 0 | | 64. 1 | 66. 0 | 46.8 | 47.5 |
| | 1ループ | 2回目以降 | 90. 4 | | 53. 0 | 55. 5 | 35. 8 | 42. 1 |
| C DIDCONT | 0.1. 🗝 | 初回 | | | | | | |
| S. PIDCONT | 8ループ | 2回目以降 | | | | | _ | |
| | 003 | 初回 | 112 | 21. 0 | 1064. 2 | 1069.5 | 927 | 931 |
| | 32ループ | 2回目以降 | 104 | 6. 0 | 863. 2 | 889.8 | 728 | 744 |
| S. PIDSTOP | 1ル | ープ | 7. 3 | 14. 2 | 6. 9 | 10.6 | 4. 9 | 6. 9 |
| S. PIDRUN | 1ル | ープ | 5. 5 | 11.0 | 6. 2 | 15. 2 | 4. 3 | 5. 6 |
| S. PIDPRMW | 1ル | ープ | 18.7 | 62. 4 | 14. 7 | 28. 9 | 10. 7 | 14. 5 |

(2) 完全微分のPID制御命令の処理時間を下表に示します。

(a) ベーシックモデルQCPU, ハイパフォーマンスモデルQCPU, 二重化CPU, ユニバーサルモデルQCPU

| | | | | | | 処理 | 時間 (μs) |) | | | |
|-------------------|--------|-------------|-------------------------|--------|---|---------|---------|--------|---------|--------|----------|
| 命令名 | 条 | 件 | Q2ASCPU, Q2ACPU (S1) | Q3ACPU | Q2ASHCPU (S1), Q4ACPU, A4ARCPU | QOOJCPU | Q00CPU | Q01CPU | Q02CPU | QnHCPU | QnPRHCPU |
| | 1ル | ープ | 61 | 46 | 23 | 66. 0 | 56.0 | 50.5 | 26.0 | 11.2 | 11.2 |
| PIDINIT | 8ル | ープ | | | | 170.0 | 145.0 | 130.0 | | | |
| | 32/1 | / ープ | 407 | 306 | 153 | | | | 174. 0 | 74. 9 | 74. 9 |
| | 1ループ | 初回 | 211 | 159 | 80 | 325.0 | 275.0 | 245.0 | 86.6 | 37. 3 | 37. 3 |
| | 1/2-7 | 2回目以降 | 181 | 136 | 68 | 285. 0 | 250.0 | 225.0 | 74. 3 | 32.0 | 32.0 |
| DIDCOMT | 8ループ | 初回 | | | | 2000.0 | 1700.0 | 1500.0 | | | |
| PIDCONT | | 2回目以降 | | | | 1700.0 | 1450.0 | 1300.0 | | | |
| | | 初回 | 5086 | 3824 | 1912 | | | | 2102. 5 | 904. 9 | 904. 9 |
| | 32ループ | 2回目以降 | 4894 | 3680 | 1840 | | | | 2036. 9 | 876. 7 | 876. 7 |
| | 1ループ | 初回 | 9629 | 7240 | 3620 | | | | | | |
| DIDE7 | 1/2-7 | 2回目以降 | 606 | 456 | 228 | | | | | | |
| PID57 | 0.1. → | 初回 | 9669 | 7270 | 3635 | | | | | | |
| | 8ループ | 2回目以降 | 3719 | 2796 | 1398 | | | | | | |
| PIDSTOP PIDRUN | 1ループ | | 11. 2 | 8. 4 | 4. 2 | 22. 0 | 18. 5 | 17. 0 | 4. 5 | 1.9 | 1.9 |
| PIDPRMW | 1ル | ープ | 36 | 26 | 13 | 53. 0 | 45.0 | 41.0 | 14.6 | 6.3 | 6.3 |

| | | | | | | 処3 | 理時間(μs | ;) | | |
|---------|--------|-------|----------------------------------|-------|---------|-------|------------------------|-------|---|--------|
| 命令名 | 条 | 条件 | QOOUJCPU, QOOUCPU, QO1UCPU | | Q02UCPU | | Q03UDCPU, Q03UDECPU | | QO4UDHCPU, Q06UDHCPU, Q10UDHCPU, Q13UDHCPU, Q20UDHCPU, Q26UDHCPU, Q04UDEHCPU, Q06UDEHCPU, Q10UDEHCPU, Q13UDEHCPU, Q20UDEHCPU, Q26UDEHCPU, Q50UDEHCPU, Q100UDEHCPU | |
| | | | 最小値 | 最大値 | 最小値 | 最大値 | 最小値 | 最大値 | 最小値 | 最大値 |
| | 1ル | ープ | 10. 3 | 60.7 | 8. 2 | 27.7 | 8.2 | 12.4 | 6. 3 | 10.9 |
| PIDINIT | 8ループ | | _ | | _ | | | | | |
| | 32ループ | | 162 | 227 | 129 | 159 | 129 | 133 | 98.7 | 122. 6 |
| | 1ループ | 初回 | 1 | 111 | | 102 | 40.6 | 41.5 | 36 | 5. 8 |
| | 1/0-7 | 2回目以降 | 95 | 5. 5 | 51.5 | 74. 4 | 33. 6 | 38. 5 | 35 | 5.8 |
| PIDCONT | 8ループ | 初回 | _ | | _ | | | | | |
| PIDCONI | 0// | 2回目以降 | | | | | | | | |
| | 32ループ | 初回 | 90 | 09 | 931 | 939 | 862 | 872 | 776 | 785 |
| | 32/0-7 | 2回目以降 | 9 | 14 | 764 | 788 | 736 | 757 | 622 | 645 |
| PIDSTOP | 1ループ | | 3.3 | 33. 4 | 1.8 | 6. 7 | 1.8 | 3.4 | 1. 3 | 2. 9 |
| PIDRUN | 1ループ | | 1 | 4 | 1. 7 | 6. 7 | 1.7 | 3. 2 | 1.5 | 2. 7 |
| PIDPRMW | 1ル | ープ | 9.4 | 23 | 6. 9 | 17. 6 | 6.9 | 10.3 | 5. 9 | 8.9 |

| | | | | | 処理時 | ·間(μs) | | |
|---------|--------|-------|-------|-------|------------|------------|--|--------|
| 命令名 | 条 | 件 | Q03UI | DVCPU | QO4UDVCPU, | Q04UDPVCPU | Q06UDVCPU, (Q13UDVCPU, (Q26UDVCPU, | |
| | | | 最小値 | 最大値 | 最小値 | 最大値 | 最小値 | 最大値 |
| | 1/レー | | 2. 7 | 9. 3 | 2.7 | 9. 3 | 2.7 | 9. 3 |
| PIDINIT | 8ル | 8ループ | | | | | | |
| | 32/1 | ープ | 35. 6 | 39. 9 | 35. 6 | 39. 9 | 35. 6 | 39. 9 |
| | 1ループ | 初回 | 14. 3 | 22.7 | 14. 3 | 22. 7 | 14. 3 | 22. 7 |
| | | 2回目以降 | 11.9 | 21.3 | 11. 9 | 21.3 | 11.9 | 21. 3 |
| DIDCONT | 03 9 | 初回 | | | | | | |
| PIDCONT | 8ループ | 2回目以降 | _ | | _ | | | |
| | 32ループ | 初回 | 196.0 | 199.5 | 196.0 | 199.5 | 196.0 | 199. 5 |
| | 32/0-7 | 2回目以降 | 160.8 | 167.5 | 160.8 | 167.5 | 160.8 | 167. 5 |
| PIDSTOP | 1ループ | | 1. 3 | 2. 9 | 1. 3 | 2. 9 | 1. 3 | 2.9 |
| PIDRUN | 1ループ | | 1. 3 | 3. 0 | 1. 3 | 3. 0 | 1. 3 | 3. 0 |
| PIDPRMW | 1ル | ープ | 2.8 | 3. 7 | 2.8 | 3. 7 | 2.8 | 3.7 |

(b) LCPU

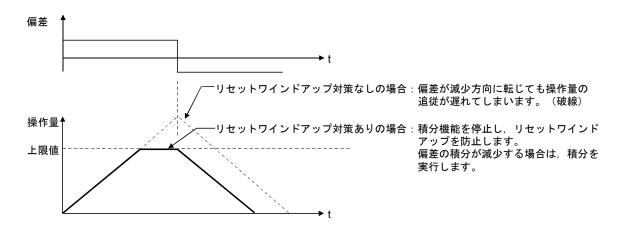
| | | | | | 処理時 | ·間(μs) | | | |
|---------|--------|-------|--------------------|-------|---------|----------|-----------|--|--|
| 命令名 | 条 | 件 | L02SCPU, L02SCPU-P | | L02CPU, | L02CPU-P | L26CPU-P, | CPU-P, L26CPU, L26CPU-BT, PU-PBT | |
| | | | 最小値 | 最大値 | 最小値 | 最大値 | 最小値 | 最大値 | |
| | 1ループ | | 10.3 | 60.7 | 8.6 | 14.6 | 6.3 | 10.9 | |
| PIDINIT | 8ル | 8ループ | | | | | | | |
| | 32ループ | | 162. 0 | 227.0 | 131.2 | 136.7 | 98. 7 | 122.6 | |
| | 1ループ | 初回 | 110.0 | | 51. 5 | 51.8 | 30 | 6.8 | |
| | 1/// | 2回目以降 | 95. 5 | | 50.0 | 50. 4 | 3 | 5.8 | |
| PIDCONT | ĵ | 初回 | | | | | | | |
| PIDCONI | 8ループ | 2回目以降 | | | _ | | _ | | |
| | 32ループ | 初回 | 909 | 9. 0 | 869.5 | 886.9 | 776.0 | 785. 0 | |
| | 32/0-7 | 2回目以降 | 914 | 4.0 | 746.2 | 750.3 | 622.0 | 645.0 | |
| PIDSTOP | 1ループ | | 3. 3 | 33. 4 | 2. 2 | 4. 0 | 1.3 | 2. 9 | |
| PIDRUN | 1ループ | | 1. 0 | 4. 0 | 2. 2 | 4. 2 | 1. 5 | 2. 7 | |
| PIDPRMW | 1ル | ープ | 9. 4 | 23. 0 | 8. 0 | 12.0 | 5. 9 | 8. 9 | |

付2 リセットワインドアップ対策

リセットワインドアップとは、積分要素が飽和限界を超え、偏差を加算し続ける問題のことです。 (積分器ワインドアップともいいます。)

リセットワインドアップが発生する場合は、偏差が反転したときに即応答できるように、積分動作を停止する必要があります。

QCPU/LCPU/QnACPUのPID演算命令(PIDCONT命令, S. PIDCONT命令)では、リセットワインドアップ対策を行っていますので、積分動作の停止は不要です。

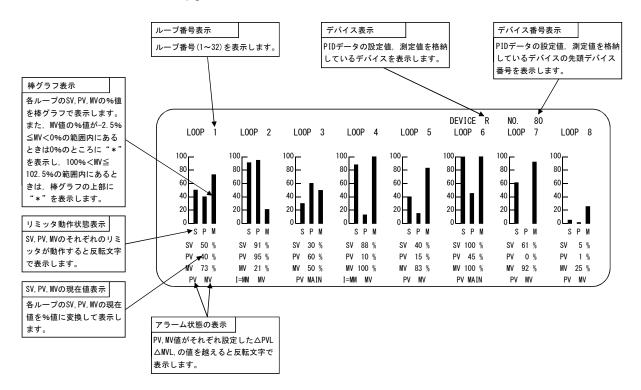


付 - 5

付3 AD57(S1)によるPID制御モニタ (QnACPUのみ)

PID制御状態は、AD57(S1)形CRTコントローラユニットを使用することにより、棒グラフでモニタすることもできます。

(1) モニタ画面は、下記に示すように指定したループNo. から8ループ分を表示します。



ポイント

- (1) SV, PV, MVの現在値表示は、2000を基準としたときの%表示です。
 - ① SVの%表示……<u>SV</u> ×100 (%)
 - ② PVの%表示……<u>PV</u> ×100 (%)
 - ③ MVの%表示……<u>MV</u> ×100 (%)
- (2) AD57(S1)へのモニタは、PID57命令により行います。 命令の詳細については、9.1.3項を参照してください。

付 - 6

保証について

ご使用に際しましては、以下の製品保証内容をご確認いただきますよう、よろしくお願いいたします。

1. 無償保証期間と無償保証範囲

無償保証期間中に、製品に当社側の責任による故障や瑕疵(以下併せて「故障」と呼びます)が発生した場合、 当社はお買い上げいただきました販売店または当社サービス会社を通じて、無償で製品を修理させていただきます。 ただし、国内および海外における出張修理が必要な場合は、技術者派遣に要する実費を申し受けます。 また、故障ユニットの取替えに伴う現地再調整・試運転は当社責務外とさせていただきます。

【無償保証期間】

製品の無償保証期間は、お客様にてご購入後またはご指定場所に納入後36ヵ月とさせていただきます。 ただし、当社製品出荷後の流通期間を最長6ヵ月として、製造から42ヵ月を無償保証期間の上限とさせていただきます。また、修理品の無償保証期間は、修理前の無償保証期間を超えて長くなることはありません。

【無償保証範囲】

- (1) 一次故障診断は、原則として貴社にて実施をお願い致します。 ただし、貴社要請により当社、または当社サービス網がこの業務を有償にて代行することができます。この場合、故障原因が当社側にある場合は無償と致します。
- (2) 使用状態・使用方法、および使用環境などが、取扱説明書、ユーザーズマニュアル、製品本体注意ラベルなどに記載された条件・注意事項などに従った正常な状態で使用されている場合に限定させていただきます。
- (3) 無償保証期間内であっても、以下の場合には有償修理とさせていただきます。
 - ①お客様における不適切な保管や取扱い,不注意,過失などにより生じた故障およびお客様のハードウェアまたはソフトウェア設計内容に起因した故障。
 - ②お客様にて当社の了解なく製品に改造などの手を加えたことに起因する故障。
 - ③当社製品がお客様の機器に組み込まれて使用された場合,お客様の機器が受けている法的規制による安全装置または業界の通念上備えられているべきと判断される機能・構造などを備えていれば回避できたと認められる故障。
 - ④取扱説明書などに指定された消耗部品が正常に保守・交換されていれば防げたと認められる故障。
 - ⑤消耗部品(バッテリ, リレー, ヒューズなど)の交換。
 - ⑥火災,異常電圧などの不可抗力による外部要因および地震,雷,風水害などの天変地異による故障。
 - ⑦当社出荷当時の科学技術の水準では予見できなかった事由による故障。
 - ⑧その他, 当社の責任外の場合またはお客様が当社責任外と認めた故障。

2. 生産中止後の有償修理期間

- (1) 当社が有償にて製品修理を受け付けることができる期間は、その製品の生産中止後7年間です。 生産中止に関しましては、当社テクニカルニュースなどにて報じさせていただきます。
- (2) 生産中止後の製品供給(補用品も含む)はできません。

3. 海外でのサービス

海外においては、当社の各地域FAセンターで修理受付をさせていただきます。ただし、各FAセンターでの修理条件などが異なる場合がありますのでご了承ください。

4. 機会損失、二次損失などへの保証責務の除外

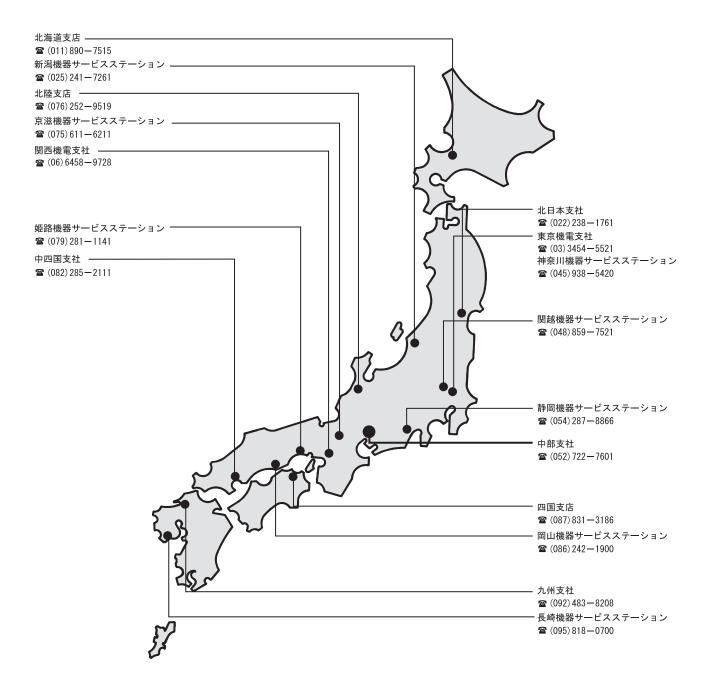
無償保証期間の内外を問わず、当社の責に帰すことができない事由から生じた障害、当社製品の故障に起因するお客様での機会損失、逸失利益、当社の予見の有無を問わず特別の事情から生じた損害、二次損害、事故補償、当社製品以外への損傷、およびお客様による交換作業、現地機械設備の再調整、立上げ試運転その他の業務に対する補償については、当社責務外とさせていただきます。

5. 製品仕様の変更

カタログ,マニュアルもしくは技術資料などに記載の仕様は、お断りなしに変更させていただく場合がありますので、あらかじめご承知おきください。

以 上

サービスネットワーク(三菱電機システムサービス株式会社)



MELSEC-Q/L/QnA プログラミングマニュアル

PID制御命令編

▲ 三菱電機株式会社 〒100-8310 東京都千代田区丸の内2-7-3(東京ビル)

お問い合わせは下記へどうぞ

| 本社機器営業部 〒100-8310 | 東京都千代田区丸の内2-7-3(東京ビル) |
|-------------------|----------------------------------|
| 北海道支社 〒060-8693 | 札幌市中央区北二条西4-1(北海道ビル) |
| 東北支社 〒980-0011 | 仙台市青葉区上杉1-17-7(仙台上杉ビル) |
| 関越支社 〒330-6034 | さいたま市中央区新都心11-2(明治安田生命さいたま新都心ビル) |
| 新潟支店 〒950-8504 | 新潟市中央区東大通2-4-10(日本生命ビル) |
| 神奈川支社 〒220-8118 | 横浜市西区みなとみらい2-2-1(横浜ランドマークタワー) |
| 北陸支社 〒920-0031 | 金沢市広岡3-1-1(金沢パークビル)(076)233-5502 |
| 中部支社 〒451-8522 | |
| 豊田支店 〒471-0034 | 豊田市小坂本町1-5-10(矢作豊田ビル) |
| 関西支社 〒530-8206 | 大阪市北区堂島2-2-2(近鉄堂島ビル) |
| 中国支社 〒730-8657 | 広島市中区中町7-32(ニッセイ広島ビル) |
| 四国支社 〒760-8654 | 高松市寿町1-1-8(日本生命高松駅前ビル) |
| 九州支社 〒810-8686 | 福岡市中央区天神2-12-1(天神ビル) |

三菱 FA www.MitsubishiElectric.co.jp/fa/



インターネットによる情報サービス「三菱電機FAサイト」

三菱電機FAサイトでは、製品や事例などの技術情報に加え、トレーニングスクール情報や 各種お問い合わせ窓口をご提供しています。また、メンバー登録いただくとマニュアルや CADデータ等のダウンロード、eラーニングなどの各種サービスをご利用いただけます。

三菱電機FA機器電話,FAX技術相談

●電話技術相談窓口 受付時間※1 月曜~金曜 9:00~19:00、土曜·日曜·祝日 9:00~17:00

| | 文 | 対象機種 | 電話番号 | | | | |
|----------|-------------------------------|---------------------------------------|--------------------------------|--|--|--|--|
| | MELSEC-Q/L/QnA/Aシーケンサー般(下記以外) | | 052-711-5111 | | | | |
| | MELSEC-F FX/Fシーケンサ全般 | | 052-725-2271**2 | | | | |
| | ネットワークユニット/シリアルコミュニケーションユニ | ニット | 052-712-2578 | | | | |
| | アナログユニット/温調ユニット/温度入力ユニット/高 | 高速カウンタユニット | 052-712-2579 | | | | |
| | MELSOFT シーケンサプログラミングツール | MELSOFT GXシリーズ | 052-711-0037 | | | | |
| | | SW□IVD-GPPA/GPPQなど | 032 711 0037 | | | | |
| | MELSOFT 統合エンジニアリング環境 | MELSOFT iQ Works (Navigator) | | | | | |
| | MELSOFT 通信支援ソフトウェアツール | MELSOFT MXシリーズ | | | | | |
| シーケンサ | WIELSOIT 過信又張フノロウェアファル | SW□D5F-CSKP/OLEX/XMOPなど | 052-712-2370 | | | | |
| , ,,, | MELSECパソコンボード | Q80BDシリーズなど | 032 712 2370 | | | | |
| | C言語コントローラ/MESインタフェースユニット/高速 | C言語コントローラ/MESインタフェースユニット/高速データロガーユニット | | | | | |
| | iQ Sensor Solution | | | | | | |
| | | プロセスCPU | | | | | |
| | MELSEC計装/Q二重化 | 二重化CPU | 052-712-2830 ^{%2} | | | | |
| | | MELSOFT PXシリーズ | | | | | |
| | MELSEC Safety | 安全シーケンサ(MELSEC-QSシリーズ) | 052-712-3079 ^{*2} | | | | |
| | | 安全コントローラ(MELSEC-WSシリーズ) | 052-712-3079*** | | | | |
| | 電力計測/絶縁監視ユニット | QE8□シリーズ | 052-719-4557 ^{**2**3} | | | | |
| | | GOT-F900/DUシリーズ | 052-725-2271**2 | | | | |
| 表示器 | | GOT1000/A900シリーズなど | 052-712-2417 | | | | |
| | | MELSOFT GTシリーズ | 052-712-2417 | | | | |
| | | MELSERVOシリーズ | | | | | |
| サーボ/位置さ | やめユニット/モーションコントローラ | 位置決めユニット/シンプルモーションユニット | 052-712-6607 | | | | |
| 7 イバ 位直が | (d) <u> </u> | モーションCPU(Q/Aシリーズ) | 032-712-0007 | | | | |
| | | MELSOFT MTシリーズ/MRシリーズ | | | | | |
| インバータ | | FREQROLシリーズ | 052-722-2182 | | | | |
| ロボット | | MELFAシリーズ | 052-721-0100 | | | | |

^{※1:}春季·夏季·年末年始の休日を除く ※2:金曜は17:00まで ※3:土曜·日曜·祝日を除く

●FAX技術相談窓口 受付時間^{※4} 9:00~16:00(受信は常時^{※5})

| 対象機種 | FAX番号 |
|-------------------------|--------------|
| 上記電話技術相談対象機種 | 052-719-6762 |
| 電力計測/絶縁監視ユニット(QE8ロシリーズ) | 084-926-8340 |

三菱電機庁やけイトの「仕様・機能に関するお問い合わせ」もご利用ください。 ※4:土曜・日曜・祝日、春季・夏季・年末年始の休日を除く ※5:春季・夏季・年末年始の休日を除く

本マニュアルは、輸出する場合、経済産業省への役務取引許可申請は不要です。

| 形名 | QNA/QCPU-P(PI) |
|-------------------------|----------------|
| 形名コード | 13JC01 |
| SH(名)-080022-R(1304)MEE | |